

# 한국전자통신연구소

작성 자 기 안 도		승 인 자 임 기 옥		문서 번호 BLK103-21-2.0		페이지 112	
문서 관리자 김 외 숙		종합관리자 박 진 원		년 월 일 1994.1.20.	변경 코드 D	화 일	
종합관리번호			주제분류 TD	등록일자 1994.1. .	FILE/TAPE 번호		
제 출 번 호		계정번호 3CK2210	구 분 - TD	일련번호 -	활동번호 -	기술보호 기 준	1.공지사항 2.특허기술 3.Know-How 기술
제 목	한 글	시스템 버스블록설계서 버전2.0					
	영 문	System Bus Block Specifications Ver.2.0					
작성 부서		프로세서연구실 (6120)			출연 (위탁) 기관	체신부, 상공부, 과기처	
색 인 어	한 글	시스템 버스, 하이파이 플러스 버스, 타이콤					
	영 문	system bus, HiPi+Bus, TICOM-III					
요 약 (300자이내)		<p>본 문서는 고속중형컴퓨터 (주전산기 III) 시스템 설계서에서 제시한 설계 방향과 목표를 기본으로 하여 하드웨어 서브시스템 중 시스템 버스 블록의 상세한 규격을 기술한 문서이다. 시스템 버스 블록은 하드웨어 서브시스템을 구성하는 여러 블록들을 백플레인을 통하여 전기적, 기능적으로 연결시킨다. 데이터 전송에는 16.5MHz 버스클럭을 사용하고, 다중캐쉬의 캐쉬동일성 유지 프로토콜을 지원하고, 다중 프로세서 시스템의 인터럽트 전송을 지원한다.</p>					
공동 작성자		심 원 세, 한 종 석, 송 용 호					
검 토 자		윤 석 한 / 프로세서연구실					
관 련 문 서		고속중형컴퓨터 (주전산기 III) 요구사항 정의서 (SYS000-20-2.2, '93.1.) 고속중형컴퓨터 (주전산기 III) 시스템 설계서 (SYS000-21-2.3, '93.2.) 고속중형컴퓨터 (주전산기 III) 하드웨어 서브시스템 설계서 (SUB100-21-1.1, '93.2.)					
배 포 처		시스템설계 및 통합 과제, 시스템분석 및 검증 과제, 시스템성능 과제 하드웨어설계 과제, 운영체제 과제, 시스템소프트웨어개발 과제 참여 4개 기업체 (금성, 대우, 삼성, 현대)					