# Sistema de comunicaciones seguras con segmentación virtual de dominios

Avance de proyecto

#### Alberto Daniel Lange

Dirección: Juan Ignacio Vaccarezza Codirección: Santiago Pérez Ghiglia

Ingeniería en Telecomunicaciones Instituto Balseiro

26 de febrero de 2025











- Introducción
- 2 Revisión bibliográfica
- 3 Desarrollo
- **4** Conclusiones

- Introducción
- 2 Revisión bibliográfica
- 3 Desarrollo
- 4 Conclusiones

#### Contexto

Introducción

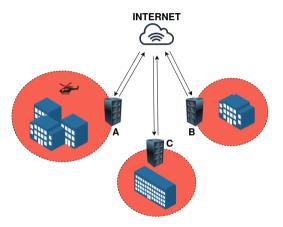


Figura 1: Esquema simplificado de operación del sistema.

 Definición y validación de arquitectura lógica en laboratorio virtual.

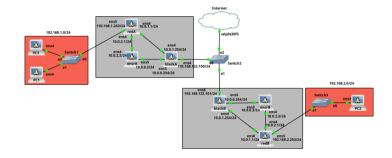


Figura 2: Implementación de la propuesta de solución en GNS3.

Introducción 0000

#### Pendientes

Introducción 0000

• Validar el encriptador en ambiente virtualizado e implementarlo sobre hardware.

- 1 Introducción
- 2 Revisión bibliográfica
- 3 Desarrollo
- 4 Conclusiones

#### seL4

- Microkernel de código abierto.
- Formalmente probado.
- Hipervisor tipo 1.
- Aislamiento garantizado entre componentes.

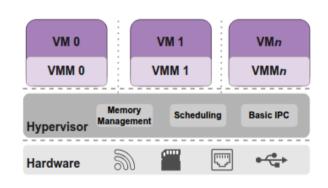


Figura 3: Arquitectura de seL4 con VMM y máquinas virtuales.

#### **CAmkES**

- Component Architecture for microkernel-based Embedded Systems.
- Framework de desarrollo para seL4.
- Arquitectura basada en componentes.
- Comunicación mediante interfaces bien definidas.

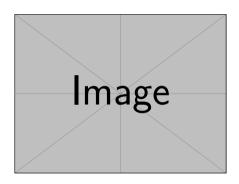


Figura 4: Arquitectura de componentes CAmkES.

### Modelo minimal\_64

- Ejemplo básico de CAmkES.
- Implementación mínima con máquinas virtuales de 64 bits.
- Punto de partida para el desarrollo.
- Configuración simple de red y sistema.

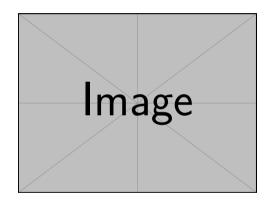


Figura 5: Arquitectura del modelo minimal\_64.

# $Modelo\ zmq\_samples$

- Ejemplo de implementación en CAmkES.
- Comunicación entre máquinas virtuales usando ZeroMQ.
- Patrón de mensajería asíncrona.
- Base para la implementación del encriptador.

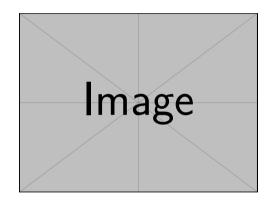


Figura 6: Modelo de comunicación zmq\_samples.



- 1 Introducción
- 2 Revisión bibliográfica
- 3 Desarrollo
- 4 Conclusiones

- ¿Qué?: Realizar modelos que validen progresivamente los componentes desarrollados.
- ¿Para qué?:
  - Ligar problemas concretos a cada modelo y resolverlos de forma independiente.
  - Implementar un encriptador funcional en un entorno virtualizado como paso previo a su despliegue en hardware.

# Modelo I: Arquitectura lógica

 Validar la arquitectura lógica de tres VMs. 193.164.1624

193.164.15259

194.2579

195.164.15249

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.15259

195.164.1525

Figura 7: Arquitectura lógica en GNS3.

# Modelo II: seL4 como hipervisor

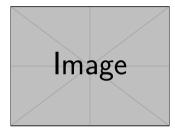


Figura 8: Algo

### Modelo II: seL4 como hipervisor - Sistema operativo VMs

### Modelo II: seL4 como hipervisor - Gestión de memoria VMs

# Modelo III: Encriptador en seL4

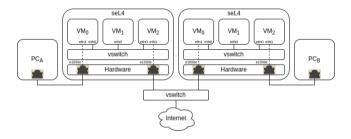


Figura 9: Algo.

### Modelo III: Encriptador en seL4 - Comunicación entre VMs

### Modelo III: Encriptador en seL4 - Integración

# Implementación en hardware

#### **Desafíos:**

- √ Redirección de consola.
- × Passthrough de controlador Ethernet.
- × Throughput entre VMs.

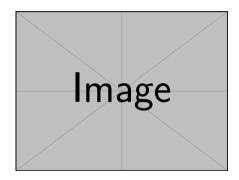


Figura 10: SuperMicro SYS-E300-9D.

- 1 Introducción
- 2 Revisión bibliográfica
- 3 Desarrollo
- **4** Conclusiones

#### Conclusiones

- Avance significativo en la implementación de un sistema de comunicaciones seguras.
- Validación de la arquitectura lógica y funcionalidad de los modelos.
- Próximos pasos: implementación en hardware y pruebas de integración.

# ¡Muchas gracias! ¿Preguntas?