## EJEMPLO DE UN CRONOGRAMA DE EJECUCIÓN DE UNA SECUENCIA DE INSTRUCCIONES

LD F1, 2(2R0)
LD F2,3(R0)
FADD F3,F1,F2
FMULT F4,F5,F6
FADD F3,F4,F3
FADD F4,F4,F2

SD F4,4(R0)

C1	C2	С3	C4	C5	C6	<b>C</b> 7	C8	С9	C10	C11	C12	C13	C14	C15	C16	C17	C18	C19	C20		
ISS	EX1	EX2	WB																		
	ISS		EX1	EX2	WB																
		ISS				EX1	EX2	EX3	WB												
			ISS	EX1	EX2	EX3	EX4	EX5		WB											
				ISS							EX1	EX2	EX3	WB							
					ISS									EX1	EX2	EX3	WB				
						166												EX1	EX2	EX3	WB
						ISS															

C3: Riesgo estructural. Unidad de memoria no segmentada.

C4-C6: Riesgo RAW (F2)

c10: Solo se puede ejecutar una instrucción en cada etapa

C6-C11: Riesgo RAW (F4, F3)

C7-C14: Riesgo RAW (F4) y riesgo estructural por utilizar la misma unidad funcional

C8-C18: Riesgo RAW (F4)