

Guion Práctica final: Videojuego con la FPGA

Diseño de Circuitos y Sistemas Electrónicos (DCSE)

Grado en Ingeniería Electrónica Industrial y Automática

Universidad Rey Juan Carlos

Curso Académico 2023 / 2024

Curso 4º - Cuatrimestre 1º

1. Introducción

A continuación, se presenta el **formato mínimo** y las pautas a tener en cuenta para la presentación a realizar. Dado el tiempo limitado, se deberá explicar de la manera más sintética posible, enfocándose en los aspectos más importantes del diseño. No se deberán desarrollar conceptos teóricos que ya se den por conocidos por sus compañeros, más bien enfocarse en vuestro propio desarrollo.

2. Pautas de la presentación grupal

2.1. Duración

La duración de la presentación será de un **máximo de 10 min**, más 5 minutos adicionales para preguntas por parte del tribunal y de vuestros compañeros. En esos 10min los integrantes del grupo explicaran de forma equitativa los diferentes aspectos del proyecto, que se mencionan más abajo.

2.2. Diapositivas

Las diapositivas deberán estar organizadas para presentar toda la información que se detalla en el presente guion, y podrá realizarse en el formato que deseen, siempre que sea comprensible el contenido.

3. Contenido de la presentación

3.1. Grupo

En este apartado se explicará brevemente el trabajo realizado por cada uno de los miembros del grupo, así como los aspectos de coordinación, herramientas utilizadas, Integración, etc

Miembro	Responsabilidad / trabajo realizado

3.2. Desarrollo de la práctica

Explicación de cómo se han abordado los distintos aspectos de la práctica, haciendo hincapié en LOS PROBLEMAS ENCONTRADOS Y SU RESOLUCIÓN, así como en las MEJORAS IMPLEMENTADAS, es decir, en este apartado NO se pide una copia de lo que aparece en la guía de la práctica, sino que se explique lo que habéis realizado vosotros. Este apartado debe incluir:

Diseño

Diagrama de bloques, explicación de cada uno de los bloques, diseño estructural, etc.

Diagramas de estado de las máquinas de estado utilizadas.

Banco de pruebas

Breve explicación de los bancos de pruebas realizados para comprobar el correcto funcionamiento del diseño, sustentado por los diagramas de bloques y diagramas de estado.

Implementación (síntesis) en la placa

Consumo de recursos por el diseño implementado.

Fotos o video de pocos segundos mostrando el funcionamiento con las mejoras implementadas. No es necesario mostrar los hitos iniciales, simplemente la versión final con las mejoras incluidas. Se deberá aportar las pruebas que considere necesarias para poder visualizar la correcta implementación de las mejoras, con fotos de la pantalla o videos cortos.

3.3. Conclusiones y dificultades encontradas

Finalmente se deberán detallar las dificultades encontradas a lo largo del diseño de la práctica, y las conclusiones a las que haya arribado el grupo.