/dlx_register/in_val 32'h00000000	32'hFFFFFFF		(32'h00000000	32'h0001FFFF	(32'hFFFF8000	32'h0001FFFF	(32'hFFFF8000
/dlx_register/clock				1 1			
lx_register/out_val 32'h00000000		32'hFFFFFFF	32'h00000000	32'h0001FFFF	32'hFFFF8000	+ +	
inclosiscer, out_var ====================================		, de	<u></u>	,,02.11000211111	,,02		
0 ns	intrinctin	100 ns	150 ns	լ	250 ns	300 ns	350 ns 4