TP2: Protocolo IP

Diogo Afonso Costa, Daniel Maia, and Vitor Castro

University of Minho, Department of Informatics, 4710-057 Braga, Portugal e-mail: {a78034,a77531,a77870}@alunos.uminho.pt

Introdução Parte I - Datagramas e Fragmentação 2.1 Exercício 1.b. Questão Resposta Realização 2.2 Exercício 1.c. Questão Resposta Realização 2.3 Exercício 1.d. Questão Resposta Realização

Abstract. Resumo...

2.4 Exercício 2.a.

Questão

Resposta
Realização
2.5 Exercício 2.b.
Questão
Resposta
Realização
2.6 Exercício 2.c.
Questão
Resposta
Realização
2.7 Exercício 2.d.
Questão
Resposta
Realização
2.8 Exercício 2.e.
Questão
Resposta

Realização

Resposta		
Realização		
2.10 Exercício 2.g.		
Questão		
Resposta		
Realização		
2.11 Exercício 3.a.		
Questão		
Resposta		
Realização		
2.12 Exercício 3.b.		
Questão		
Resposta		
Realização		
2.13 Exercício 3.c.		
Questão		

2.9 Exercício 2.f.

Questão

Resposta	
Realização	
2.14 Exercício 3.d.	
Questão	
Resposta	
Realização	
2.15 Exercício 3.e.	
Questão	
Resposta	

Realização

3 Parte II - Endereçamento e Encaminhamento IP 3.1 Exercício 2.1.a Questão Resposta Realização 3.2 Exercício 2.1.b Questão Resposta Realização 3.3 Exercício 2.1.c Questão Resposta Realização 3.4 Exercício 2.1.d Questão

Resposta

Realização

Questão

3.5 Exercício 2.1.e

Resposta
Realização
3.6 Exercício 2.2.a
Questão
Resposta
Realização
3.7 Exercício 2.2.b
Questão
Resposta
Realização
3.8 Exercício 2.2.c
Questão
Resposta
Realização
3.9 Exercício 2.2.d
Questão
Resposta

Realização

3.10 Exercício 2.2.e	
Questão	
Resposta	
Realização	
3.11 Exercício 3.1	
Questão	
Resposta	
•	
Realização	
remziquo	
3.12 Exercício 3.2	
Questão	
Question	
Resposta	
Resposta	
Docking	
Realização	
212 F (* 22	
3.13 Exercício 3.3	
Questão	
Daywards	
Resposta	
D. W. ~	
Realização	
According to Table 1	
4 Conclusions	
Neste trabalho	

References

- Zadeh, L.: Fuzzy sets (1965)
 Nguyen, H., Walker, E.: First course in fuzzy logic. Boca Raton: Chapman and Hall/CRC Press (1999)

(a) Delay and jiiter	(b) Delay and loss
(c) Delay and throughput	(d) Jitter and loss
(e) Jitter and throughput	(f) Loss and throughput

Fig. 1. Tabela exemplo.