

# Андрей Попиков

Software Engineer

Воронеж, Россия  
☎ +7 960 103 2074  
✉ agpopikov@gmail.com  
🌐 agpopikov.info  
in agpopikov  
📍 agpopikov



Я разработчик с 10+ годами опыта. Моей основной специализацией является разработка ПО на Java и Kotlin (активно использую Kotlin для backend-разработки начиная с версии 1.2). У меня есть большой опыт работы с такими фреймворками и библиотеками как Spring, Hibernate, jOOQ, testcontainers и многими другими. Помимо этого у меня есть опыт формирования и управления командами разработки ПО.

## Навыки

Kotlin, Java, Spring Framework (Boot, Security, Cloud), jOOQ, Flyway, PostgreSQL, Apache Cassandra, Clickhouse, Kafka, testcontainers, API design (Swagger / OpenAPI standards), Angular, TypeScript, архитектура ПО, анализ производительности ПО (async-profiler, YourKit), cloud technologies (в основном AWS) включая гибридные решения, формирование и управление командами разработки, гибкие методологии разработки ПО (Kanban, XP, Agile).

## Опыт

2020 – 2024  
январь август

Lead Software Engineer / co-founder, Madtest

- Принял участие в создании Madtest на ранней стадии, отвечал за backend-разработку и инфраструктуру.
- Разработал архитектуру и большую часть существующего решения, включая авторизацию, платежи, рассылки и др. Используем Kotlin в качестве основного языка для backend-разработки вместе со Spring, PostgreSQL, Kafka, Clickhouse.

2021 – 2023 декабрь    август	<p>Lead Software Engineer, Технолаб (contractor / part-time)</p> <ul style="list-style-type: none"> <li>○ Подключился в качестве ведущего инженера для решения проблем с производительностью и улучшения архитектуры одной из крупнейших платформ по продаже билетов в регионе.</li> <li>○ Руководил созданием и интеграцией новой команды разработчиков с целью повышения масштабируемости и надежности платформы.</li> <li>○ Работал над существующими сервисами, написанными на Java (с использованием Spring, Hibernate), тесно взаимодействовал с DevOps-командой для улучшения поддерживаемости всего решения.</li> </ul>
2020 – 2021 август    октябрь	<p>Sr. Java Developer, Айконсофт</p> <ul style="list-style-type: none"> <li>○ Работал над разработкой новых и поддержка существующих веб-сервисов на Java (Spring Boot / JHipster).</li> <li>○ Занимался внедрением и интеграцией Camunda BPMN как платформы для управления и настройки бизнес-процессов.</li> </ul>
2015 – 2019 февраль    декабрь	<p>Lead Software Engineer, Лига Цифровой Экономики, Воронеж</p> <ul style="list-style-type: none"> <li>○ Разработка веб-сервисов (в том числе высоконагруженных) с использованием Java, Kotlin, Spring, PostgreSQL, Redis, Kafka и UI-интерфейсов на Angular (TypeScript).</li> <li>○ Управлял командой разработки (около 10 разработчиков).</li> <li>○ Работал над внедрением и совершенствованием процессов CI/CD, внедрил и стандартизовал практики code review в нескольких командах.</li> <li>○ Участвовал в разработке прототипов с использованием различных технологий (IoT-проекты, мобильные приложения на Flutter и др.) в рамках pre-sale активностей.</li> <li>○ Активно участвовал в HR-процессах: <ul style="list-style-type: none"> <li>- Принимал участие в технических интервью, работал над материалами и методикой для проведения интервью.</li> <li>- Организовал и провел несколько курсов по основам Java-разработки и Spring для студентов.</li> </ul> </li> </ul>
2014 – 2015 февраль    январь	<p>Java-разработчик, Вистар, Воронеж</p> <ul style="list-style-type: none"> <li>○ Разработка веб-сервисов на Java (Spring, Hibernate / MyBatis) для отслеживания общественного транспорта в реальном времени.</li> <li>○ Разработка прототипов мобильных приложений с использованием Apache Cordova (Angular.js / jQuery).</li> </ul>

## Языки

Русский	родной
Английский	свободный (B2/C1)
Немецкий	начинающий (A2)

## Образование

2012–2016 Воронежский Государственный Университет;  
Изучал компьютерные науки @ Факультет компьютерных наук;  
Кафедра Программирования и Информационных Технологий (Пи-ИТ);

---

## Хобби и интересы

Разработка IoT-решений (в основном на основе чипов STM32/ESP32). Есть небольшой опыт использования DSP/FPGA (семейство AMD / Xilinx Zynq) и проектирования простых плат.