



DEPARTAMENTO  
DE COMPUTACION

Facultad de Ciencias Exactas y Naturales - UBA

# Trabajo Práctico I

## Scheduling

Sistemas Operativos  
Primer Cuatrimestre 2015

Integrante	LU	Correo electrónico
Aldasoro Agustina	86/13	agusaldasoro@gmail.com
More Ángel	931/12	angel_21_fer@hotmail.com
Zimenspitz Ezequiel	155/13	ezeqzim@gmail.com



Facultad de Ciencias Exactas y Naturales  
Universidad de Buenos Aires

Ciudad Universitaria - (Pabellón I/Planta Baja)

Intendente Güiraldes 2160 - C1428EGA

Ciudad Autónoma de Buenos Aires - Rep. Argentina

Tel/Fax: (54 11) 4576-3359

<http://www.fcen.uba.ar>

## Resumen

En el presente trabajo se describe la problemática de ...

## Índice

<b>1. Parte I</b>	<b>3</b>
1.1. Ejercicio 1: TaskConsola . . . . .	3
1.2. Ejercicio 2: Ejecución de tres tareas para TaskConsola . . . . .	3
<b>2. Parte II</b>	<b>5</b>
2.1. Ejercicio 3: Scheduler Round-Robin . . . . .	5
2.2. Ejercicio 4: Ejecución de lotes de tareas para Round-Robin . . . . .	6
2.2.1. Caso 1: . . . . .	6
2.2.2. Caso 2: . . . . .	7
2.2.3. Caso 3: . . . . .	8
2.3. Ejercicio 5: Scheduling algorithms for multiprogramming in a hard-real-time environment	10
2.3.1. ¿Qué problema están intentando resolver los autores? . . . . .	10
2.3.2. ¿Por qué introducen el algoritmo de la sección 7? ¿Qué problema buscan resolver con esto? . . . . .	10
2.3.3. Explicación coloquial del teorema 7 . . . . .	11
2.3.4. Scheduler . . . . .	11
<b>3. Parte III</b>	<b>12</b>
3.1. Ejercicio 6: TaskBatch . . . . .	12
3.2. Ejercicio 7: Ejecución lote de tareas TaskBatch . . . . .	12
3.3. Ejercicio 8: Scheduler Round-Robin modificado . . . . .	18
3.4. Ejercicio 9: Ejecución lote de tareas . . . . .	21
3.5. Ejercicio 10: Ejecución lote de tareas . . . . .	22



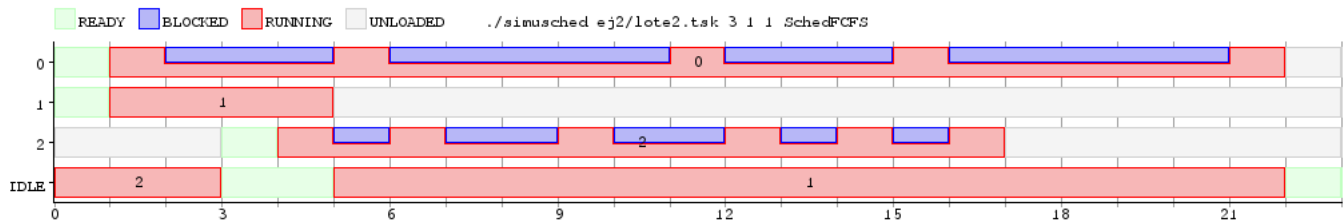


Figura 3: Diagrama de Gantt para la ejecución del lote de tareas bajo 3 núcleos.

Agus:

Dado a que el algoritmo de Scheduler utilizado es First Come First Served (FCFS), las tareas entrantes se ejecutan secuencialmente por orden de llegada. La ejecución de ninguna tarea es interrumpida, ya que la tarea ejecuta hasta terminar con su ejecución, no tiene en cuenta si está bloqueada o no.

Teniendo en cuenta el comportamiento explicado, es coherente que el primer caso (donde se cuenta con un sólo núcleo) es donde ejecutar el lote de tres tareas conlleva mayor tiempo. Esto se debe a que el tiempo que demora en ejecutar las tres tareas es la suma de los tiempos de cambio de contexto, el tiempo de ejecución para cada una y el tiempo que permanece bloqueado.

En cambio, al ejecutarlo con dos o tres núcleos se puede apreciar en los diagramas cómo se ejecutan tareas en simultáneo. Este comportamiento reduce notablemente el tiempo de ejecución total, ya que en este caso no sería la suma del tiempo parcial para cada tarea.

Dado a la estructura de nuestro lote de tareas, el tiempo de ejecución que conlleva teniendo dos núcleos o tres es el mismo (ya que en el caso de dos núcleos las tareas 1 y 2 se ejecutan secuencialmente en el segundo núcleo dando un tiempo menor que la ejecución total de la tarea 0). Sin embargo, la ejecución de la tarea Idle es mayor en el caso de tres núcleos, lo cual produce un **Inserte aquí palabra específica para esto**. Resulta bastante intuitivo este comportamiento, ya que tenemos tantos núcleos como tareas.

Angel:

A partir de los resultados obtenidos en los gráficos anteriores. Podemos observar que el tiempo total varía de acuerdo al número de cores con los que se este simulando. A medida que se incrementa el número el tiempo total disminuye. No solo influyó este factor sino que también, el hecho de que estamos trabajando con un modelo sin desalojo. Al trabajar con un solo core debemos esperar que una tarea finalice para que la próxima pueda ser ejecutada. Es decir, se van a ir ejecutando secuencialmente según fueron estando *ready*.

Al aumentar en una unidad el número de core. La primer tarea disponible comenzó a ejecutarse. Dado que aun disponemos de otro core, cuando una segunda tarea paso a estar disponible pudo ser ejecutada al instante por el núcleo adicional. Y cuando uno de estos se desocupó se ejecutó la última tarea. Dado que dos tareas pudieron ejecutarse simultaneamente el tiempo total disminuyó. Aún más cuando se trabajó con 3 cores cada tarea pudo ser ejecutada en un núcleo distinto y dado que ambas podian ser ejecutadas mientras se ejecutaban las otras el tiempo total fue igual al máximo entre  $release\ time_j + c_j$ , donde  $j$  indica alguna de las tres tares utilizadas y  $c_j$  su tiempo de ejecución.

## 2. Parte II

### 2.1. Ejercicio 3: Scheduler Round-Robin

Completar la implementación del scheduler Round-Robin implementando los métodos de la clase *SchedRR* en los archivos *sched\_rr.cpp* y *sched\_rr.h*. La implementación recibe, como primer parámetro, la cantidad de núcleos y a continuación los valores de sus respectivos *quantums*. Debe utilizar una única cola global, permitiendo así la migración de procesos entre núcleos.

Las estructuras de datos con las que vamos a trabajar, en la clase *SchedRR*, son las siguientes:

```
int cores;
vector<int> quantums;
vector<int> quantums_timer;
vector<int> actuales;
int siguiente;
queue< int, deque<int> > cola;
```

- **cores** es la cantidad de núcleos.
- **quantums** es un vector de *cores* posiciones, que guarda en *quantums[i]* el valor del quantum asignado al núcleo *i*.
- **quantum.timer** es un vector, tal que *quantum.timer[i]* representa el valor del quantum restante para la tarea corriendo en el núcleo *i*.
- **actuales** vector que indica el PID de la tarea ejecutandose en el núcleo *i* (*actuales[i]*). Para los núcleos sin tarea devuelve la constante *IDLE\_TASK*.
- **siguiente** indica el core al que se le debe asignar la siguiente tarea.
- **cola** es la cola de tareas que restan ser ejecutadas.

Modificamos a la función *next* para que reciba un parametro más (enum Motivo { TICK, BLOCK, EXIT }).

```
int next(int cpu, const enum Motivo m);
```

#### Constructor Scheduler Round-Robin

Al construir un Scheduler Round-Robin, se instancian las estructuras de datos de modo que: se le asigna la cantidad de cores correspondientes (con sus respectivos *quantums*), todas las tareas actuales se definen como *Iddle*, la cola está vacía y el siguiente núcleo que le corresponde ejecutar es el primero ingresado como parámetro.

#### Función Load

Recibe el *pid* de una nueva tarea como parámetro. Luego, las primeras *n* tareas (siendo *n* el número de cores) se distribuyen entre cada core (dado que al inicio tengo *n* cores disponibles). Una vez alcanza las *n* distribuciones se encolan los nuevos *pid* en *cola*. Estos serán asignados a los distintos cores con la función *next* explicada luego.

#### Función Tick

Recibe *cpu* como parámetro y el *Motivo*. Dado que se produjo un tick voy a actualizar el quantum (restarle 1) de la tarea en *cpu*, si no es la *Iddle* (porque esta corre indefinidamente hasta que la desplace otra tarea). Si se acabó el quantum de la tarea actual (ya sea porque terminó o no) o se bloqueó, voy a querer actualizar la tarea actual. Para esto, invocó a la función *next()*. La misma devuelve el *pid* de la próxima tarea a ejecutar en *cpu*.

Función Next

La función Next también va a ser invocada para un sólo núcleo *cpu* pasado por parámetro. De este modo, si la tarea que se estaba ejecutando previo a la invocación de *next()* terminó de ejecutarse y la cola se encuentra vacía, la tarea que pondrá a ejecutar va a ser la Tarea Iddle. Si la tarea que se estaba ejecutando no terminó su ejecución o se bloqueó, se deberá encolar en la cola global de pendientes. Si todavía no asigné una tarea actual para el núcleo *cpu*, le asigno la primera de la cola dándole todo el quantum disponible para el núcleo *cpu*. (Si la cola se encontraba vacía al llamar la función *next()* y la tarea ejecutándose no había concluido se la encolará para luego volver a asignársela al núcleo).

2.2. Ejercicio 4: Ejecución de lotes de tareas para Round-Robin

Diseñar uno o más lotes de tareas para ejecutar con el algoritmo del ejercicio anterior. Graficar las simulaciones y comentarlas, justificando brevemente por qué el comportamiento observado es efectivamente el esperable de un algoritmo Round-Robin.

Con el fin de observar el comportamiento del Scheduler basado en la metodología Round Robin evaluamos tres casos:

2.2.1. Caso 1:

Ejecutamos el mismo lote de tareas utilizado anteriormente (Sección 1.2), manteniendo los mismos parametros, para asi poder evaluar y comparar un Scheduler basado en Round Robin y otro en FCFS.

```
TaskConsola 4 2 7
TaskCPU 3
@3:
TaskConsola 5 1 10
```

Los diagramas de Gantt obtenidos fueron los siguientes:

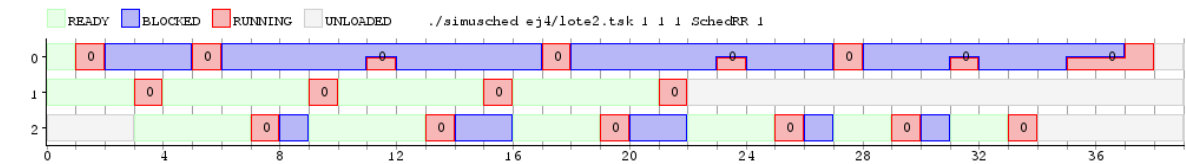


Figura 4: Diagrama de Gantt para la ejecución del lote de tareas bajo 1 núcleo con Scheduler Round Robin.

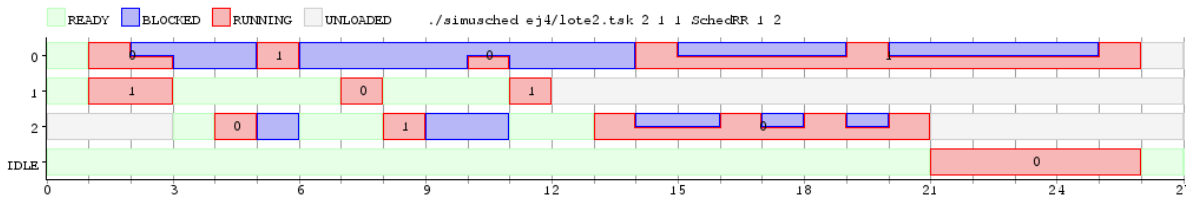
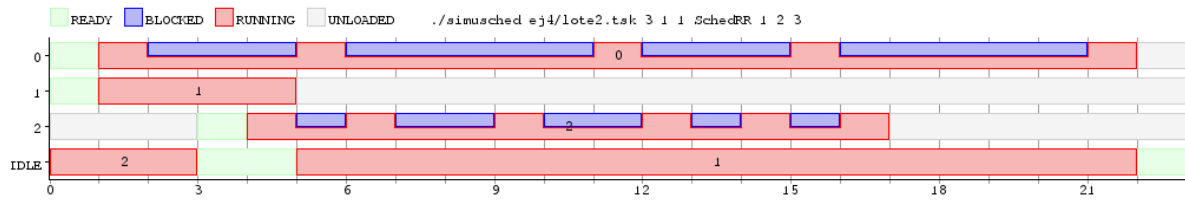


Figura 5: Diagrama de Gantt para la ejecución del lote de tareas bajo 2 núcleos con Scheduler Round Robin.



**Figura 6:** Diagrama de Gantt para la ejecución del lote de tareas bajo 3 núcleos con Scheduler Round Robin.

Apartir de los resultados obtenidos; podemos ver que, para las figuras 5 y 6, el tiempo total de ejecución fue el mismo que para las figuras 2 y 3 respectivamente.

En estos casos, observamos que el tiempo dependió de la tarea TaskConsola 4 2 7. La cual tenía el mayor tiempo de ejecución.

Entonces, sin importar el modelo, aunque las otras dos tareas terminaron el procesador tuvo que esperar a que finalice dicha tarea.

Un caso interesante para analizar es de la figura 1 y 4. En ambas, solo se utilizaba un núcleo. Pero, en el modelo Round Robin el tiempo de ejecución fue menor. Esto se debe al comportamiento de dicho Scheduler permite cambios de contexto y migración de procesos.

Para el modelo FCFS, había que esperar que una tarea finalice para ejecutar la próxima. Si ésta tenía mucho tiempo de bloqueo entonces ese tiempo se desperciaba.

En el modelo Round Robin se pudieron aprovechar esos tiempos para ejecutar las otras tareas. Y dado que la tarea con mayor tiempo de ejecución era del tipo TaskConsola, con muchos períodos de bloqueo, el tiempo fue lo suficiente como para ejecutar en su totalidad las otras tareas.

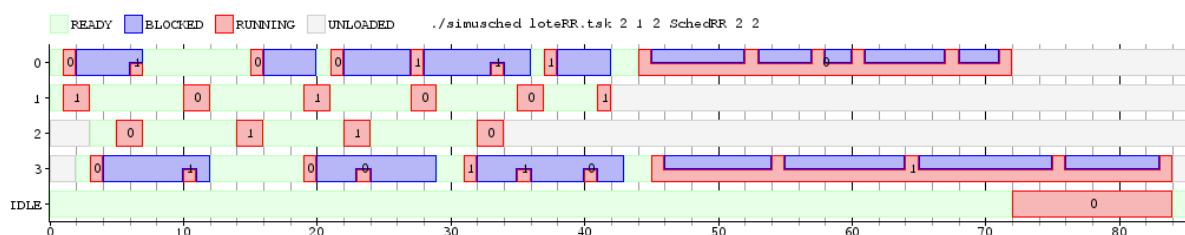
### 2.2.2. Caso 2:

Para este caso se creó un nuevo lote de tareas y lo que se busco fue: analizar cómo varía el tiempo total de ejecución para las mismas, a medida que se cambia el quantum para un total de dos cores.

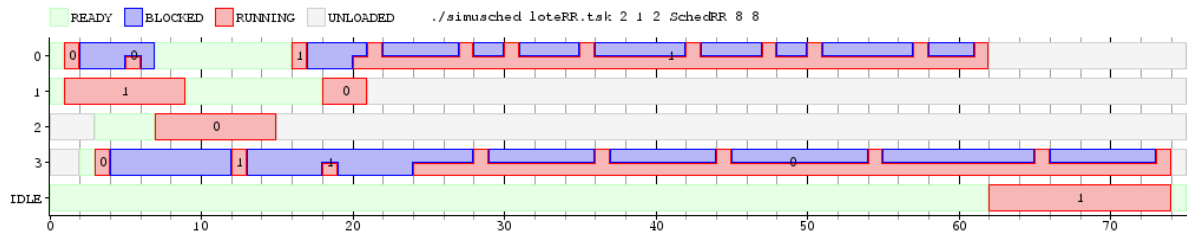
Las tareas que se usaron son las detalladas a continuación:

```
TaskConsola 10 2 6
TaskCPU 10
@3:
TaskCPU 7
@2:
TaskConsola 7 4 10
```

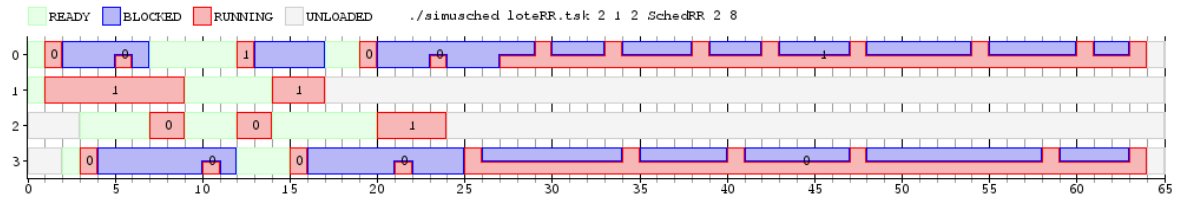
Los resultados obtenidos fueron:



**Figura 7:** Diagrama para la ejecución del lote de tareas bajo 2 núcleos con quantum de 2 y 2 ciclos respectivamente.



**Figura 8:** Diagrama para la ejecución del lote de tareas bajo 2 núcleos con quantum de 8 y 8 ciclos respectivamente.



**Figura 9:** Diagrama para la ejecución del lote de tareas bajo 2 núcleos con quantum de 2 y 8 ciclos respectivamente.

Los resultados obtenidos se acercan a lo esperado **Poner qué era lo esperado.:** para quantums muy chicos, el tiempo de ejecución total aumenta frente a otros casos (se puede observar dicho comportamiento en la figura 7).

Principalmente, cuando se utilizan quantums muy chicos ocurren muchos cambios de contextos. Si su tiempo no es depreciable, aumenta el tiempo total que el procesador necesita para ejecutar todas las tareas.

Luego, al aumentar el quantum de cada core a 8 (figura 8), observamos que el tiempo total fue menor que para el caso anterior. Ya que, se produjeron menos cambios de contexto.

Sin embargo, cuando se usó un quantum bajo y otro de mayor ciclo, el tiempo total bajó con respecto al anterior caso. Podemos atribuir este comportamiento al tipo de tareas con el que se trabajamos. Como se observa, algunas tareas pudieron migrar en este último caso y finalizar su ejecución más rápidamente. Intuyendo, con estos resultados, que quantums de ciclos muy bajos no son beneficiosos.

Lo mejor es encontrar un promedio de la cantidad de ciclos para un quantum dado que para valores mas grandes también se observó que puede tardar más con respecto a otros casos.

### 2.2.3. Caso 3:

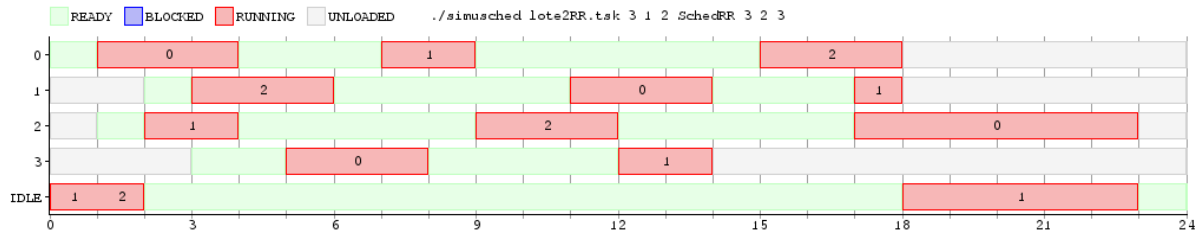
En el último caso se observó el comportamiento para un lote de tarea, a medida que modificábamos el número de núcleos en los que se ejecutaban las mismas.

Las tareas usadas fueron:

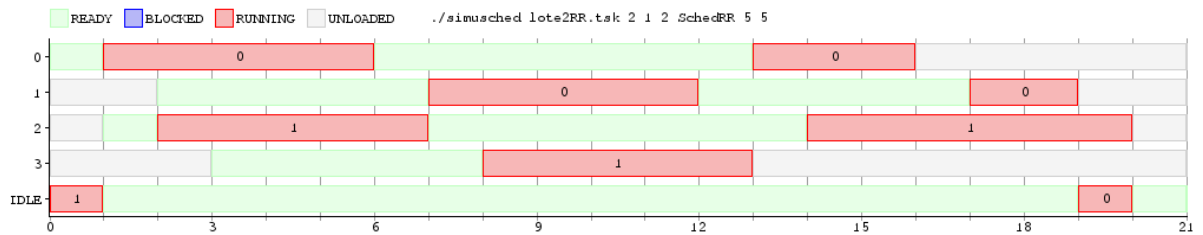
```
TaskCPU 7
@2:
TaskCPU 6
@1:
TaskCPU 10
@3:
TaskCPU 4
```



Obteniendo los siguientes resultados:



**Figura 10:** Diagrama de Gantt para la ejecución del lote de tareas bajo 3 núcleos con Scheduler Round Robin.



**Figura 11:** Diagrama de Gantt para la ejecución del lote de tareas bajo 2 núcleos con Scheduler Round Robin.

En este último caso quisimos comparar el comportamiento de un mismo lote de tareas cuando modificábamos el número de cores en un Scheduler Round Robin.

Lo que observamos fue que cuando se contaba con un número mayor de cores las migraciones de procesos fueron más frecuentes. Dado que estas no son despreciables y de hecho tienen un costo de 2 ciclos. Al producirse en gran cantidad, el tiempo total para la finalización de tareas aumentó considerablemente.

Como se observa en la figura 10, hay un gran lapso de tiempo entre la ejecución de una misma tarea, teniendo en cuenta que en cada quantum se ejecutaron en un core distinto.

En cambio, en la figura 11 no se produjeron migraciones, y pese a que se contaba con un core menos, el tiempo fue menor. Pudiendo concluir que aunque las migraciones de procesos pueden ser provechosas como se observó en el caso 2 **No poner nunca numeros de paginas asi porque pueden variar!!!!!!!** (pág 9). Si se producen en exceso pueden perjudicar la performance del procesador.

## 2.3. Ejercicio 5: Scheduling algorithms for multiprogramming in a hard-real-time environment

A partir del artículo Liu, Chung Laung, and James W. Layland. *Scheduling algorithms for multiprogramming in a hard-real-time environment*. *Journal of the ACM (JACM)* 20.1 (1973): 46-61.

### 2.3.1. ¿Qué problema están intentando resolver los autores?

Frente al avance que se venía produciendo esos años en el uso de las computadoras para distintos procesos industriales, los autores establecieron que este comportamiento se iría masificando aún más y que una correcta aplicación solo es posible cuando se tiene un Scheduler eficiente y factible. Lo consideraron primordial en aquellos usos para los cuales se requerían que las tareas llevadas a cabo se ejecuten dentro de un lapso de tiempo determinado (esto lo llaman "hard-real-time"). En caso contrario, una respuesta tardía podría provocar un efecto no deseado en una aplicación o no sería de interés.

Otro motivo por el cual intentaron desarrollar este tema fue, como describen a lo largo del paper, que hasta entonces estaban orientados a contextos en los que no existía una cota de tiempo para llevar a cabo todas las tareas. Y los que poseían hacían uso de varios supuestos, llevando a situaciones irreales ciertos casos.

Por estos motivos, plantearon dos modelos de Scheduler para tareas en un entorno de *hard-real-time*. Ambos se basan en fijar prioridades para cada una de las tareas: uno de manera estática y el otro dinámicamente. Además para mejorar el rendimiento del mismo, buscan establecer cotas (cuando es posible) para determinar si es aplicable alguno de los modelos de manera que no se produzca *overflow* (alguna de las tareas finalice su ejecución después del tiempo límite).

### 2.3.2. ¿Por qué introducen el algoritmo de la sección 7? ¿Qué problema buscan resolver con esto?

En la sección 7 se introduce un nuevo algoritmo, el cual es para un scheduler basado en asignaciones de prioridades dinámicamente (llamado *The deadline Driven Scheduling*). Lo introducen como una variante al algoritmo de prioridades fijas (presentado previamente), intentando evitar o disminuir algunos de los problemas presentados para dicho modelo.

Una de los problemas a resolver es mejorar las asignaciones de las prioridades, de manera de aprovechar el procesador a un 100 %. A diferencia del modelo de prioridades fijas, donde la utilización del procesador podía variar de un 70 % a un 100 %. De esta forma, este nuevo algoritmo establece que el nuevo modelo nunca va a ejecutar la Tarea Idle, sino que siempre se va a estar ejecutando alguna tarea.

Para conseguir esto, se va a aumentar o disminuir la prioridad de una tarea conforme se acerca a su deadline, es decir las prioridades de una misma tarea van a ser modificadas a lo largo de su ejecución. Además, buscaron determinar si un conjunto de tareas evitaría producir *overflow*, con este algoritmo.

En el caso del scheduler con prioridades fijas, se estableció una condición para tal motivo (*teorema 4*<sup>1</sup>), pero esta es sólo necesaria. Para el scheduler presentado en esta sección se desarrolló una nueva condición, *teorema 7*, la cual garantiza que si se cumple entonces es aplicable el algoritmo y en caso contrario, no lo es (el mismo será explicado en el siguiente punto).

---

<sup>1</sup>Scheduling Algorithms for Multiprogramming in a HardReal-Time Environment. C. L. LIU Project MAC, Massachusetts Institute of Technology AND JAMES W. LAYLAND Jet Propulsion Laboratory, California Institute of Technology. pág 6

### 2.3.3. Explicación coloquial del teorema 7

Teorema 7:<sup>2</sup>

*For a given set of  $m$  tasks, the deadline driven scheduling algorithm is feasible if and only if*

$$(C_1/T_1) + (C_2/T_2) + \dots + (C_m/T_m) \leq 1$$

*Siendo  $C_i$  el tiempo de ejecución para una tarea  $i$ ,  $1 \leq i \leq m$ , y  $T_i$  su respectivo período.*

En las secciones anteriores al presente teorema, se determina que la fracción de CPU que utiliza una tarea en el sistema esta dado por  $C_i/T_i$  (*the utilization factor*). Lo que se plantea en este teorema es que un Scheduler, para una cantidad  $m$  de tareas, es factible y por lo tanto realizable sin que se produzca overflow cuando la suma del costo de CPU de cada tarea es menor que uno o igual a 1. Es decir que el ejecutar todas las tareas este dentro de la capacidades del CPU (no supere el 100% del rendimiento del mismo), ya que en caso contrario se estaria exigiendo que el CPU trabaje a un límite mayor, lo cual es imposible.

### 2.3.4. Scheduler

*Diseñar e implementar un scheduler basado en prioridades fijas y otro en prioridades dinámicas. Para eso, complete las clases SchedFixed y SchedDynamic que se encuentran en los archivos sched fixed.[h—cpp] y sched dynamic.[h—cpp] respectivamente.*

Aca hablar un poco de la implementacion

---

<sup>2</sup>Scheduling Algorithms for Multiprogramming in a HardReal-Time Environment. C. L. LIU Project MAC, Massachusetts Institute of Technology AND JAMES W. LAYLAND Jet Propulsion Laboratory, California Institute of Technology. pág 10

### 3. Parte III

#### 3.1. Ejercicio 6: TaskBatch

Programar un tipo de tarea *TaskBatch* que reciba dos parámetros: *total\_cpu* y *cant\_bloqueos*. Una tarea de este tipo deberá realizar *cant\_bloqueos* llamadas bloqueantes, en momentos elegidos pseudoaleatoriamente. En cada tal ocasión, la tarea deberá permanecer bloqueada durante exactamente un (1) ciclo de reloj. El tiempo de CPU total que utilice una tarea *TaskBatch* deberá ser de *total\_cpu* ciclos de reloj (incluyendo el tiempo utilizado para lanzar las llamadas bloqueantes; no así el tiempo en que la tarea permanezca bloqueada).

Que pasa si no alcanzan los clocks para ejecutar todas esas llamadas bloqueantes?

Nuestra función arma un vector de *cant\_bloqueos* posiciones y les asigna para cada una: un valor pseudoaleatorio, sin repetidos, dentro de su rango de tiempo de ejecución *total\_cpu*. A estos valores se los ordena dentro del arreglo para poder recorrerlo secuencialmente.

Luego, para cada ciclo de clock se pregunta si ese momento está indicado para realizar una llamada bloqueante. En caso afirmativo, se ejecuta *uso\_IO(pid, 1)*; en caso contrario, *uso\_CPU(pid, 1)*.

#### 3.2. Ejercicio 7: Ejecución lote de tareas TaskBatch

Elegir al menos dos métricas diferentes, definir las y explicar la semántica de su definición. Diseñar un lote de tareas *TaskBatch*, todas ellas con igual uso de CPU, pero con diversas cantidades de bloqueos. Simular este lote utilizando el algoritmo *SchedRR* y una variedad apropiada de valores de quantum. Mantener fijo en un (1) ciclo de reloj el costo de cambio de contexto y dos (2) ciclos el de migración. Deben variar la cantidad de núcleos de procesamiento. Para cada una de las métricas elegidas, concluir cuál es el valor óptimo de quantum a los efectos de dicha métrica.

Las métricas elegidas fueron: Tiempo de Respuesta, *TournAround* y *Waiting Time*.

Tiempo de Respuesta: Tiene en cuenta el tiempo que tarda cada proceso en empezar a ejecutarse desde su primera aparición en *ready*. Cuanto menor tiempo de Respuesta tienen los procesos, el usuario adquiere una mayor interactividad.

TournAround: Tiene en cuenta el tiempo que utiliza un proceso en ejecutarse completamente, es decir desde su primera aparición en *ready* hasta que termina su ejecución.

Waiting Time: Tiene en cuenta todo el tiempo que el proceso se encuentra en estado *Ready* (desde que es lanzado hasta su finalización).

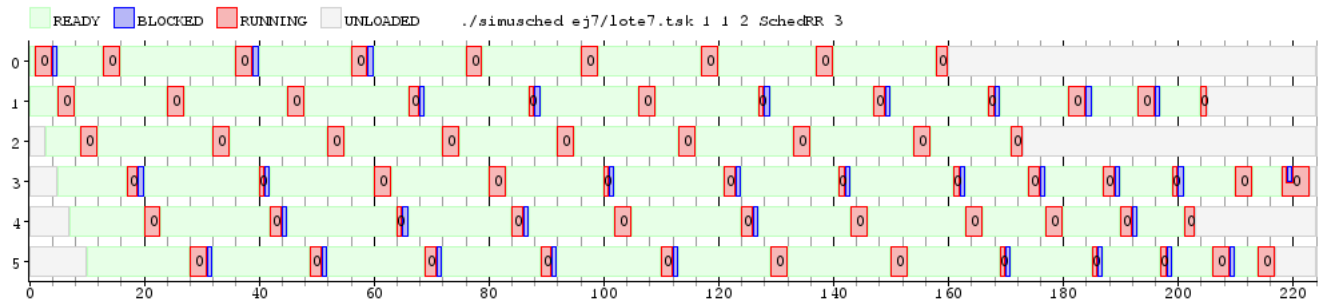
El lote de Tareas *TaskBatch* diseñado es el siguiente:

```
TaskBatch 25 3
TaskBatch 25 7
@3:
TaskBatch 25 0
@5:
TaskBatch 25 10
@7:
TaskBatch 25 5
@10:
TaskBatch 25 9
```

Ejecutamos este lote de tareas, considerando diferentes cantidades de núcleos variando dentro de ellas el quantum de cada uno. En cada caso, tomamos el promedio de los valores de *Tiempo de Respuesta*, *TournAround* y *Waiting Time* para luego comparar cualitativamente.

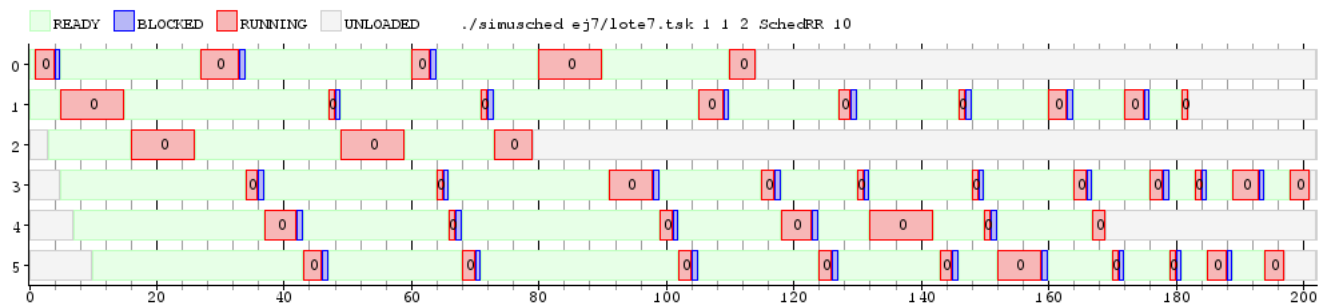
## 1 Núcleo

**Caso A:** El quantum de este núcleo es de 3 clocks.



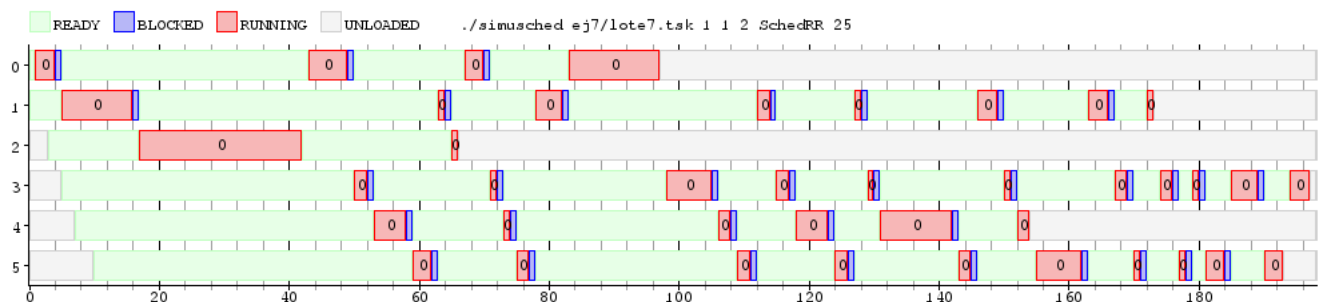
**Tiempo de Respuesta Promedio:** 9.16666667  
**Tiempo de TournAround Promedio:** 192.666667  
**Waiting Time Promedio:**

**Caso B:** El quantum de este núcleo es de 10 clocks.



**Tiempo de Respuesta Promedio:** 18.5  
**Tiempo de TournAround Promedio:** 152.833333  
**Waiting Time Promedio:**

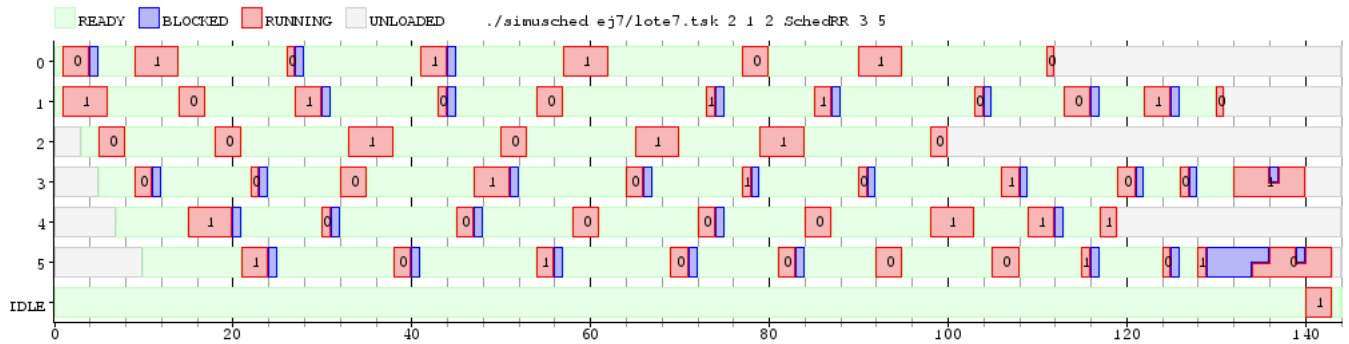
**Caso C:** El quantum de este núcleo es de 25 clocks.



**Tiempo de Respuesta Promedio:** 26.66666667  
**Tiempo de TournAround Promedio:** 142.5  
**Waiting Time Promedio:**

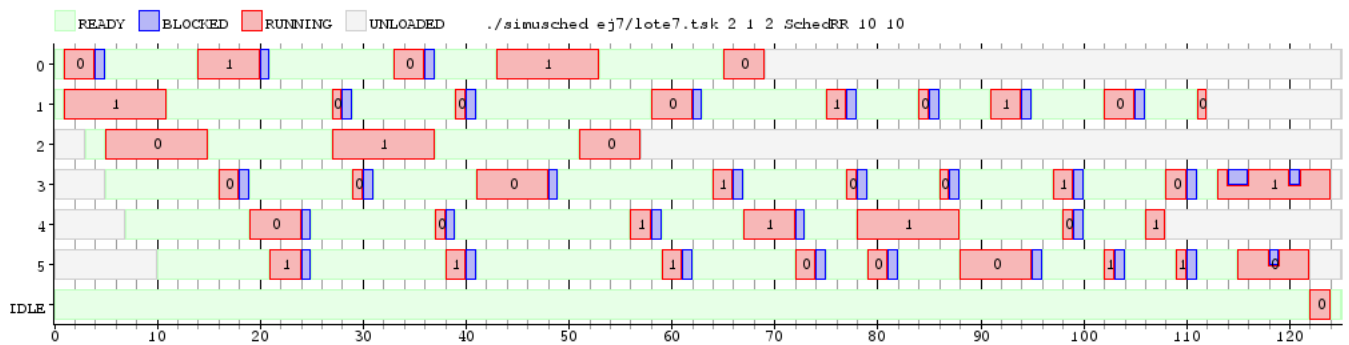
## 2 Núcleos

**Caso A:** Un quantum es de 3 y el otro de 5 clocks.



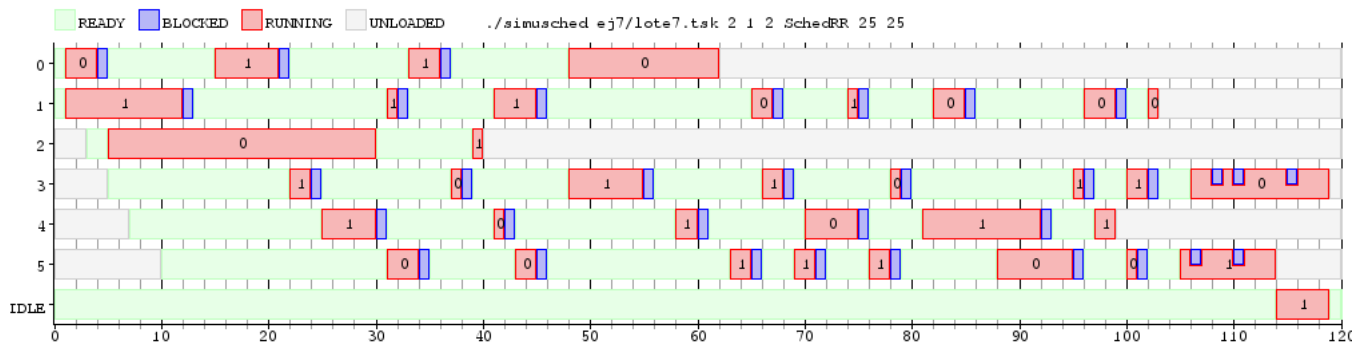
**Tiempo de Respuesta Promedio: 4.5**  
**Tiempo de TournAround Promedio: 120**  
**Waiting Time Promedio:**

**Caso B:** Los dos quantums son de 10 clocks.



**Tiempo de Respuesta Promedio: 6.33333333**  
**Tiempo de TournAround Promedio: 94.5**  
**Waiting Time Promedio:**

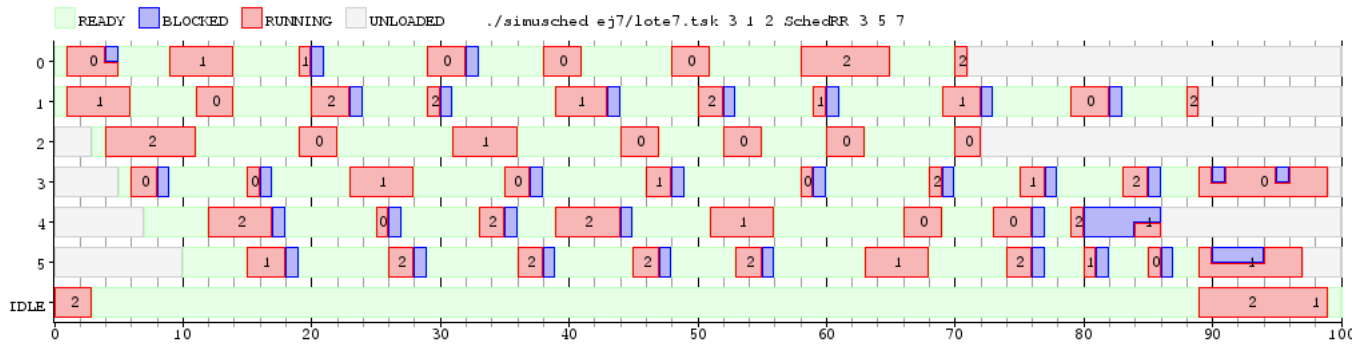
**Caso C:** Los dos quantums son de 25 clocks.



**Tiempo de Respuesta Promedio: 10**  
**Tiempo de TournAround Promedio: 85.33333333**  
**Waiting Time Promedio:**

### 3 Núcleos

**Caso A:** Los quantums son de: 3, 5 y 7 clocks.

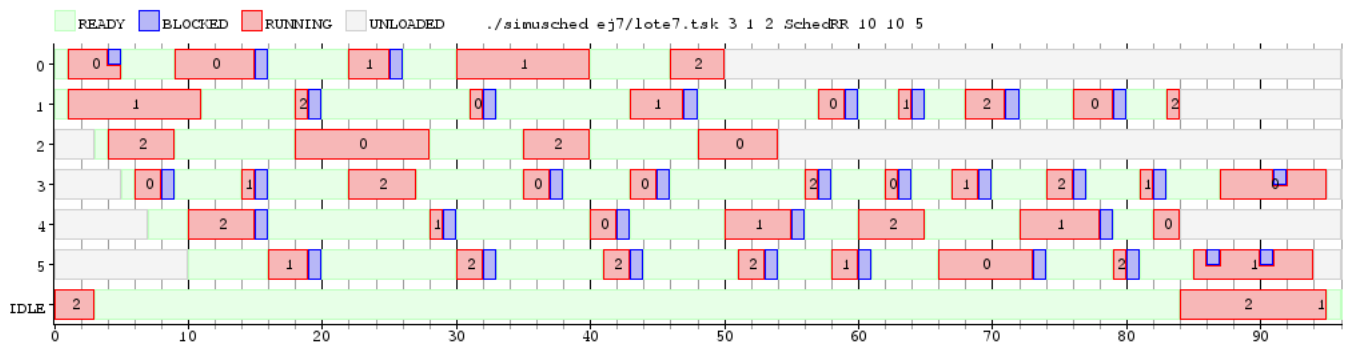


**Tiempo de Respuesta Promedio:** 2.333333333

**Tiempo de TournAround Promedio:** 81.5

**Waiting Time Promedio:**

**Caso B:** Los quantums son de: 10, 10 y 5 clocks.

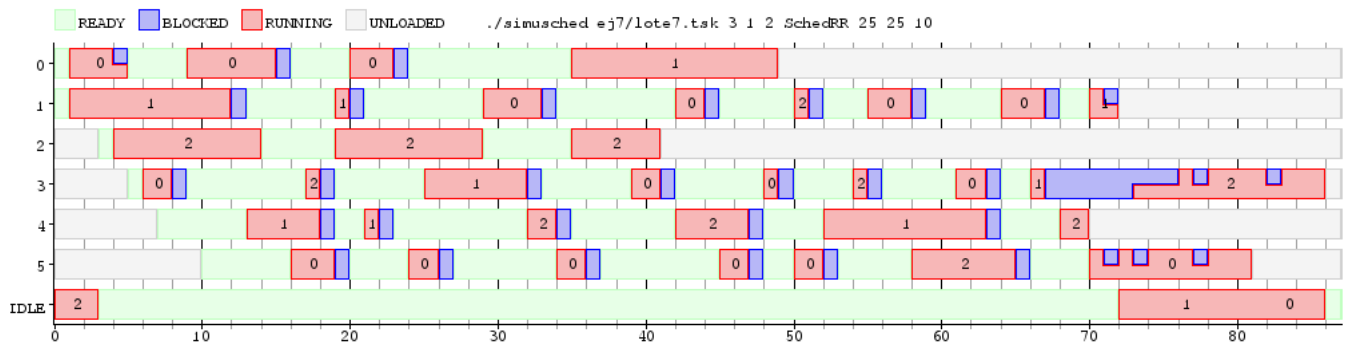


**Tiempo de Respuesta Promedio:** 2.166666667

**Tiempo de TournAround Promedio:** 72.66666667

**Waiting Time Promedio:**

**Caso C:** Los quantums son de: 25, 25 y 10 clocks.



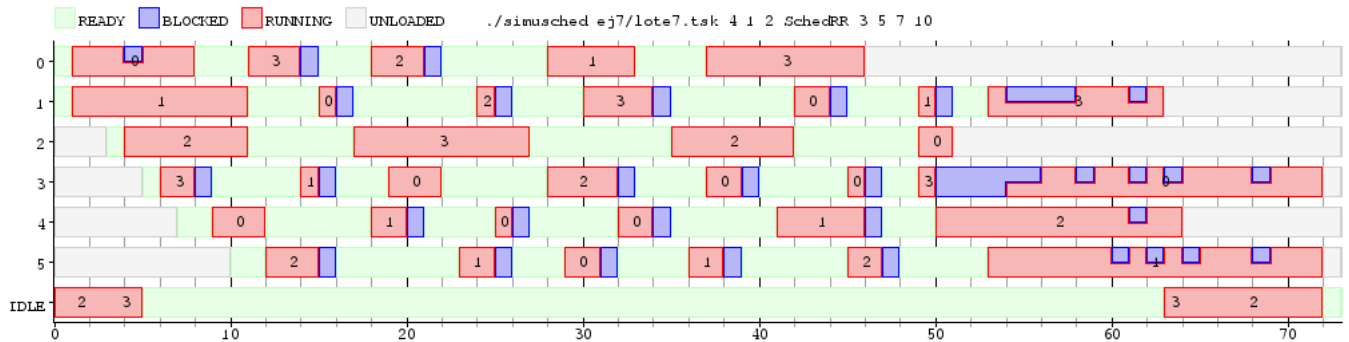
**Tiempo de Respuesta Promedio:** 2.666666667

**Tiempo de TournAround Promedio:** 62.33333333

**Waiting Time Promedio:**

#### 4 Núcleos

**Caso A:** Los quantums son de: 3, 5, 7 y 10 clocks.

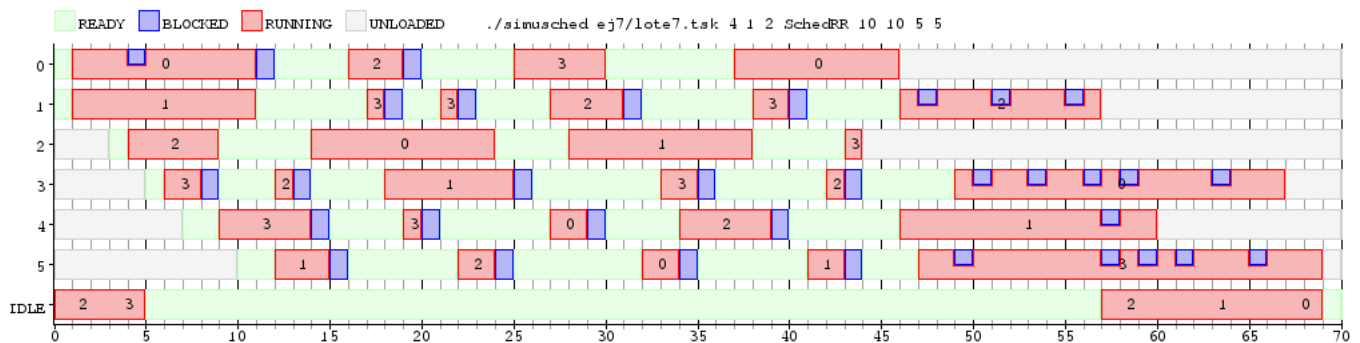


**Tiempo de Respuesta Promedio:** 1.333333333

**Tiempo de TournAround Promedio:** 57.16666667

**Waiting Time Promedio:**

**Caso B:** Los quantums son de: 10, 10, 5 y 5 clocks.

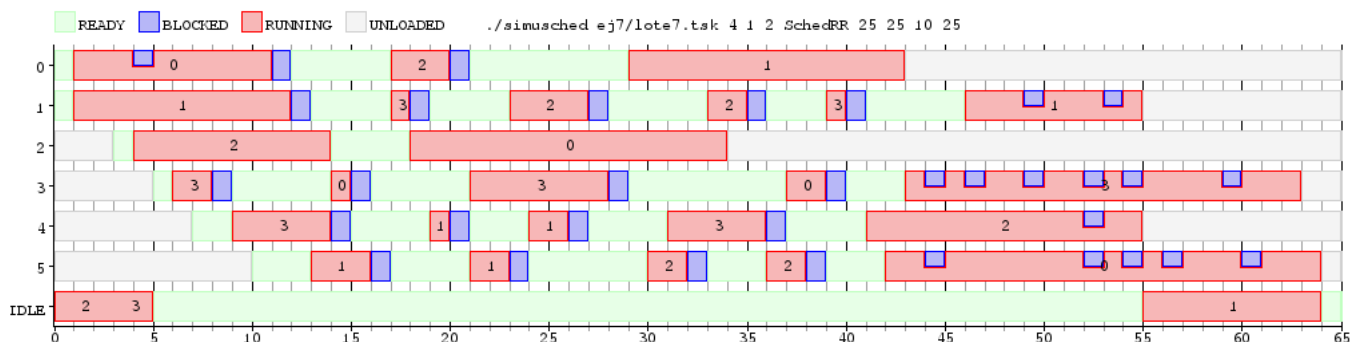


**Tiempo de Respuesta Promedio:** 1.333333333

**Tiempo de TournAround Promedio:** 53

**Waiting Time Promedio:**

**Caso C:** Los quantums son de: 25, 25, 10 y 25 clocks.



**Tiempo de Respuesta Promedio:** 1.5

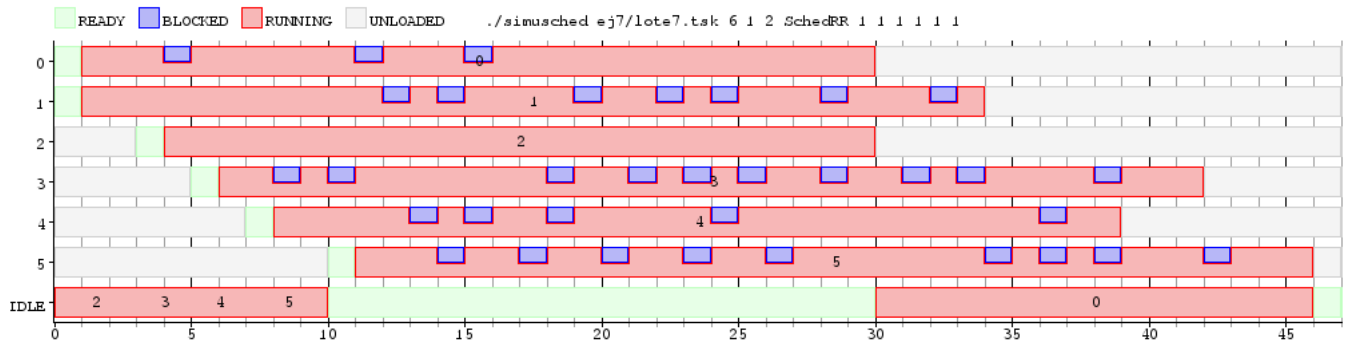
**Tiempo de TournAround Promedio:** 48.16666667

**Waiting Time Promedio:**



## 6 Núcleos

**Caso A:** Los quantums son todos de 1 clock.

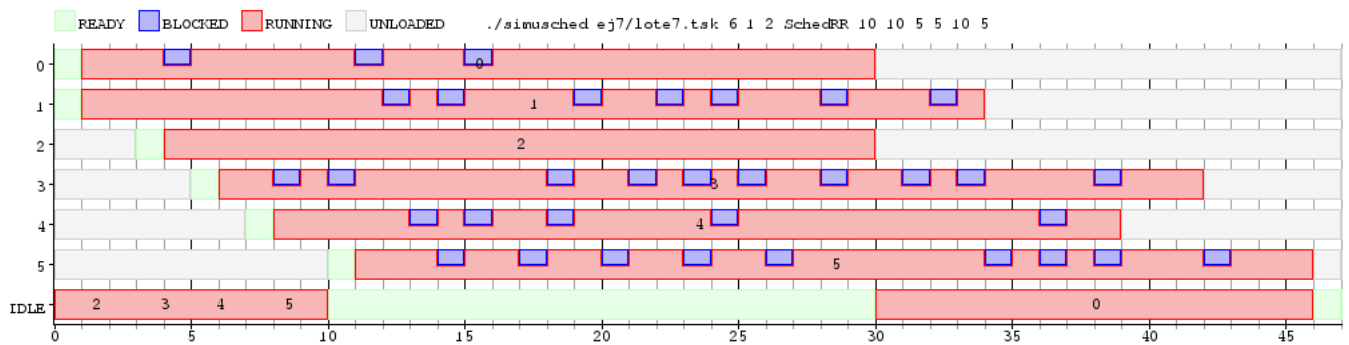


**Tiempo de Respuesta Promedio: 1**

**Tiempo de TournAround Promedio: 32.66666667**

**Waiting Time Promedio:**

**Caso B:** Los quantums son de: 10, 10, 5, 5, 10, 5 clocks.

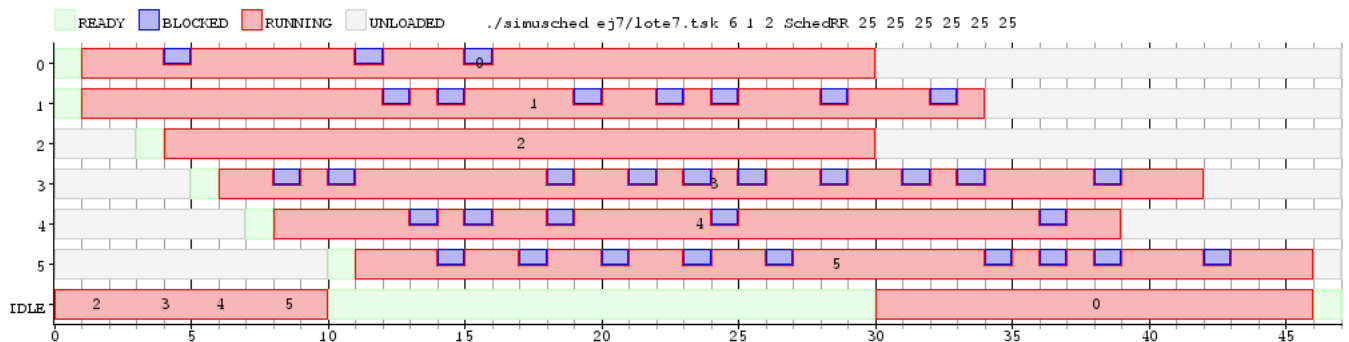


**Tiempo de Respuesta Promedio: 1**

**Tiempo de TournAround Promedio: 32.66666667**

**Waiting Time Promedio:**

**Caso C:** Los quantums son todos de 25 clocks.



**Tiempo de Respuesta Promedio: 1**

**Tiempo de TournAround Promedio: 32.66666667**

**Waiting Time Promedio:**

### 3.3. Ejercicio 8: Scheduler Round-Robin modificado

(ME FALTA EXPLICAR ESTAS EXPERIMENTACIONES, PERO VOY A ESTUDIAR PARA METODOS :/ )

Implemente un scheduler Round-Robin que no permita la migración de procesos entre núcleos (*SchedRR2*). La asignación de CPU se debe realizar en el momento en que se produce la carga de un proceso (*load*). El núcleo correspondiente a un nuevo proceso será aquel con menor cantidad de procesos activos totales (*RUNNING + BLOCKED + READY*). Diseñe y realice un conjunto de experimentos que permita evaluar comparativamente las dos implementaciones de Round-Robin.

Las estructuras de datos con las que vamos a trabajar, en la clase *SchedRR2*, son las siguientes:

```
int cores;
vector<int> quantums;
vector<int> quantums_timer;
vector<int> actuales;
int siguiente;
vector<pair<int, queue<int, deque<int>>*>> colas;
```

- **cores** cantidad de núcleos.
- **quantums** vector de *cores* posiciones, donde *quantums[i]* es el valor del quantum asignado al core *i*.
- **quantus.timer** vector tal que en *quantus\_timer[i]* se encuentra el valor del quantum restante para la tarea corriendo en el *i*-ésimo núcleo.
- **actuales** vector que indica el PID de la tarea ejecutandose en el núcleo *i* (*actuales[i]*). Para los núcleos sin tarea devuelve la constante *IDLE.TASK*.
- **siguiente** indica el core al que se le debe asignar la próxima tarea.
- **colas** vector de tuplas. Donde cada posición representa a un core y la primer componente de la tupla hace referencia al número de tareas *running + blocked + ready* en el mismo. Y la segunda componente es una cola FIFO con los respectivos PID's.

Modificamos a la función *next* para que reciba un parámetro más (enum *Motivo { TICK, BLOCK, EXIT }*).

```
int next(int cpu, const enum Motivo m);
```

#### Constructor Scheduler Round-Robin Modificado

Al construir un Scheduler Round-Robin sin migración de procesos, empezamos por instanciar las estructuras de datos de modo que: a *cores* se le asigna la cantidad de cores correspondientes. A *quantums\_timer* los respectivos *quantums*; Todas las tareas actuales se definen como *Idle* en *actuales*; Se inicia cada tupla de *colas* en cero ya que aún no hay tareas y las colas vacías; Por último *siguiente* es el núcleo al que le corresponde ejecutar la primer tarea, es decir al 0.

#### Función Load

Recibe el *pid* de una nueva tarea como parámetro. Al igual que para el Scheduler Round Robin, adoptamos distribuir las primeras *n* tareas entre cada core (dado que al inicio hay *n* cores disponibles). Además se incrementa la primer componente de cada tupla en uno (dado que ahora en cada core tengo una tarea). Una vez alcanza las *n* distribuciones se las futuras tareas serán asignadas a los CPU's con menor cantidad de tareas *running + blocked + ready*. Es decir, se encolaran sus *pid*'s en las colas de cada CPU de *colas* con la primer componente más baja, incrementado ahora dicha componente.

### Función Tick

Recibe *cpu* como parámetro y el *Motivo*. Dado que se produjo un tick voy a actualizar el quantum (restarle 1) de la tarea en *cpu*, siempre que no sea la IDLE. Si se acabó el quantum de la tarea actual (ya sea porque terminó o no) o se bloqueó, voy a querer actualizar la tarea actual. Invocando a la función *next()*. La misma devuelve el *pid* de la próxima tarea a ejecutar en *cpu*.

### Función Next

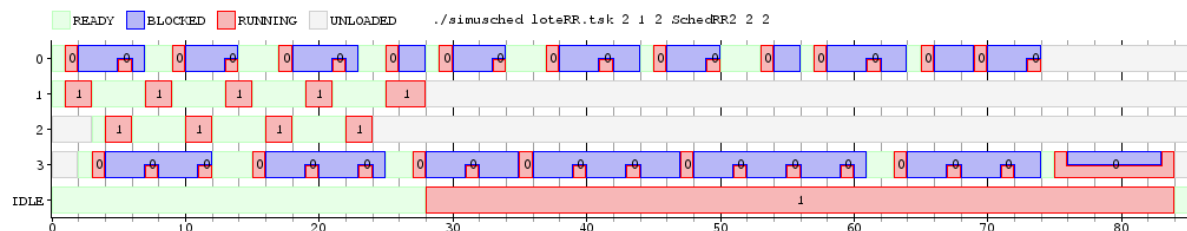
Si la tarea que se estaba ejecutando previo a la invocación de *next()* terminó de ejecutarse y la cola se encuentra vacía, la tarea que pondrá a ejecutar va a ser la Tarea Idle y se actualiza el número que indica cuantas tareas hay en ese *cpu*. Si la tarea que se estaba ejecutando no terminó su ejecución o se bloqueó, se deberá encolar en la cola del *cpu* pasado por parametro. Si todavía no asigné una tarea actual para el mismo, le asigno la primera de la cola dándole todo el quantum disponible para el núcleo *cpu*. (Si la cola se encontraba vacía al llamar la función *next()* y la tarea ejecutándose no había concluido se la encolará para luego volver a asignársela al núcleo).

Para evaluar el comportamiento del Scheduler Round Robin sin migraciones frente al diseñado en la sección 2, Pág 6. Vamos a utilizar el mismo lote de tareas que se uso para este último en los casos 2 y 3. Manteniendo las mismas condiciones en las que fueron obtenidos los resultados.

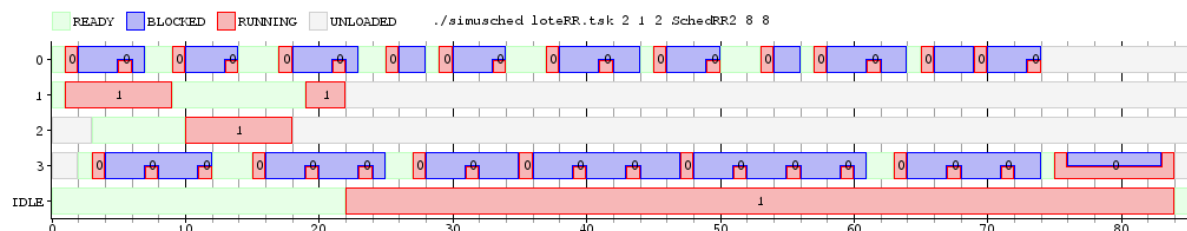
De esta forma para el lote de tareas:

```
TaskConsola 10 2 6
TaskCPU 10
@3:
TaskCPU 7
@2:
TaskConsola 7 4 10
```

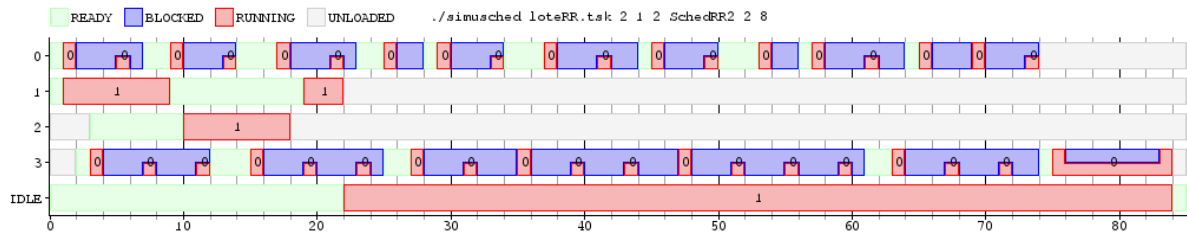
Se obtuvo como resultado:



**Figura 12:** Diagrama de Gantt para la ejecución del lote de tareas bajo 2 núcleos con quantums de 2 y 2 ciclos respectivamente. En un Scheduler Round Robin sin migración de procesos.

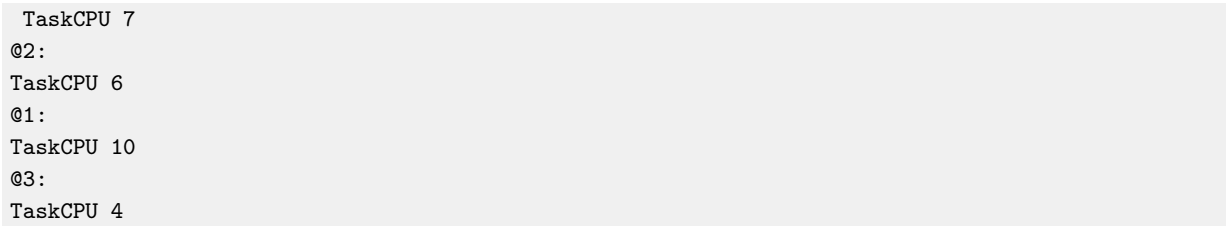


**Figura 13:** Diagrama de Gantt para la ejecución del lote de tareas bajo 2 núcleos con quantums de 8 y 8 ciclos respectivamente. En un Scheduler Round Robin sin migración de procesos.

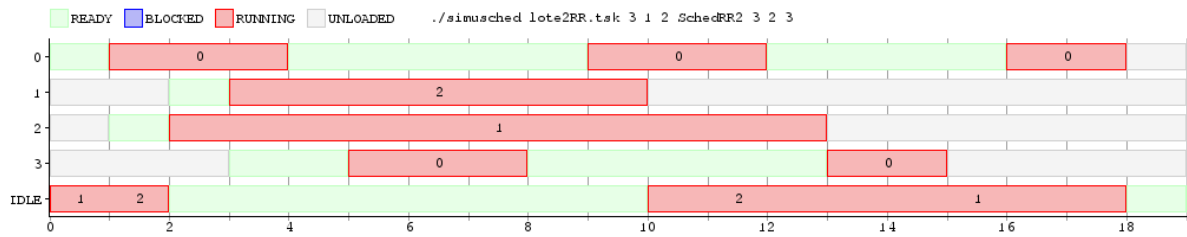


**Figura 14:** Diagrama de Gantt para la ejecución del lote de tareas bajo 2 núcleos con quantums de 2 y 8 ciclos respectivamente. En un Scheduler Round Robin sin migración de procesos.

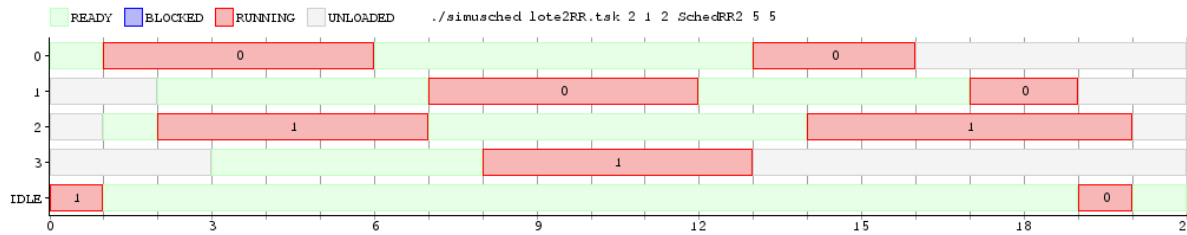
Y para las tareas:



Obtuvimos los siguientes resultados:



**Figura 15:** Diagrama de Gantt para la ejecución del lote de tareas bajo 3 núcleos con quantums de 3, 2 y 3 ciclos respectivamente. En un Scheduler Round Robin sin migración de procesos.



**Figura 17:**Diagrama de Gantt para la ejecución del lote de tareas bajo 2 núcleos con quantums de 5 y 5 ciclos respectivamente. En un Scheduler Round Robin sin migración de procesos.

### 3.4. Ejercicio 9: Ejecución lote de tareas

*Diseñar un lote de tareas cuyo scheduling no sea factible para el algoritmo de prioridades fijas pero sí para el algoritmo de prioridades dinámicas.*

### 3.5. Ejercicio 10: Ejecución lote de tareas

*Diseñar un lote de tareas, cuyo scheduling sí sea factible con el algoritmo de prioridades fijas, donde se observe un mejor uso del CPU por parte del algoritmo de prioridades dinámicas.*