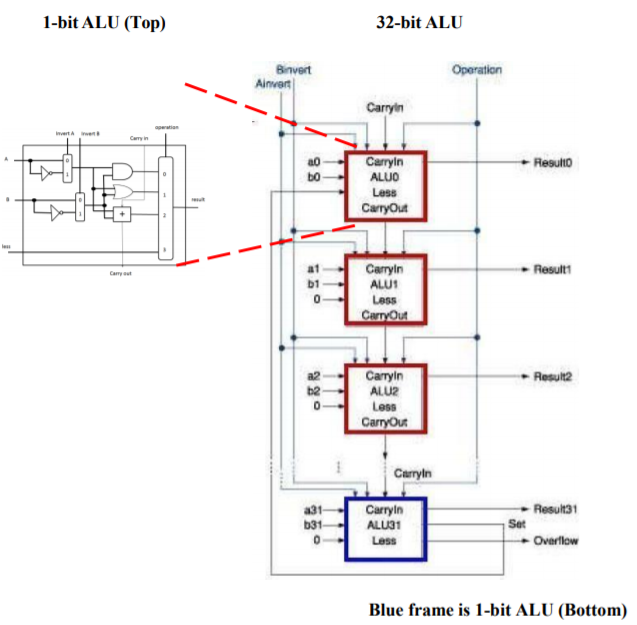
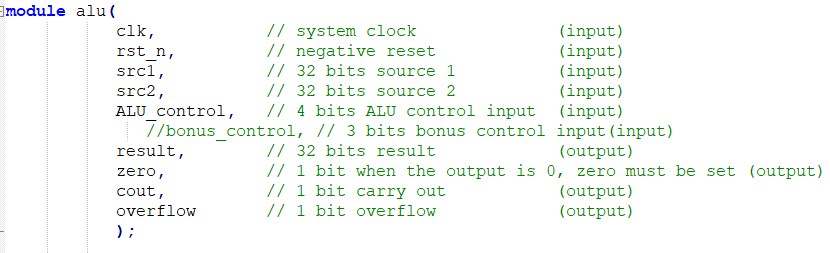
**Computer Organization**

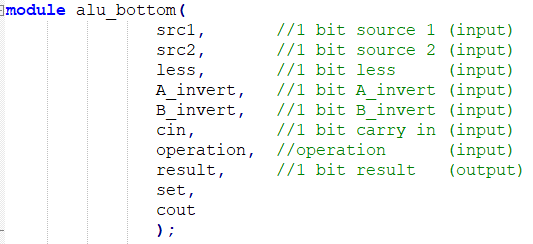
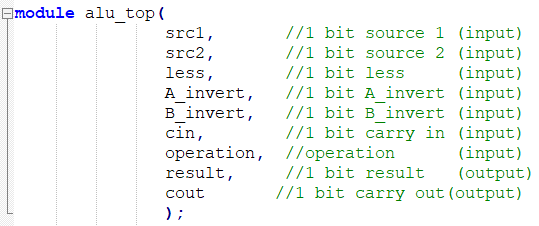
**Architecture diagrams:**



總共設計了3個module，分別是alu, alu\_top, alu\_bottom。

**Hardware module analysis:**

****

****

在alu中分別呼叫了31個alu\_top以及1個alu\_bottom，其中alu\_top負責除了MSB的運算，alu\_bottom則是負責MSB的運算，alu則是將所有的控制值(ex:運算的controll、invert與否等)傳進alu\_top以及alu\_bottom。

**Experiment result:**

