



Program Studi Teknik Elektro ITB

Nama Kuliah (Kode) : Praktikum Arsitektur Sistem Komputer (EL3111)

Tahun / Semester : 2022-2023 / Ganjil

Modul : SYNTHESIZABLE MIPS32® MICROPROCESSOR
BAGIAN I : INSTRUCTION SET, REGISTER, DAN
MEMORY

Nama Asisten / NIM :

Nama Praktikan / NIM : Ahmad Aziz / 13220034

ABSTRAK

Pada praktikum modul 3 yaitu SYNTHESIZABLE MIPS32® MICROPROCESSOR BAGIAN I : INSTRUCTION SET, REGISTER, DAN MEMORY dilakukan untuk memahami arsitektur prosesor MIPS32 dan juga datapath pada eksekusinya. Pada praktikum ini juga dilakukan percobaan untuk memahami instruction set dari MIPS32® dan dapat membuat program sederhana. Dilakukan juga simulasi eksekusi program MIPS32® pada program simulasi SPIM dan memahami cara setiap instruksi dieksekusi. Serta, pada praktikum ini juga akan membuat instruction memory, data memory dan register dari MIPS32® dalam kode VHDL yang synthesizable dan dapat disimulasikan dengan Altera® Quartus® II v9.1sp2. Pada praktikum ini percobaan dilakukan dengan Altera® Quartus® II v9.1sp2 Web Edition atau Altera® Quartus® II v9.1sp2 Subscription Edition untuk simulasi, PCSpim atau QtSpim sebagai simulator MIPS32® serta notepad++ dan VScode sebagai code editor

TES AKHIR