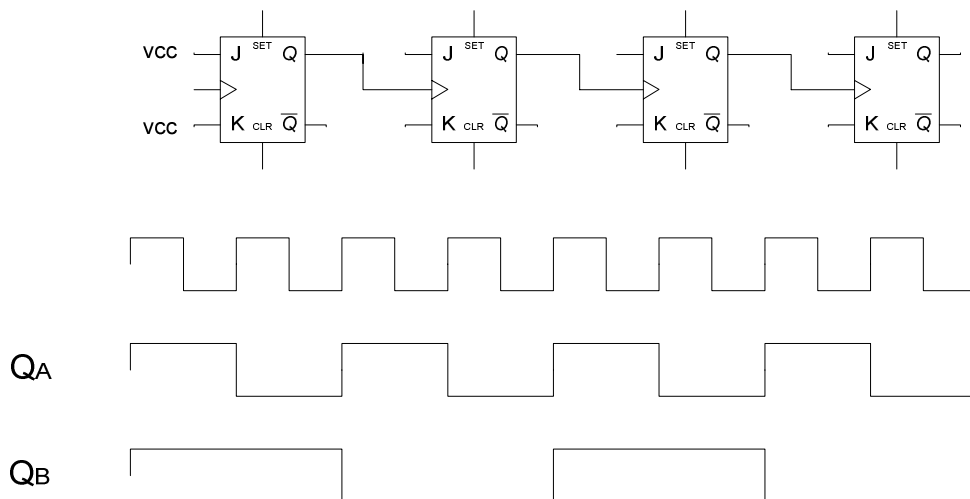


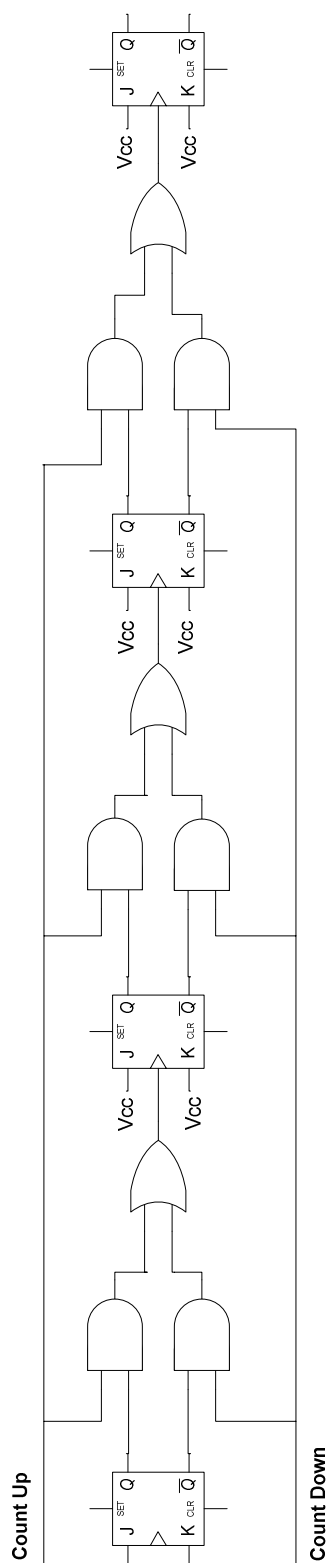
**۲-۶-۱ هدف**

### ۲-۶-۲ شرح آزمایش

ت) با استفاده از سه عدد JKFF شمارنده سنکرونی طرح کنید که دارای یک ورودی  $X$  باشد که این ورودی جهت شمارش رو به بالا ( $X=1$ ) و شمارش رو به پایین ( $X=0$ ) را تعیین کند. این شمارنده باید اعداد صفر تا ۷ را سه تا سه تا بشمارد به طوری که اختلاف دو عدد متوالی همواره ۳ باشد.



شکل ۱- مدار یک شمارنده پیاده‌سازی شده با فلیپ-فلاپ JK



شکل ۲- مدار شمارنده پیشنهادی با قابلیت شمارش رو به بالا و رو به پایین