―――――――――― MODULE *AlternateOneBitClock* ――――――――――

VARIABLE *clk*   clock variable

$Init \triangleq clk \in \{0, 1\}$ Initial predicate

$Invariant \triangleq clk \in \{0, 1\}$

Next states
$$Next \triangleq \lor \land clk = 0$$
$$\qquad\qquad \land clk' = 1$$
$$\qquad \lor \land clk = 1$$
$$\qquad\qquad \land clk' = 0$$

$Spec \triangleq Init \land \Box[Next]_{\langle clk \rangle}$

―――

1