



RETO PLC Y GEMELO DIGITAL

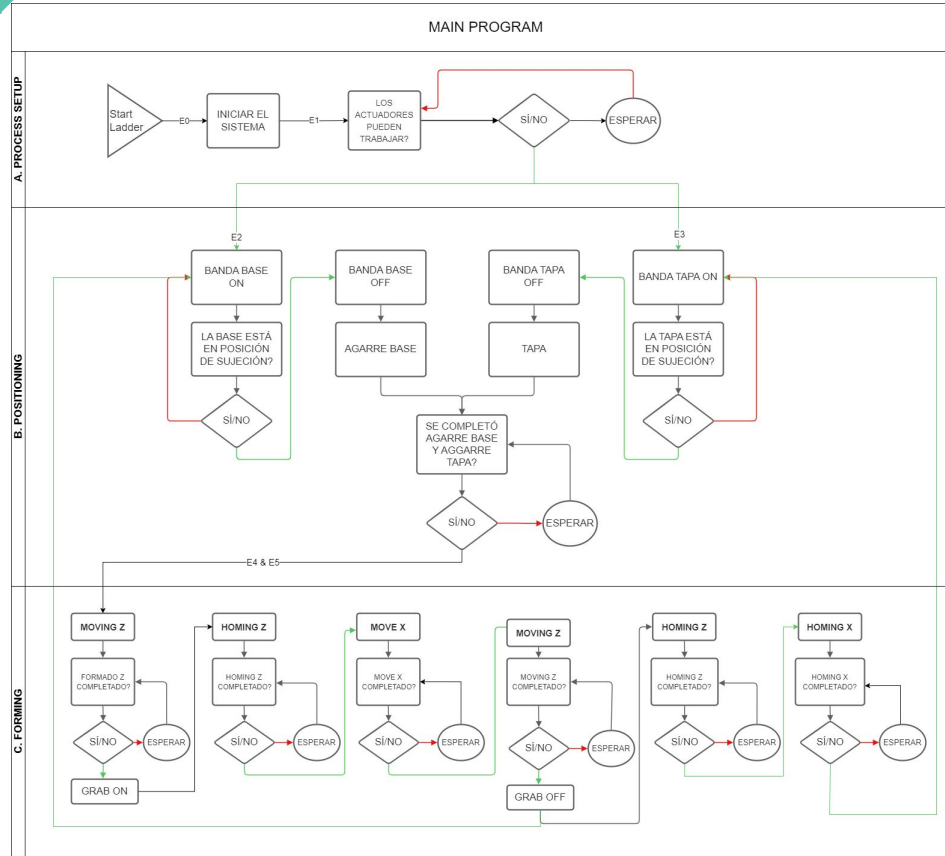
Universidad Nacional de Colombia
Facultad de ingeniería mecánica y mecatrónica

Andrés Holguín Restrepo, Sara Jimenez, Nicolas

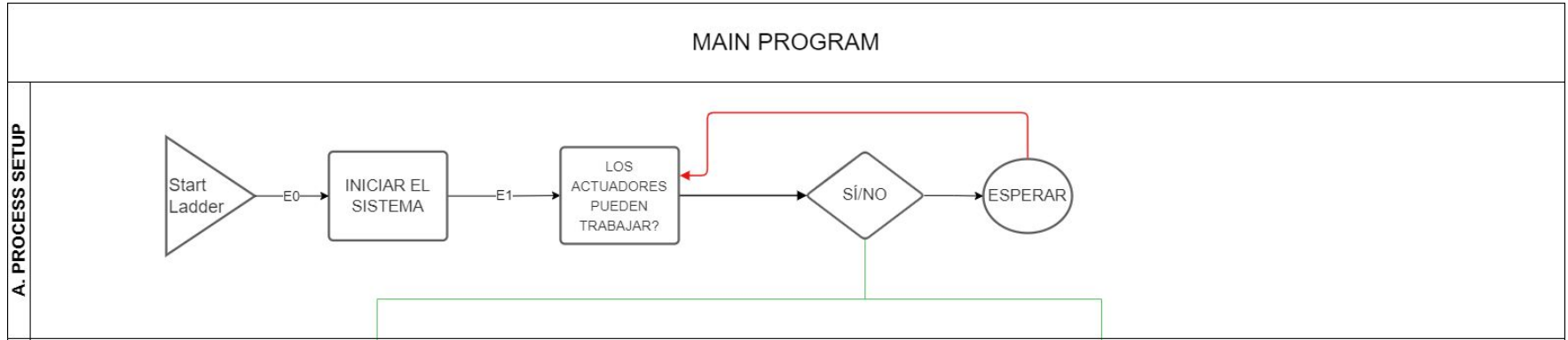
Arquitectura de comunicaciones



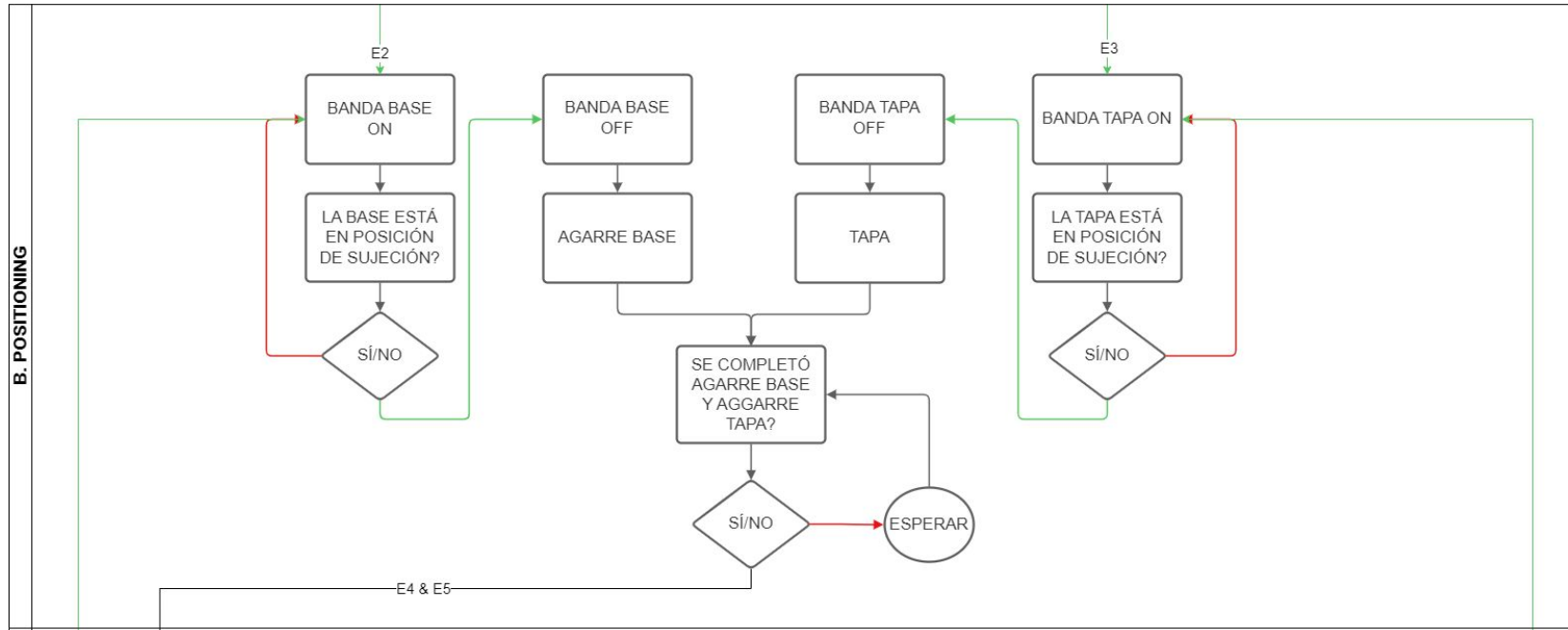
Diagrama de operación del proceso.



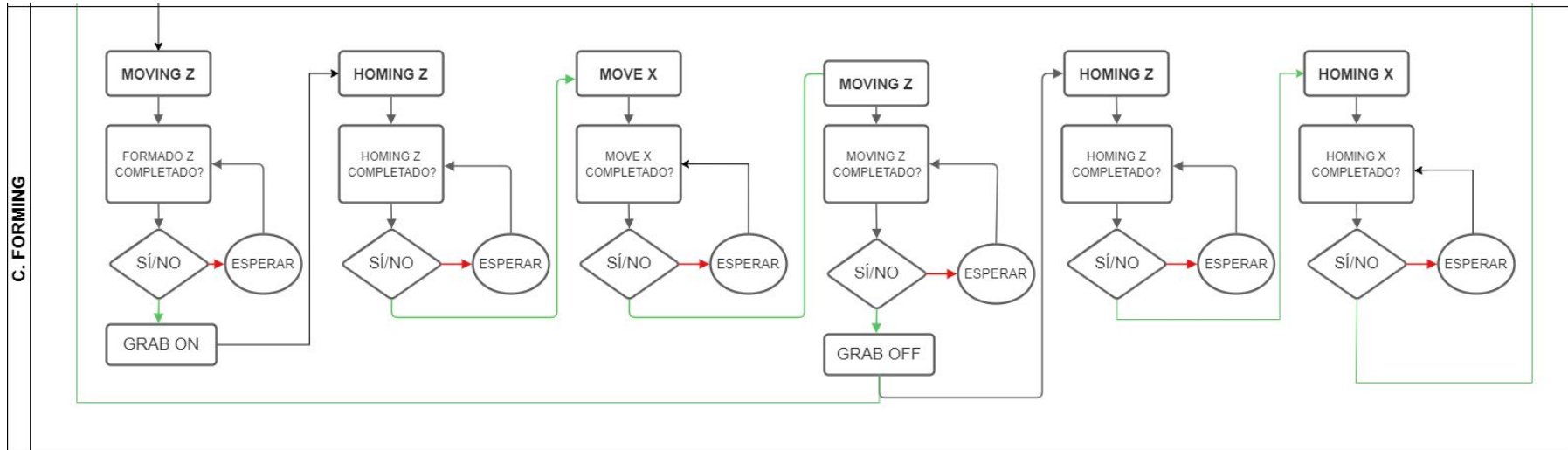
LÓGICA LADDER - PROCESS SETUP

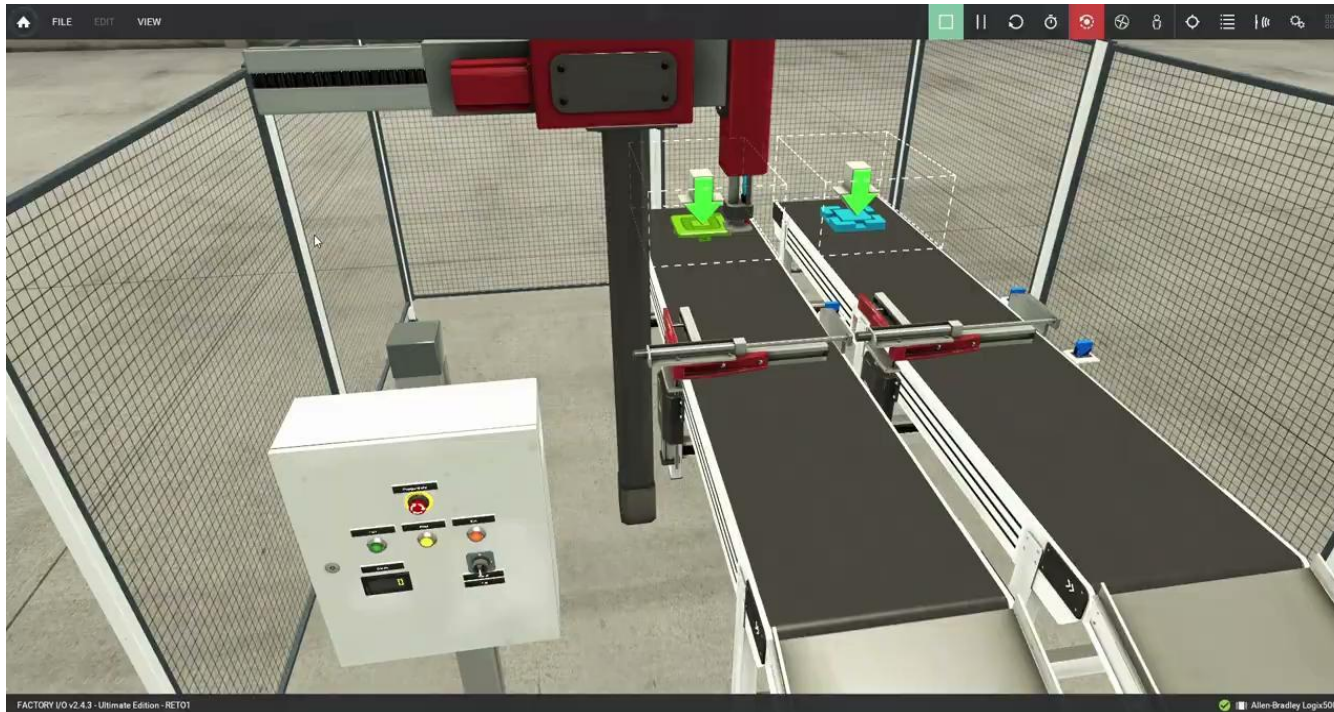


LÓGICA LADDER-POSITIONING



LÓGICA LADDER- FORMING





El lenguaje LADDER proporciona una representación visual y fácil de entender del proceso de control, lo que facilita la programación y la detección de errores.

Studio 5000 ofrece una interfaz de usuario intuitiva y fácil de usar, lo que facilita la programación de PACs para una amplia gama de aplicaciones industriales.

El uso de gemelos digitales en FACTORY IO ayuda a reducir costos y tiempos de desarrollo, aumentando la eficiencia y la precisión del programa en un entorno de simulación antes de probar en el mundo real.