

CampusNet / TIHSC1 / Opgaver / Exercise 1 - Building a SoPC design on a FPGA platform

Exercise 1 - Building a SoPC design on a FPGA platform

Sluttidspunkt: Fre 19/11 2010 23:59

Tilbage melding fra underviser

Godkendt. Flot arbejde.

Du har virkelig arbejdet selvstændigt og grundig med opgaven. Din løsning til assignment 7 med både mail box, semaphore og message queue er langt ud over det jeg havde tænkt. Det er helt fint du til assignment 8 har valgt at lave assignment 6 om.

Til assignment 3:

IORD_ALTERA_AVALON_PIO_DATA og IOWR_ALTERA_AVALON_PIO_DATA findes i:

```
#include "altera_avalon_pio_regs.h"
```

[Rediger opgavebesvarelse](#)

[Tilbage](#)