# Scope and Objective

The primary objective for this project is to analyze an arhitecture and map this solution to a selected platform using partitioned techniques to archive the best trades off between cost, performance and dependability. Some of these quality constraints riposte each other, and therefore it is essential that the architecture reflects the quality attribute which is most important for the defined product.

Futher more…

Some quality attributed

Provide a proof-of-concept for a solution detailed in the project definition. Focus on architectural design and prototyping in SystemC til TLM niveau.

Evaluerer hvilke platforme (inklusiv FPGA) der er muligt, fordele og ulemper, om nogen kan fravælges fra start af, m.m.

Opret liste over -ability (Usability, Power, Cost, …), deres betydning og hvordan de forskellige platforme møde de krav. Reference til pålidelig SW og arkitektur (SW arkitektur i praksis).

Evaluer risk of failure (ikke mode men –ability krav) on the different platforms.

# Specification



# Methodology and tools

1. Subversion (Google code), Microsoft Word 2007, Visio 2003 (også til tidsplan)
2. SysML/UML,
3. SystemC til simulering.
4. INCOSE vs. Y-chart (top down).

# Working group contract

* Møde tirsdag efter behov.
* Første møde tirsdag d. 1/2-2010

# Planning

* Inden tirsdag gennemlæser vi dette dokument og gør os klart hvad vi ønsker at opnå med projektet så vi er klar til at formalisere det tirsdag.
* AHP ”flytter” hvad der måtte være af kravspecifikation fra project proposal til dette dokument.

# Noter

Hvis man vælger en FPGA med en oscillator og en custom IP til modulation, kan der så opnås et bedre strømforbrug end at vælge en lille microcontroller og en ekstern tranceiver?

Måle worst-case SNR ved at gå længst væk i huset og aktivere. Dermed kan sendestyrke (strømforbrug) minimeres – en del af konfiguration af ny panikknap.

Possibility:

TI MSP430F200x + TI CC110 = 0,7uA + 200nA sleep mode at 1,8 – 3,3V