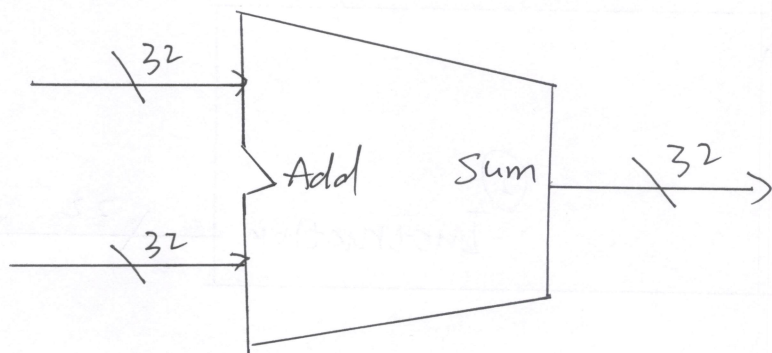


Adder 固定執行兩個 32-bit 加法  
(加法器) 並產出一個 32-bit 結果的元件



有別於 ALU,

將這 Adder 用於兩種功能

1. 增加 PC ( $PC+4$ )  $\rightarrow$  指到下一個指令 地址
2. 計算 branch 的 target address