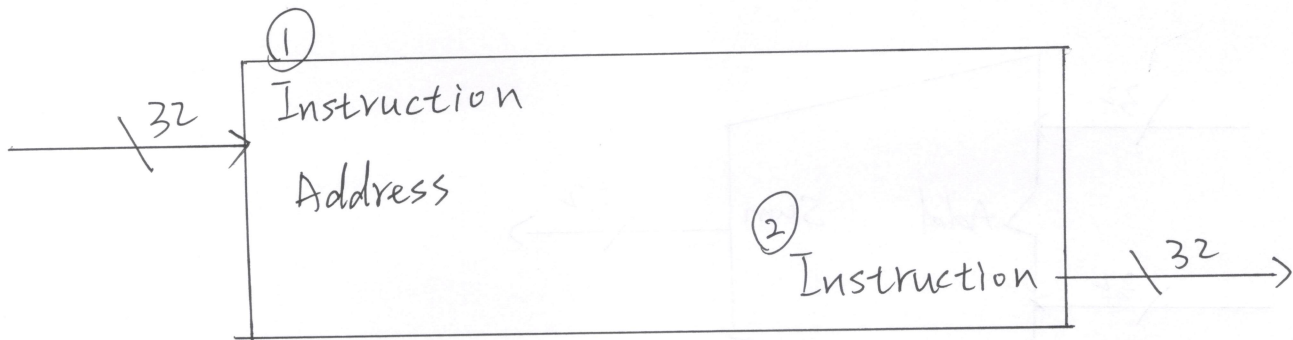


Instruction memory 儲存程式的元件



① 輸入端：
為 32-bit 的記憶體位址

② 輸出端：
記憶體位址內所存放
的指令 (32-bit)