

本节内容

主存储器的基本组成

王道考研/CSKAOYAN.COM

1

知识总览

主存储器的基本组成

半导体元件的原理

存储芯片的基本原理

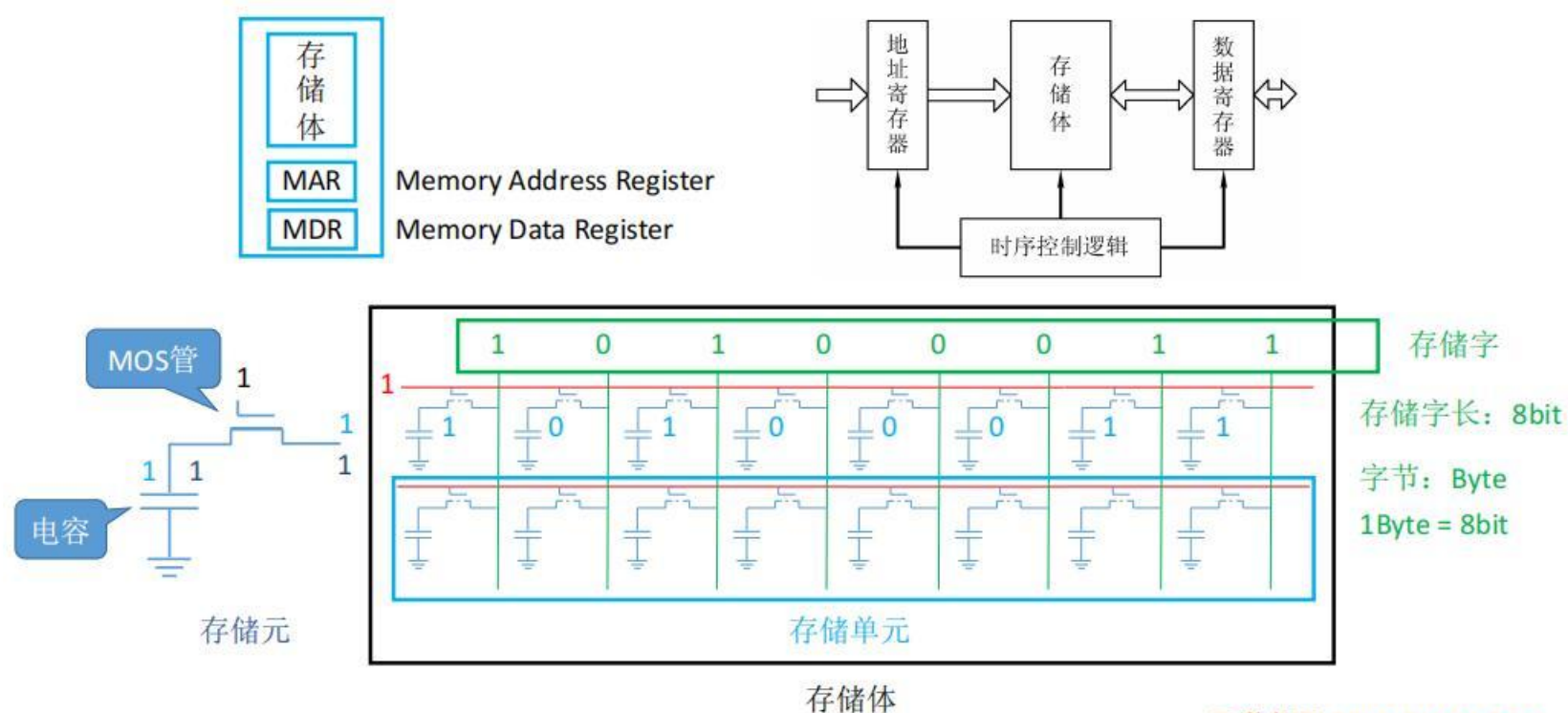
如何实现不同的寻址方式

王道考研/CSKAOYAN.COM

2

注：MOS管可理解为一种电控开关，输入电压达到某个阈值时，MOS管就可以接通

基本的半导体元件及原理

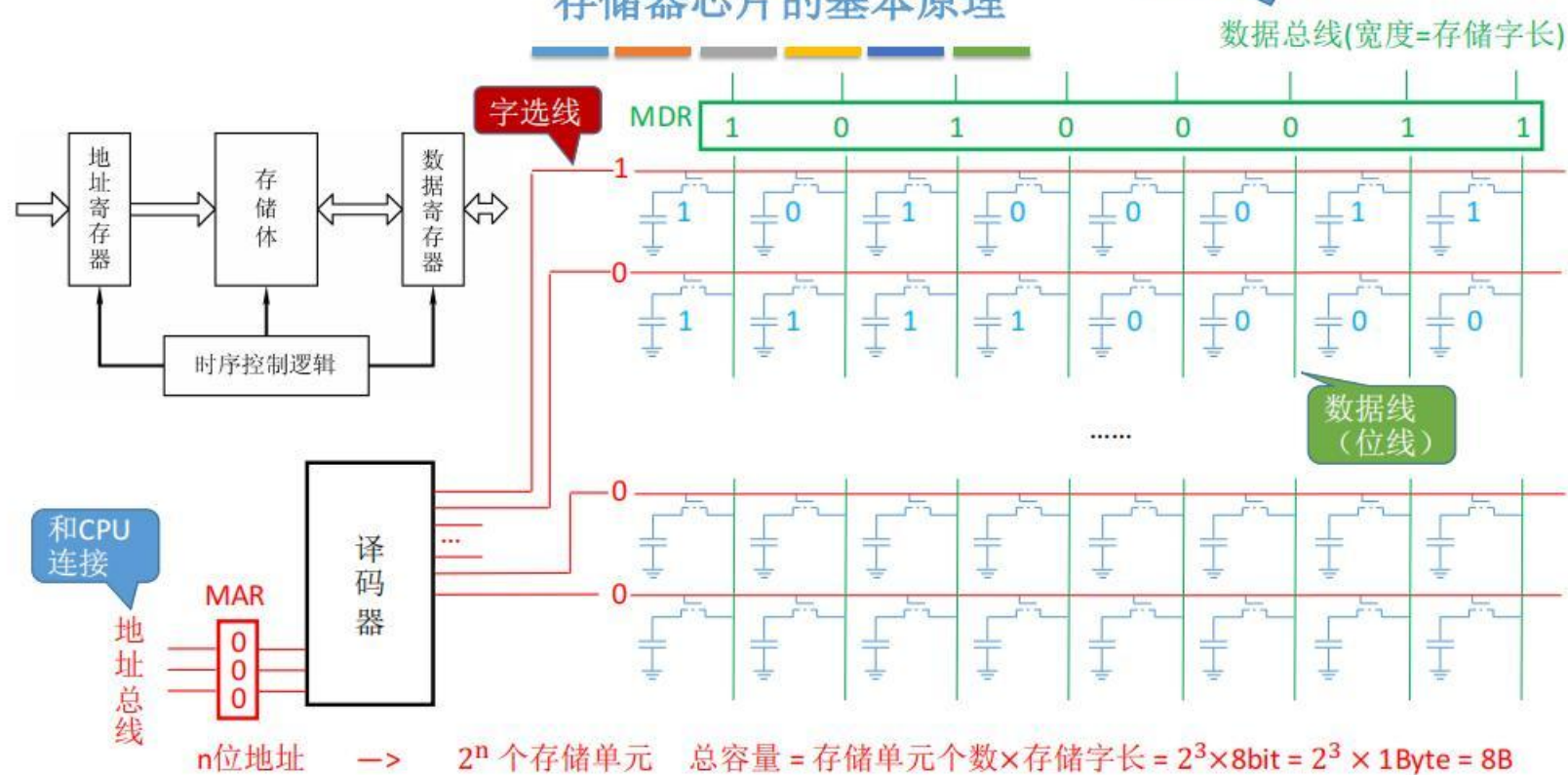


王道考研/CSKAOYAN.COM

3

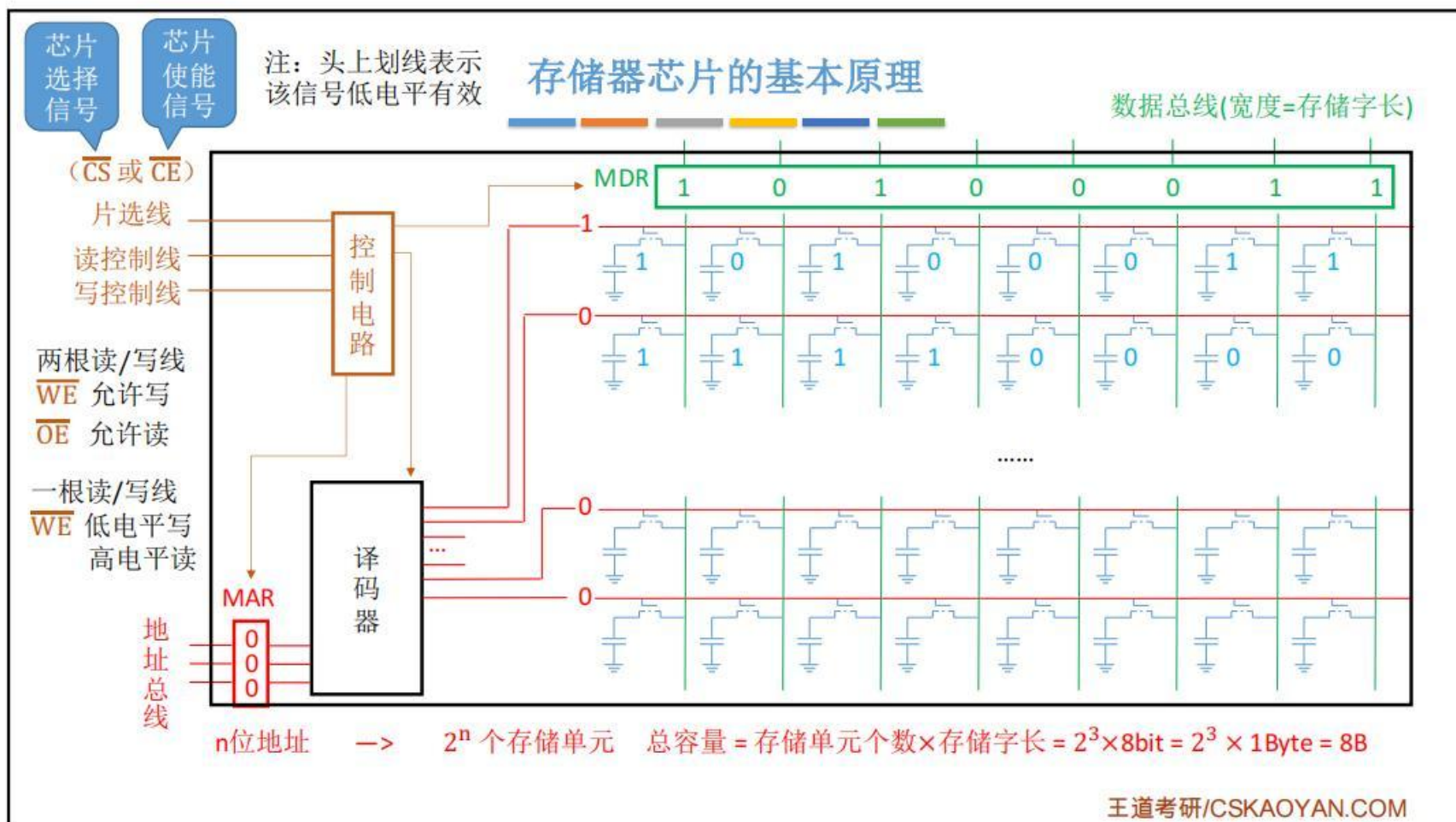
存储器芯片的基本原理

和CPU连接

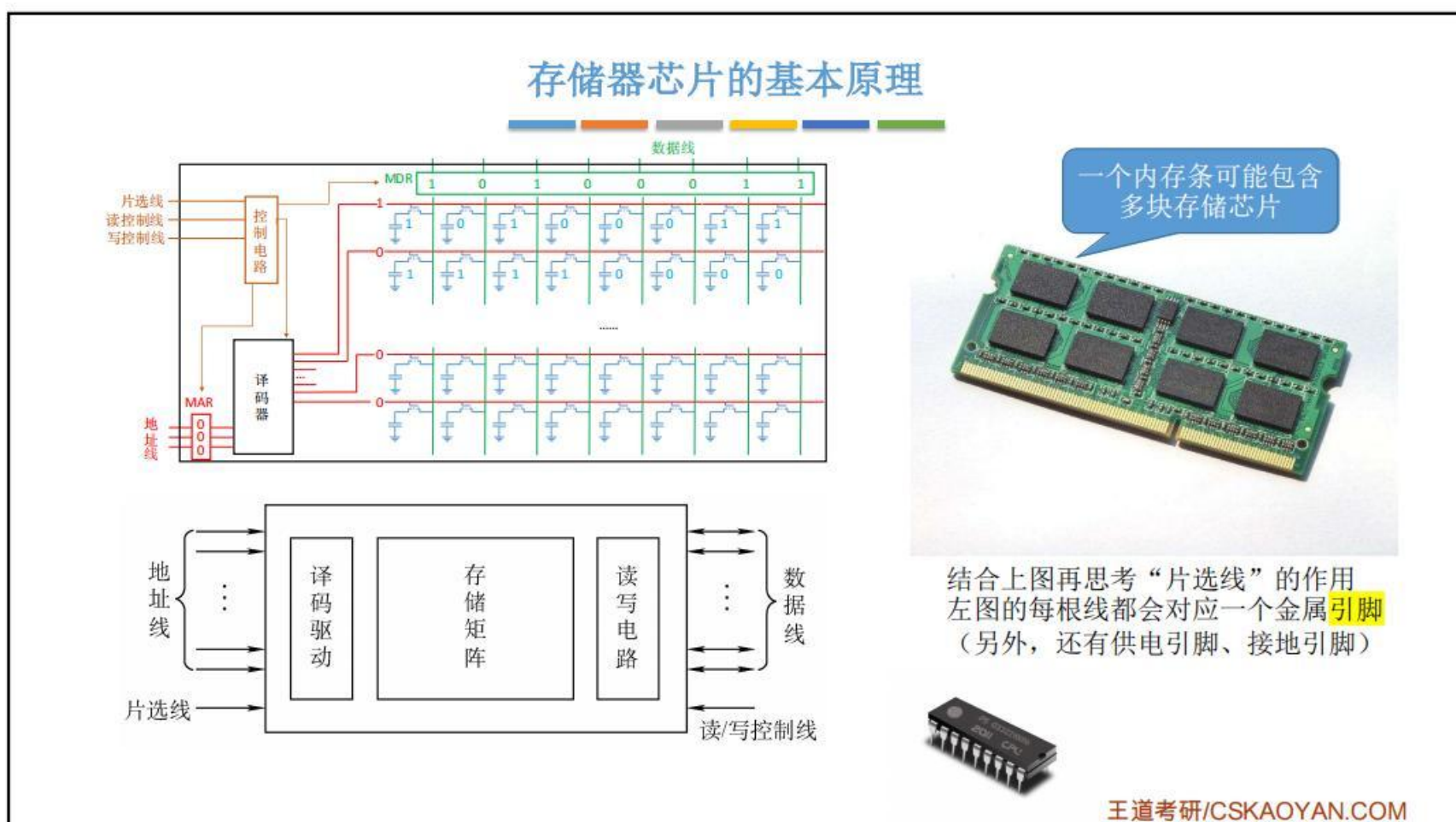


王道考研/CSKAOYAN.COM

4

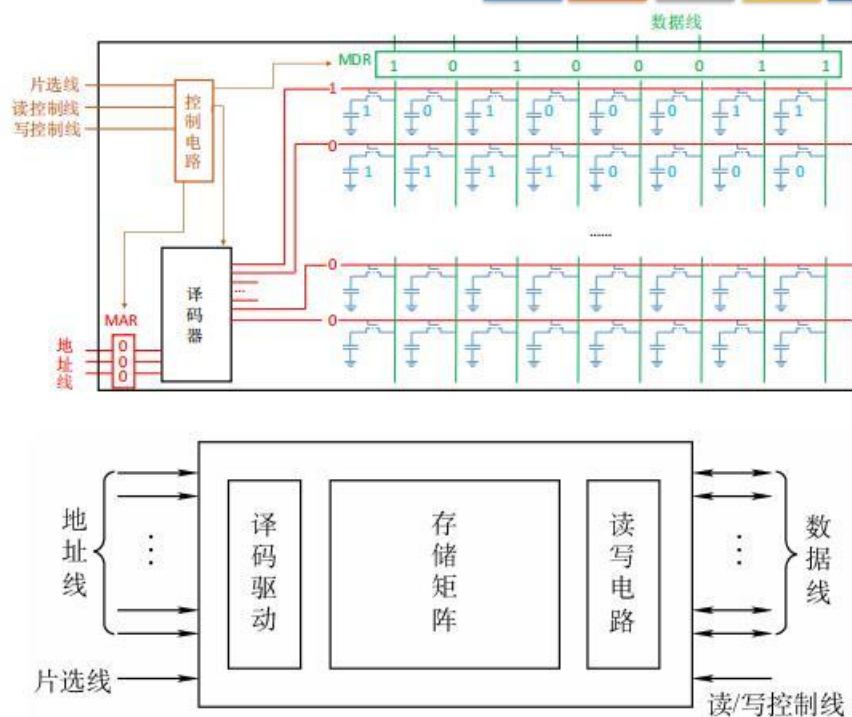


5



6

存储器芯片的基本原理



n 位地址 $\rightarrow 2^n$ 个存储单元

总容量 = 存储单元个数 \times 存储字长
 $= 2^3 \times 8\text{bit} = 2^3 \times 1\text{Byte} = 8\text{B}$

8 \times 8位的存储芯片

常见的描述: 8K \times 8位, 即 $2^{13} \times 8\text{bit}$ 8KB

8K \times 1位, 即 $2^{13} \times 1\text{bit}$ 8Kb = 1KB

64K \times 16位, 即 $2^{16} \times 16\text{bit}$

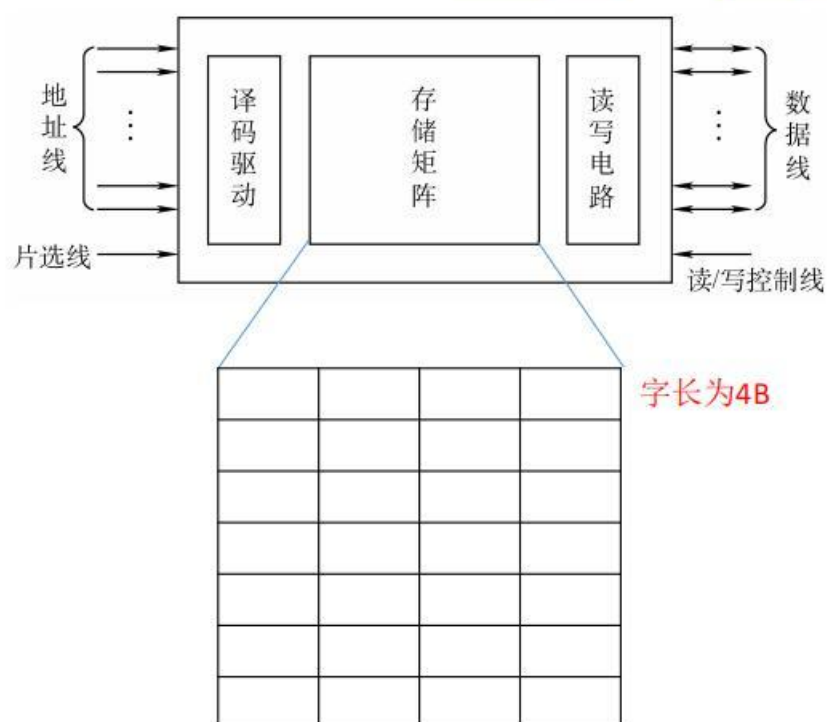
K: 2^{10} M: 2^{20} G: 2^{30} T: 2^{40}

如: $8\text{K} = 8 \times 1\text{K} = 2^3 \times 2^{10} = 2^{13}$

王道考研/CSKAOYAN.COM

7

寻址



字长为4B

总容量为1KB 地址线: 10根

按字节寻址: 1K个单元, 每个单元1B

按字寻址: 256个单元, 每个单元4B

按半字寻址: 512个单元, 每个单元2B

按双字寻址: 128个单元, 每个单元8B

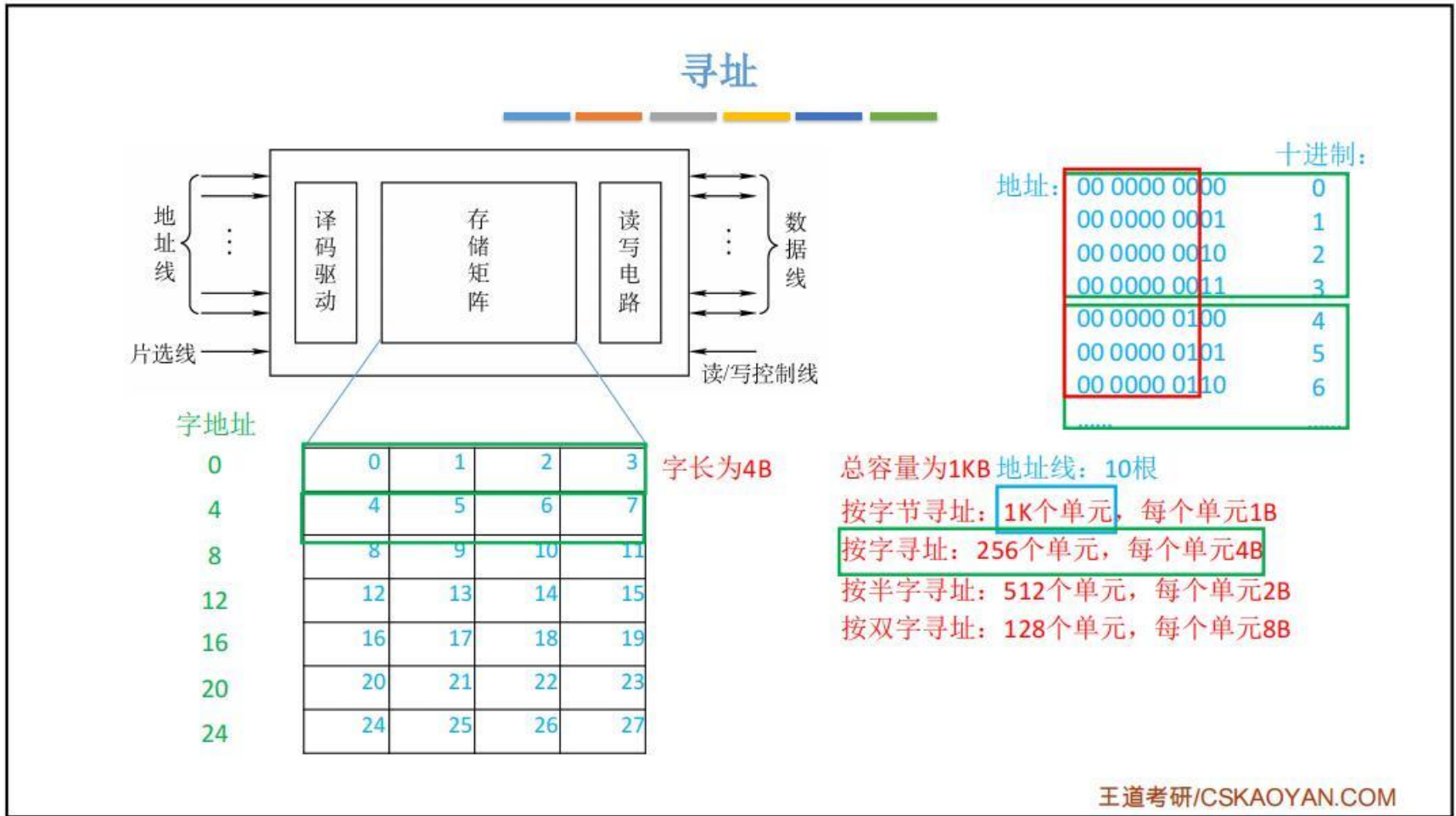
十进制:

地址: 00 0000 0000
 00 0000 0001
 00 0000 0010
 00 0000 0011
 00 0000 0100
 00 0000 0101
 00 0000 0110

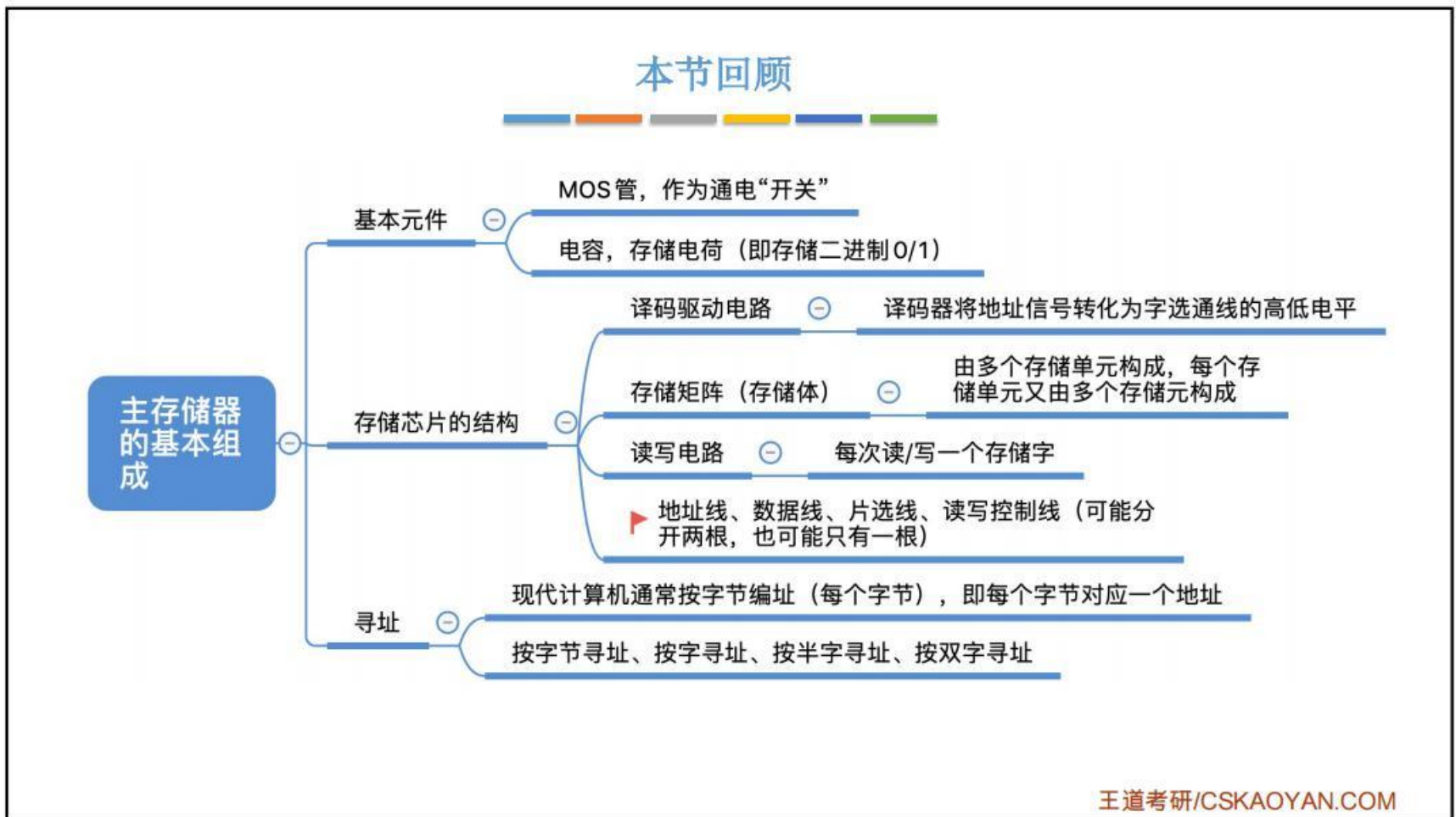
0
 1
 2
 3
 4
 5
 6

王道考研/CSKAOYAN.COM

8



9



10

 @王道论坛	 @王道计算机考研备考 @王道咸鱼老师-计算机考研 @王道楼楼老师-计算机考研	 @王道计算机考研
 @王道计算机考研	 微信视频号 @王道计算机考研	 微信公众平台 @王道在线