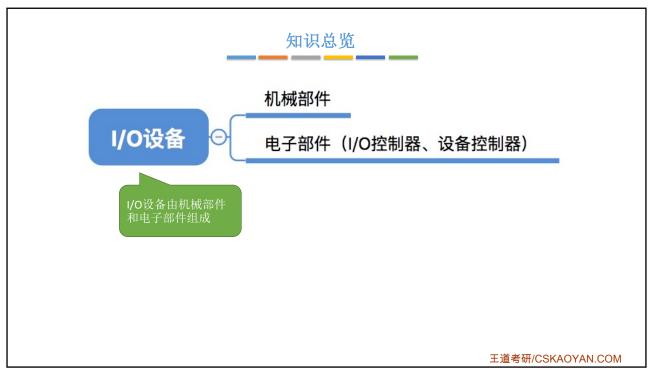
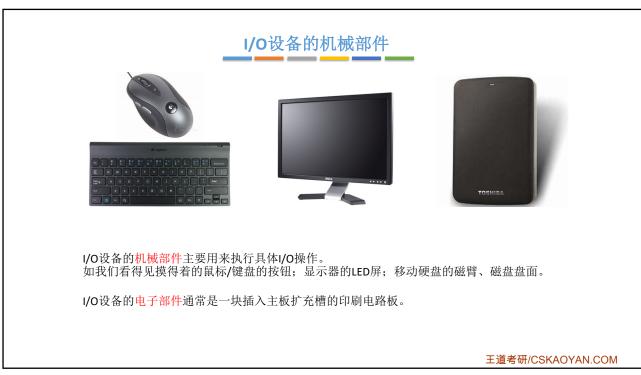
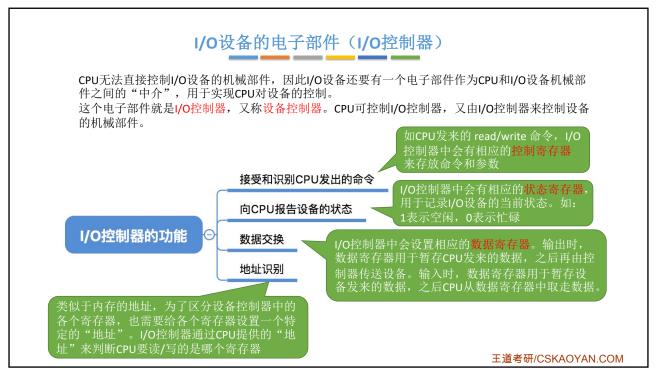


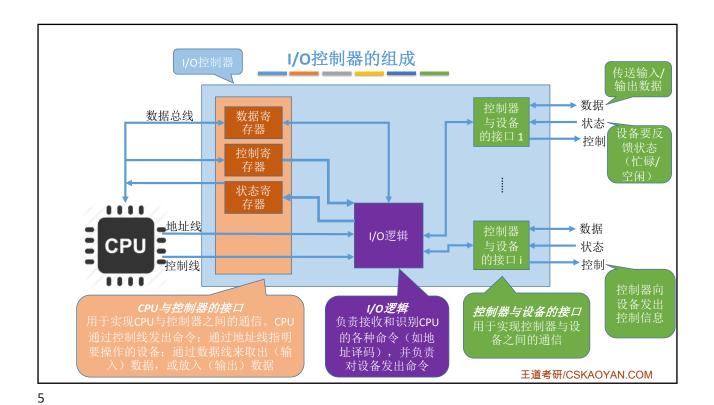
1



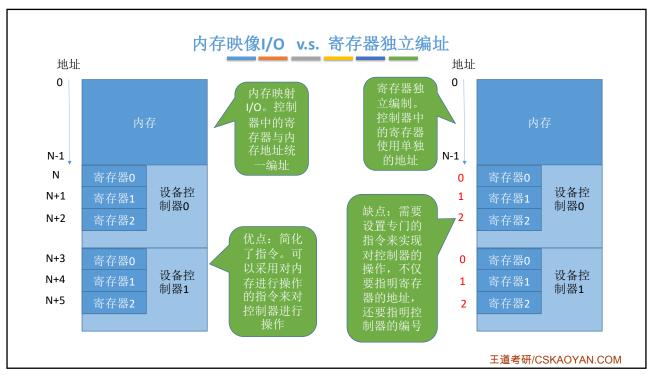


3





I/O控制器的组成 数据 数据总线 数据寄 状态 存器 控制 存器 存器 uu •地址线 > 数据 I/O逻辑 CPU 状态 控制线 ▶控制 1111 值得注意的小细节: ①一个I/O控制器可能会对应多个设备; ②数据寄存器、控制寄存器、状态寄存器可能有多个(如:每个控制/状态寄存器对应一个具体 的设备),且这些寄存器都要有相应的地址,才能方便CPU操作。有的计算机会让这些寄存器占 用内存地址的一部分,称为内存映像I/O;另一些计算机则采用I/O专用地址,即寄存器独立编址。 王道考研/CSKAOYAN.COM



7

