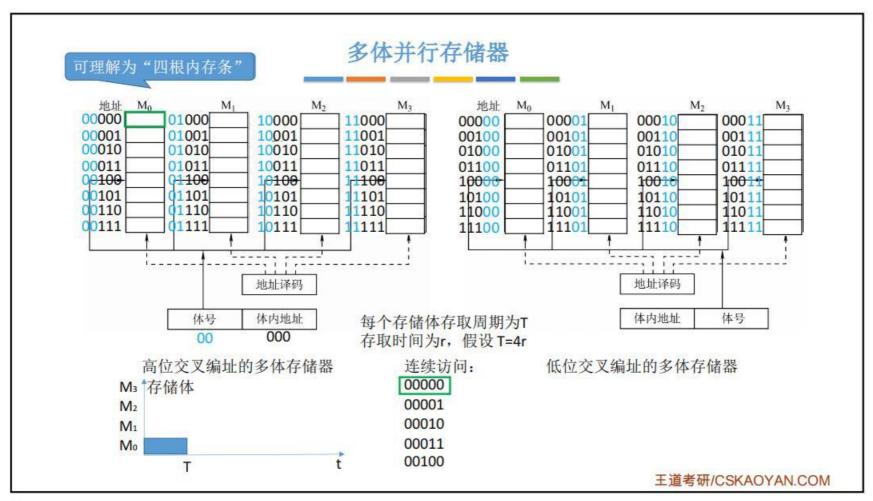
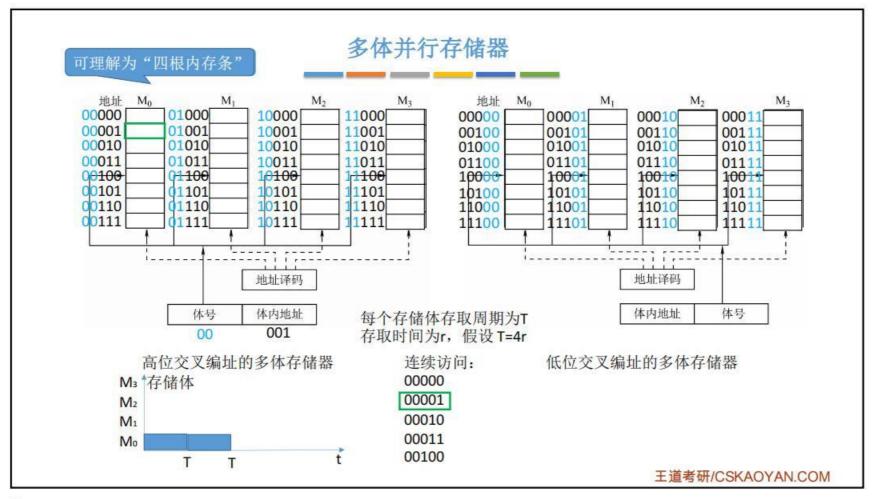
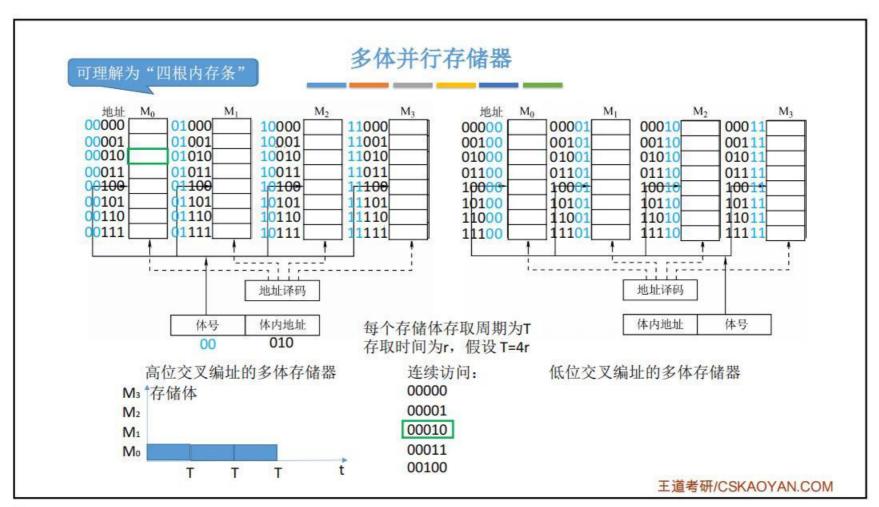
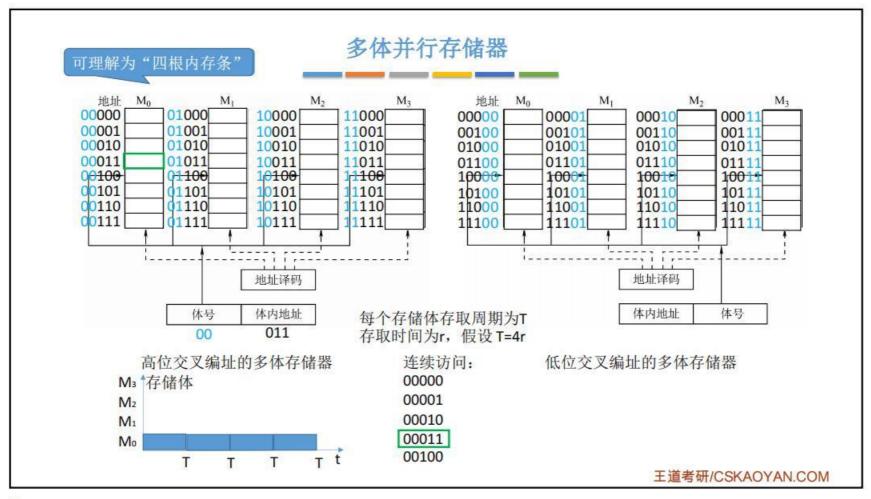


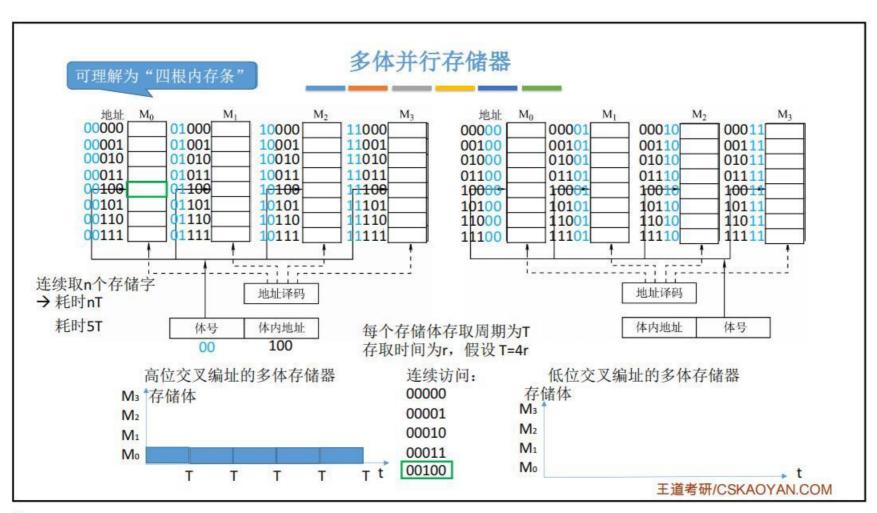
双端口RAM 作用:优化多核CPU访 问一根内存条的速度 数据线 数据线 需要有两组完全独 立的数据线、地址 双端口  $CPU_1$  $CPU_2$ 地址线 线、控制线。CPU、 地址线 RAM RAM中也要有更复 杂的控制电路 解决方法:置"忙"信号为0, 控制线 控制线 由判断逻辑决定暂时关闭一个 端口(即被延时),未被关闭 的端口正常访问,被关闭的端 口延长一个很短的时间段后再 访问。 两个端口对同一主存操作有以下4种情况: 1. 两个端口同时对不同的地址单元存取数据。 ☺ 2. 两个端口同时对同一地址单元读出数据。 85人错误 3. 两个端口同时对同一地址单元写入数据。 4. 两个端口同时对同一地址单元,一个写入数据,另一个读出数据。◎读出错误 对比操作系统 "读者-写者问题" 王道考研/CSKAOYAN.COM

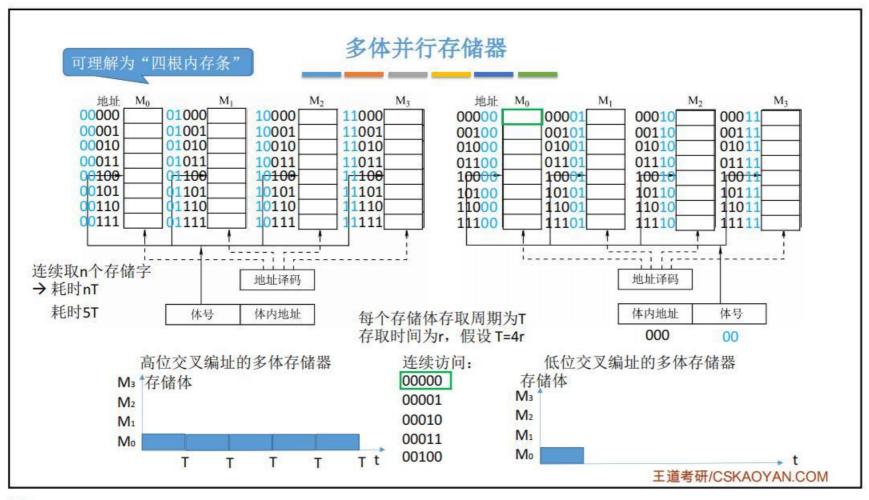


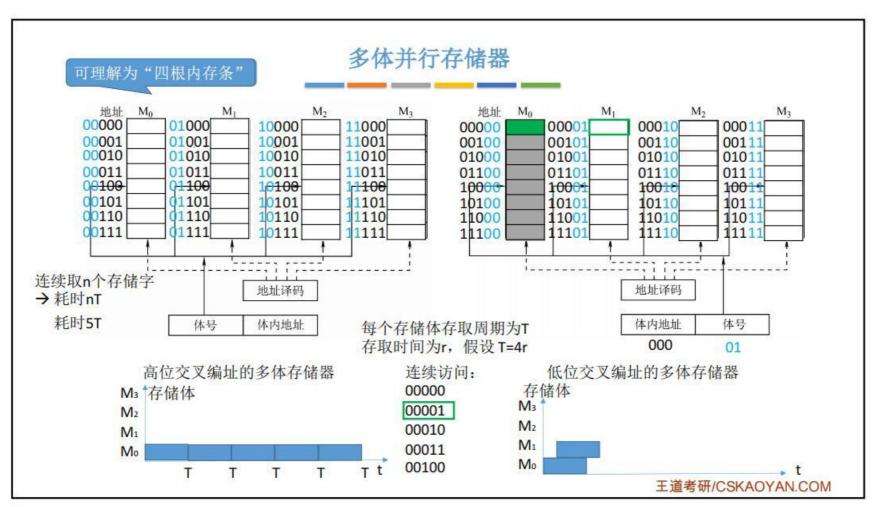


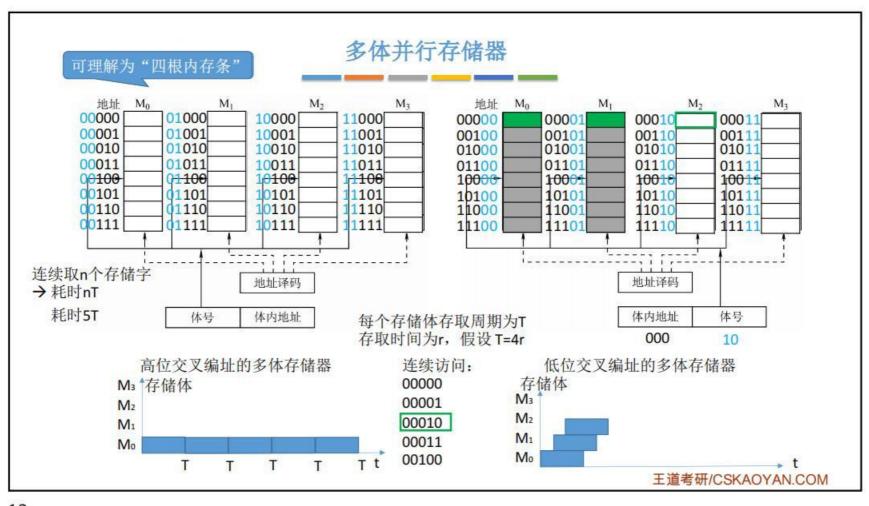


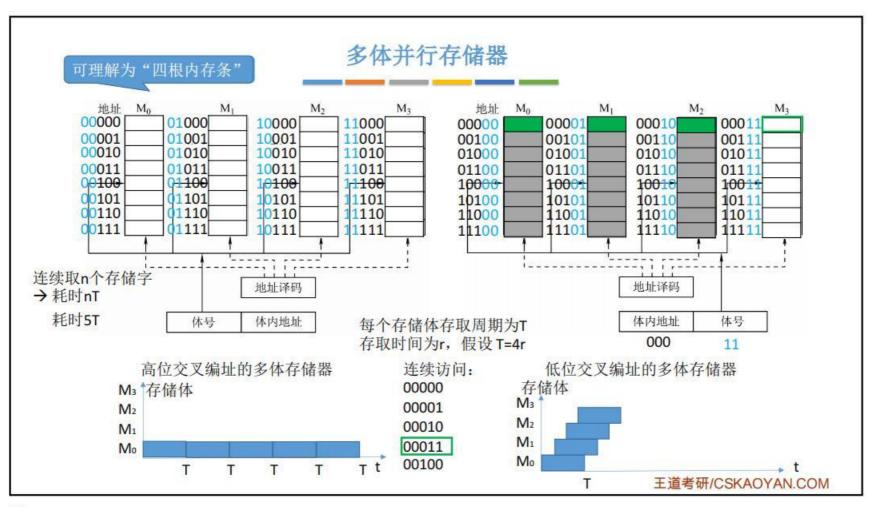


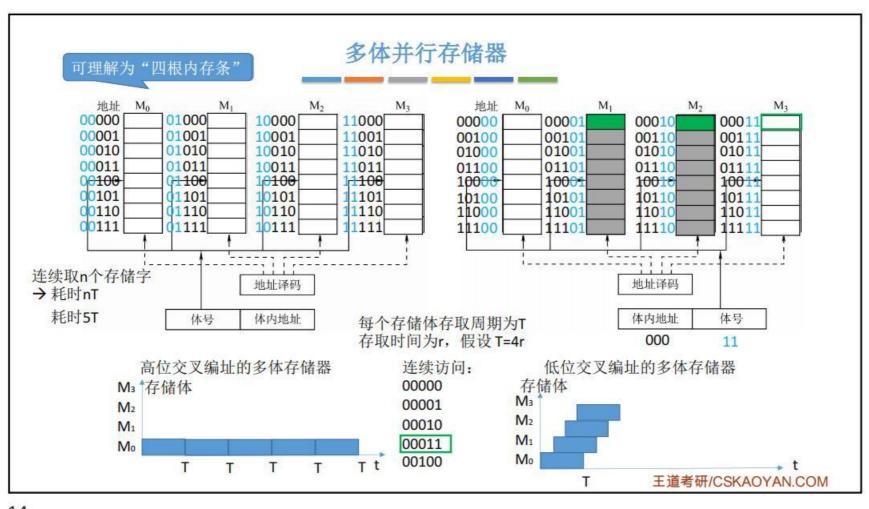


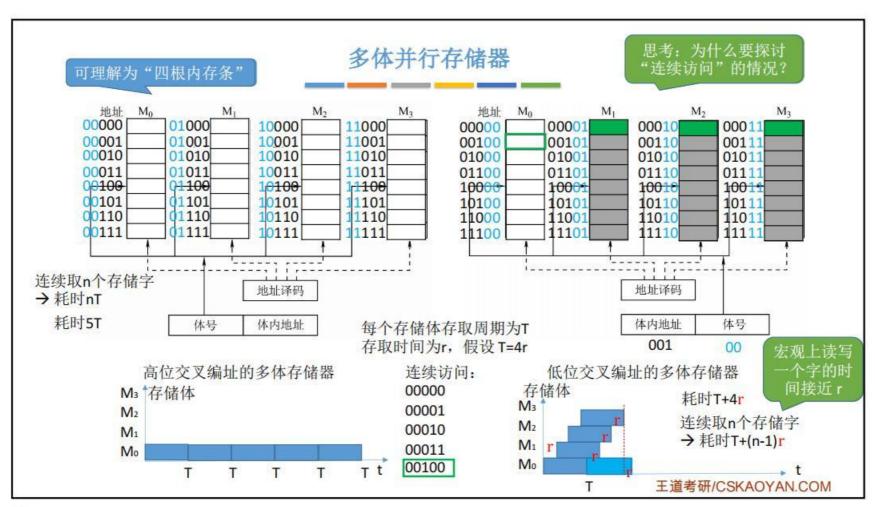


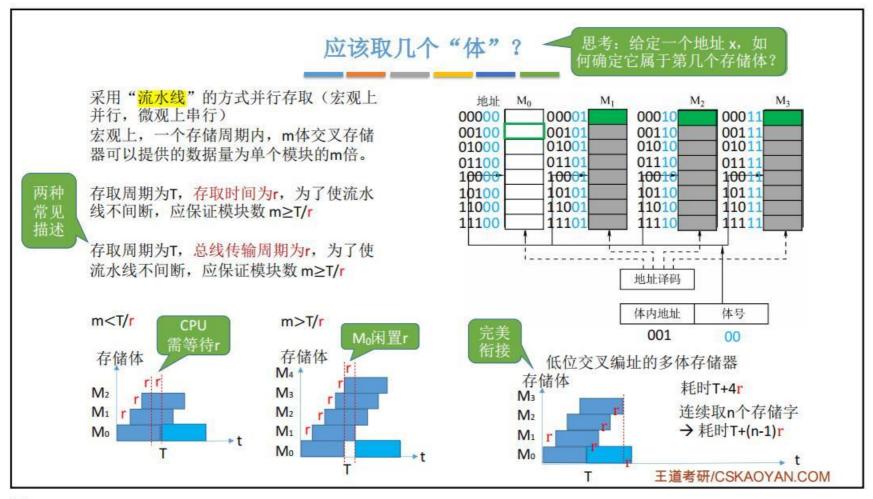


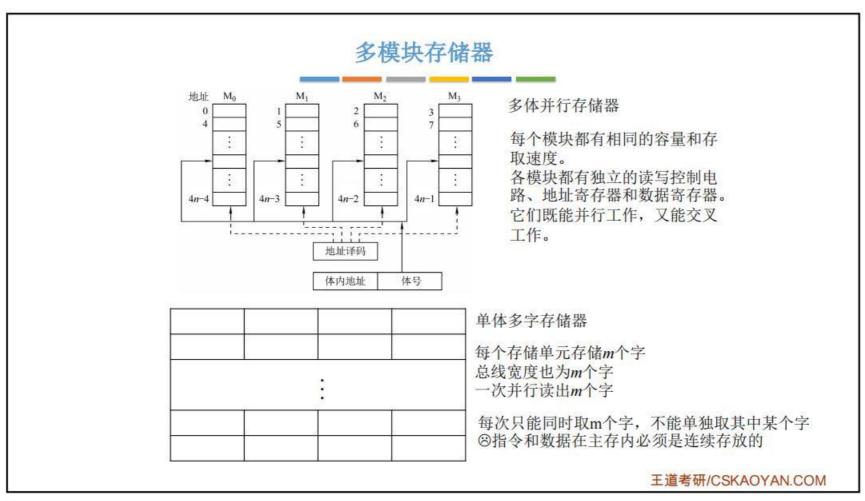


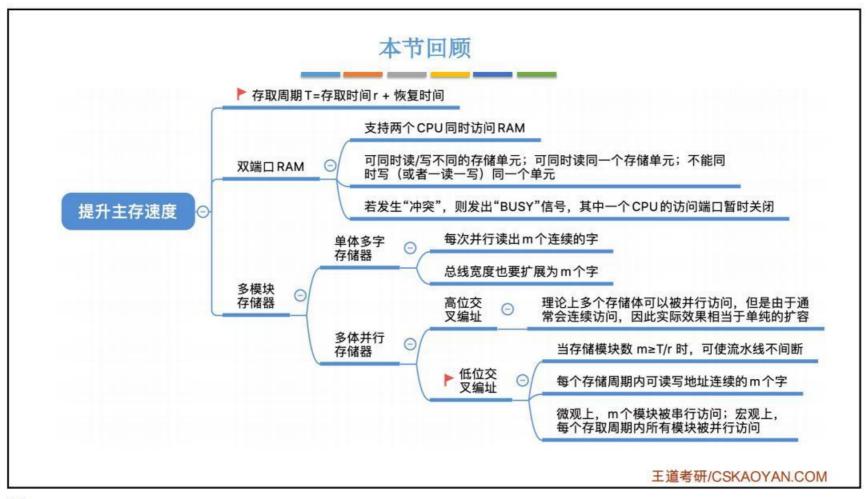


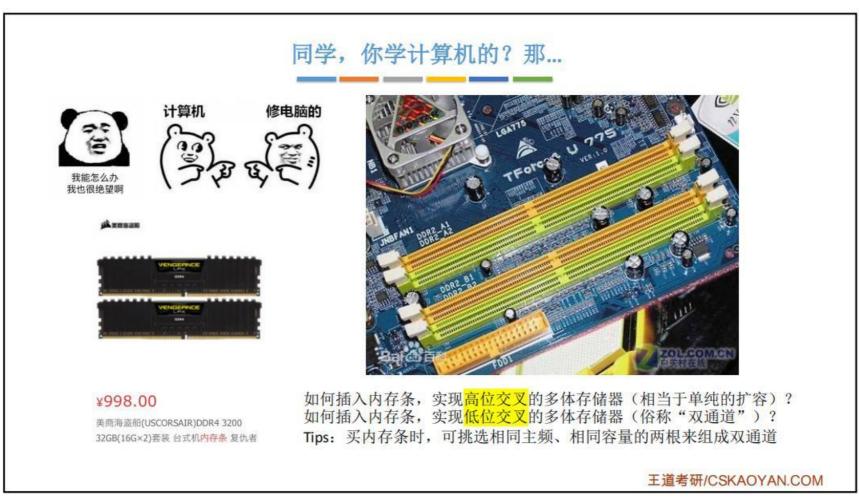




















@王道论坛



@王道计算机考研备考 @王道咸鱼老师-计算机考研 @王道楼楼老师-计算机考研



@王道计算机考研

知乎

○ 微信视频号



@王道计算机考研

@王道计算机考研

@王道在线