

中国科学院大学

《计算机体系结构基础(研讨课)》实验报告

姓名 艾华春,李霄宇,王敬华

学号 2022K8009916011

实验项目编号 3 实验名称 在流水线中添加普通用户态指令

一、 逻辑电路结构与仿真波形的截图及说明

- 寄存器堆设计。请输入你的实验报告内容。
如果一段话写不下,可以再这里继续新的段落。
- ALU 设计。请输入你的实验报告内容。
如果一段话写不下,可以再这里继续新的段落。
- 其他关键模块设计。请输入你的实验报告内容。
如果一段话写不下,可以再这里继续新的段落。

二、 实验过程中遇到的问题、对问题的思考过程及解决方法(比如 RTL 代码中出现的逻辑 bug, 逻辑仿真和 FPGA 调试过程中的难点等)

- 寄存器堆设计问题。请输入你的实验报告内容。
如果一段话写不下,可以再这里继续新的段落。
- ALU 设计问题。请输入你的实验报告内容。
如果一段话写不下,可以再这里继续新的段落。
插入图片,可以参考如下方法:

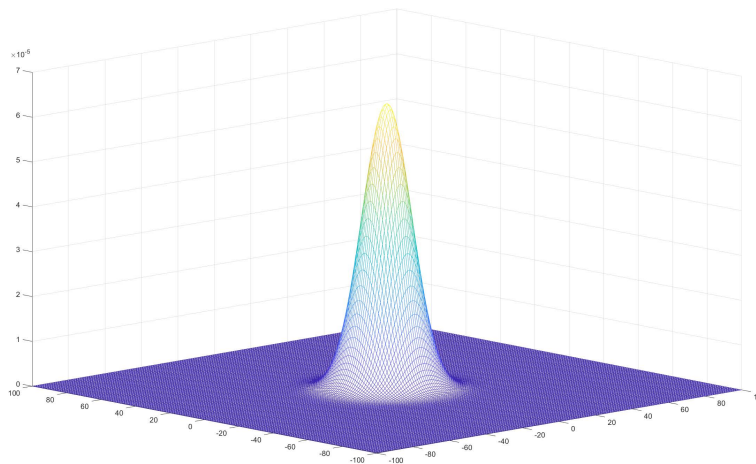


图 1: 这是第一张图

- 其他关键模块设计问题。请输入你的实验报告内容。
如果一段话写不下,可以再这里继续新的段落。
插入第二张图片:

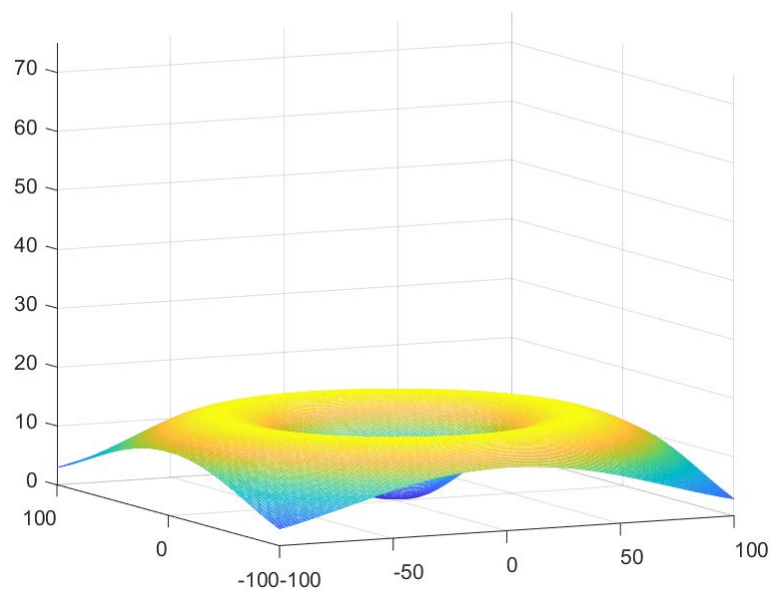


图 2: 这是第二张图

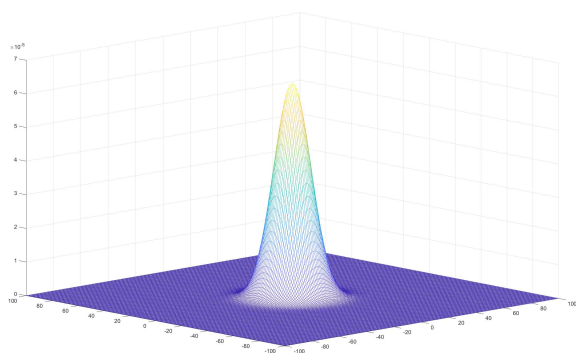
三、 对讲义中思考题(如有)的理解和回答

● 思考题 1: 请输入思考题内容。

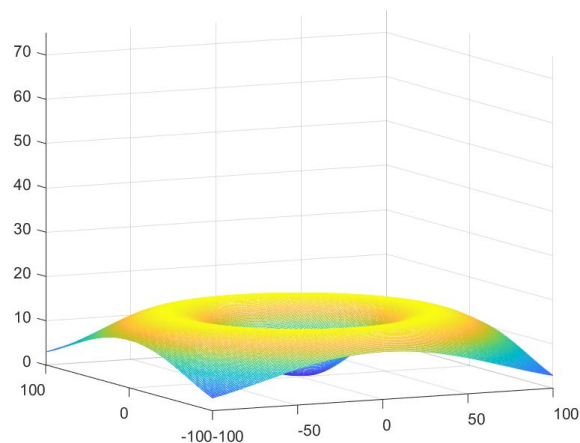
在这里写下你的回答。

如果一段写不下, 在这里开始新的段落。

插入并排图片, 可以参考如下方法:



(a) 并排图片示例 1



(b) 并排图片示例 2

图 3: 并排图片

● 思考题 2: 请输入思考题内容。

在这里写下你的回答。

如果一段写不下, 在这里开始新的段落。

四、 实验所耗时间

在课后, 你花费了大约 123 小时完成此次实验。