

# Блок-схемы алгоритмов CUDA

Визуализация логики выполнения параллельных вычислений на GPU



Задание 1: Сложение векторов

Задание 2: Умножение матриц

Задание 3: Свёртка

Задание 4: Редукция

**Алгоритм:** Каждый поток обрабатывает один пиксель изображения, применяя фильтр (ядро свёртки) к его окрестности. Оптимизация через загрузку тайлов в shared memory.

