

Блок-схемы алгоритмов CUDA

Визуализация логики выполнения параллельных вычислений на GPU

☐ CPU процесс ☐ GPU процесс ☐ Память ☐ Параллельные потоки

Задание 1: Сложение векторов Задание 2: Умножение матриц Задание 3: Свёртка Задание 4: Редукция

Алгоритм: Каждый поток вычисляет один элемент результирующей матрицы. Оптимизированная версия использует shared memory для уменьшения обращений к глобальной памяти через тайловую обработку.

