

Domanda 0-0.5 punti (Non sufficiente) 0.5-1.0 punti (Sufficiente) 1.0-1.5 punti (Buono) 1.5-2.0 punti (Ottimo)

Griglia di valutazione verifica TPSI

Domanda	0-0.5 punti (Non sufficiente)	0.5-1.0 punti (Sufficiente)	1.0-1.5 punti (Buono)	1.5-2.0 punti (Ottimo)
Domanda 1 Struttura della memoria di un processo	Risposta incompleta o errata. Errori gravi nel descrivere una o più sezioni di memoria. Non specificate le differenze tra sezioni statiche e dinamiche.	Risposta parziale. Alcune sezioni sono spiegate correttamente, ma mancano dettagli o chiarezza. Accennata la differenza tra statico e dinamico, ma in modo vago.	Buona descrizione delle sezioni di memoria con differenze tra Text, Data, BSS, Stack, Heap. La distinzione tra statico e dinamico è corretta ma poco approfondita.	Descrizione completa e chiara di tutte le sezioni (Text, Data, BSS, Stack, Heap). Corretta distinzione tra sezioni statiche e dinamiche con spiegazione dettagliata.
Domanda 2 Simulazione Stack Java	Stato dello stack e dell'heap non descritto correttamente in uno o entrambi i momenti. Mancanza di dettagli sugli stack frame.	Stato dello stack e dell'heap descritto in modo parziale o confuso in uno o entrambi i momenti. Descrizione generica dello stack frame.	Descrizione buona e comprensibile dello stack e dell'heap in entrambi i momenti. Stack frame spiegato, ma non completamente dettagliato.	Stato dello stack e dell'heap descritto in modo chiaro e preciso in entrambi i momenti. Stack frame ben spiegato con dettagli precisi (variabili locali, puntatori, ecc.).
Domanda 3 Algoritmo di CPU scheduling	Definizione di scheduling errata o mancante. Errori concettuali nelle differenze tra coda singola e multiple.	Definizione accennata, ma incompleta. Differenze tra coda singola e multiple spiegate in modo generico o confuso.	Definizione chiara di scheduling e buona distinzione tra coda singola e code multiple, ma con dettagli mancanti o imprecisioni minori.	Definizione completa di CPU scheduling. Differenze tra scheduler a coda singola e multiple spiegate in modo accurato e dettagliato.
Domanda 4 Stati di un processo	Descrizione errata o incompleta dei passaggi tra stati. Errori nel descrivere la transizione di ammissione o sospensione.	Descrizione generica dei passaggi tra stati. Alcuni dettagli corretti, ma spiegazione parziale o poco chiara di una o entrambe le transizioni.	Buona spiegazione dei passaggi tra stati. Transizioni (Ammissione e Sospensione) spiegate correttamente, ma con alcuni dettagli mancanti o imprecisioni minori.	Descrizione chiara e completa dei passaggi tra stati. Transizioni (Ammissione e Sospensione) spiegate con precisione e dettagli specifici.

Dettagli Aggiuntivi:

- **0-0.5 punti:** La risposta è errata, incompleta o non risponde alla traccia. Ci sono gravi lacune concettuali.
- **0.5-1.0 punti:** La risposta è parzialmente corretta, ma manca di completezza o di chiarezza.
- **1.0-1.5 punti:** La risposta è buona, corretta ma con dettagli mancanti o spiegazioni che potrebbero essere più approfondite.
- **1.5-2.0 punti:** La risposta è eccellente, completa, dettagliata e dimostra piena comprensione dell'argomento.

Griglia di valutazione verifica TPSI - Domande 3 e 4

Domanda	0-0.5 punti (Non sufficiente)	0.5-1.0 punti (Sufficiente)	1.0-1.5 punti (Buono)	1.5-2.0 punti (Ottimo)
Domanda 3 Differenze tra Multiple Level Queue Scheduling e Multiple Level Feedback Queue Scheduling	Risposta errata o incompleta. Manca la spiegazione di una o entrambe le tipologie di scheduling e/o della problematica risolta.	Spiegazione parziale o confusa delle differenze tra i due algoritmi e/o della problematica. Alcuni concetti sono corretti, ma la risposta è poco chiara o incompleta.	Buona spiegazione delle differenze tra i due algoritmi, con accenno alla problematica risolta. Risposta chiara ma con dettagli mancanti o imprecisioni minori.	Descrizione dettagliata e precisa delle differenze tra i due algoritmi, inclusa la problematica risolta. Ottima comprensione del concetto.
Domanda 4 Necessità del PCB per ogni processo	Risposta errata o incompleta. Mancanza di spiegazione sulla funzione del PCB o assenza di esempio pratico.	Spiegazione parziale o confusa del ruolo del PCB. L'esempio è accennato ma non chiarisce completamente come il Sistema Operativo utilizza i PCB.	Buona spiegazione dell'importanza del PCB per il Sistema Operativo, con esempio che illustra l'uso del PCB. Risposta comprensibile ma con dettagli minori mancanti o poco approfonditi.	Descrizione completa e chiara della necessità del PCB. Esempio dettagliato e pertinente che mostra come il Sistema Operativo usa i PCB