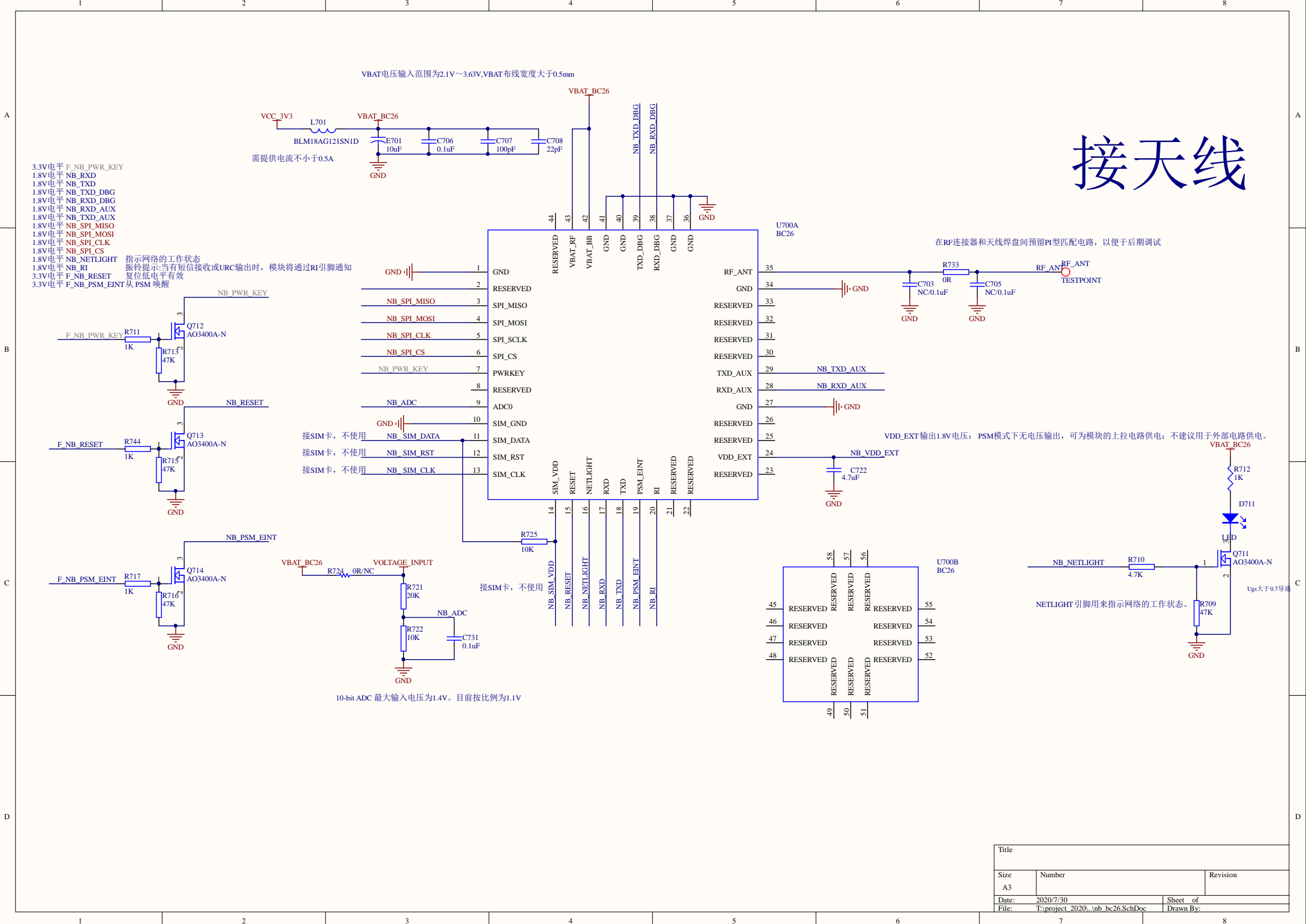
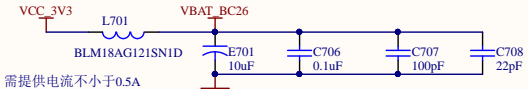


Title		
Size	Number	Revision
A3		
Date:	2020/7/30	Sheet of
File:	T:\project 2020...\FPGA_POWER_SchDb	Drawn By:



接天线

VBAT电压输入范围为2.1V~3.63V,VBAT布线宽度大于0.5mm



- 3.3V电平 F_NB_PWR_KEY
- 1.8V电平 NB_RXD
- 1.8V电平 NB_TXD
- 1.8V电平 NB_TXD_DBG
- 1.8V电平 NB_RXD_DBG
- 1.8V电平 NB_RXD_AUX
- 1.8V电平 NB_TXD_AUX
- 1.8V电平 NB_SPL_MISO
- 1.8V电平 NB_SPL_MOSI
- 1.8V电平 NB_SPL_CLK
- 1.8V电平 NB_SPL_CS
- 1.8V电平 NB_NETLIGHT
- 1.8V电平 NB_RI
- 3.3V电平 F_NB_RESET
- 3.3V电平 F_NB_PSM_EINT

指示网络的工作状态
振铃提示:当有短信接收或URC输出时,模块将通过RI引脚通知复位低电平有效
从 PSM 唤醒

在RF连接器和天线焊盘间预留PI型匹配电路,以便于后期调试

VDD_EXT输出1.8V电压; PSM模式下无电压输出,可为模块的上拉电路供电;不建议用于外部电路供电。

10-bit ADC 最大输入电压为1.4V。目前按比例1.1V

Title		
Size	Number	Revision
A3		
Date:	2020/7/30	Sheet of
File:	T:\project_2020\...\nb_bc26.SchDoc	Drawn By:

