

전자공학과 202021025 안준영

정미현 교수님 논리회로 과제 5-1

5-1

Static Hazards 와 Dynamic Hazard의 발생 원인

⇒ 각각의 입력 신호들의 출력 신호까지의 시간이 같지 않아서. : Glitch 발생