

논리회로 설계실용 028

전자공학과 2020021025 안준영

과제 2-3

4 BIT CODE \Rightarrow	0000	10이 짝수면 5를 parity 추가	0000 0
	0001		0001 1
	0010		0010 1
	0011		0011 0
	0100		0100 1
	0101		0101 0
	0110		0110 0
	0111		0111 1
	1000		1000 1
	1001		1001 0
	1010		1010 0
	1011		1011 1
	1100		1100 0
	1101		1101 1
	1110		1110 1
	1111		1111 0