Technologie sieciowe, lista 3

Grupa: czwartek 17:05

Autor: Joanna Kulig

Nr indeksu: 261738

1. Opis zadania:

Zadanie zostało podzielone na dwie części:

 Napisanie programu, który umożliwia ramkowanie danych zgodnie z zasadą "rozpychania bitów" oraz odczytanie takich danych.

- o w zadaniu należało użyć metody CRC do weryfikacji poprawności ramki
- program miał odczytywać plik tekstowy zlożony z '0' i '1' (symulujący strumień bitów) i zapisywać go do ramek wraz z weryfikacją / sprawdzać poprawność ramek i przepisywać ich zawartość tak, aby otrzymać kopię pliku źródłowego
- Napisanie programu do symulowania ethernetowej metody dostępu do medium transmisyjnego CSMA/CD
 - wspólne łącze miało być realizowane za pomocą tablicy tak, żeby propagacja sygnału symulowana jest za pomoca propagacji wartości do sąsiednich komórek

Do realizacji zadania wybrałam język Julia.

Kod źródłowy można znaleźć na moim githubie.

2. Ramkowanie

Ramki są tworzone zgodnie z zasadą rozpychania bitów. Składają się na nią:

- flagi **01111110** informujące o początku i końcu ramki
- zawartości pliku źródłowego
- kod CRC (do jego policzenia użyłam funkcji bibliotecznej)

Rozmiar pożądanych danych w ramce został ograniczony do 32 bitów.

2.1 Rozpychanie bitów

"Rozpychanie bitów" polega na dodaniu bitu zerowego, gdy w ciągu bitów występują sekwencje mające pięć jedynek pod rząd, na przykład ciąg

01111111

po "rozpychaniu bitów" zamieni się na ciąg:

011111011

2.2 Kodowanie

Kodowanie danych do ramki:

- Czytanie danych z pliku wejściowego, odpowiadających 32 / 8 bajtom.
- Obliczamy CRC i doklejamy na koniec odczytanych bitów.
- Wykonujemy procedurę rozpychanie bitów.
- Dodajemy flagi **01111110** na początku i końcu ciągu bitów.
- Zapisujemy ramkę do pliku jeśli nie skończyły się dane wejściowe, tworzymy koleją ramkę.

2.3 Dekodowanie

Dekodowanie danych z ramki:

- Wczytanie danych z pliku wejściowego.
- Usuwanie flag granicznych z początku i końca.
- Usuwamy dodatkowe zera, wstawione wcześniej w wyniku rozpychania bitów.
- Rozdzielamy dane na ramki.
- Dla każdej ramki:
 - Oddzielamy dane od wcześniej wyliczonego CRC.
 - Liczymy CRC dla odczytanego ciągu danych i weryfikujemy, czy jest taki sam jak poprzednio
 - jeżeli kod crc się nie zgadza lub w ramce jest błedna liczba bitów ramka zostaje pominięta.
 - w przeciwnym przypadku zapisujemy ramkę do pliku wyjściowego.

2.4 Uruchomienie programu:

Program przyjmuje 3 argumenty:

- ścieżka pliku wejściowego
- ścieżka pliku wyjściowego
- tryb:
 - o enc kodowanie
 - o dec dekodowanie

Przykład uruchomienia:

```
julia main.jl test coded enc  # kodowanie
julia main.jl coded decoded dec # dekodowanie
```

2.5 Testy:

2.5.1 Poprawna ramka:

Plik wejściowy:

```
$ cat test
Welcome, welcome!
[...]
As always, ladies first.
[...]
Happy Hunger Games! And may the odds be ever in your favor.
```

Po kodowaniu:

```
julia main.jl test coded enc
```

\$ cat coded

Po dekodowaniu:

```
$ cat decoded
Welcome, welcome!
[...]
As always, ladies first.
[...]
```

Happy Hunger Games! And may the odds be ever in your favor.

2.5.2 Niepoprawna ramka:

julia main.jl coded decoded dec

Po zakodowaniu pliku test z poprzedniego przykładu, w pliku coded kilka bitów zostało zmienionych na przeciwne, a kilka zostało usuniętych.

```
$ cat coded
```

Po dekodowaniu:

```
$ cat decoded
Welcome,come..]
As always, ladies first.
[...]
Happy Hunger Games! And may tdds be ein your favor.
```

Zatem program właściwie identyfikuje błędne ramki oraz je pomija.

3. Protokół CSMA / CD

3.1 Wstęp

Zadanie polegało na zasymulowaniu łącza między nadającymi węzłami. Za takie łącze miała nam posłużyć tablica, która określa przesyłane przez węzły pakiety. Została ona zrealizowana pod postacią tabicy tablic, która pokazuje, jakie pakiety znajdują się w odpowiednim segmencie.

Jednostką czasu w naszej symulacji jest iteracja, podczas której węzeł może:

- rozpocząć nadawanie
- nadawać dalej
- · kończyć nadawanie
- być w stanie spoczynku

W każdej iteracji

- dane pakiety są przesuwane po łączu w odpowiednim kierunku:
 - w lewo, jeśli węzeł jest podpięty do pierwszego segmentu kabla
 - o w prawo, jeśli węzeł jest podpięty do ostatniego segmentu kabla
 - w obie strony, jeśli węzeł jest podpięty do jednego ze środkowych segmentów kabla.
- urządzenie może zmienić swój stan
- może zostać wykryta kolizja
 - dzieje się to w momencie, gdy węzeł, który jest w trakcie nadawania, wykryje w swojej komórce pakiet, który przyszedł z innego węzła
 - w takiej sytuacji dany węzeł zatrzymuje wysyłanie danych i rozsyła po sieci pakiet, który informuje inne węzły o kolizji

Każdy pakiet musi mieć wystarczającą wielkość, aby w przypadku kolizji można było ją wykryć przed przesłaniem kolejnego pakietu, zatem możemy przyjąć tą wielkość jako dwukrotność długości naszego kabla. Musimy wtedy wykonać 2 * długość_kabla kroków.

W danym kroku symulacji:

- propagujemy istniejące sygnały
- sprawdzamy nadawanie z danych węzłów, tj. w razie potrzeby przerywamy nadawanie,
 rozpoczynamy nadawanie, kontynuujemy nadawanie, albo każemy węzłowi dalej czekać, zanim

zacznie nadawać.

3.2 Przebieg symulacji

Do symulacji potrzebujemy danych wejściowych. Zatem przyjmijmy za nasze dane wejściowe (można je łatwo zmienić w pliku simulation.jl):

```
cable_size = 10
# Wezly:
Node(name="A", position=1, idle_time=0, frames=3))
Node(name="B", position=3, idle_time=3, frames=4))
Node(name="C", position=10, idle_time=5, frames=1))
Node(name="D", position=6, idle_time=0, frames=3))
```

gdzie:

- name nazwa węzła,
- position określa dany segment kabla jako pozycję węzła,
- idle time czas oczekiwania, przed następnym nadawaniem.

Nasza sieć będzie wyglądać wtedy tak:

```
A B D C
```

Uruchomienie symulacji:

```
$ julia simulation.jl [mode]
```

Gdzie mode można ustawić jako "slow", dzięki czemu możemy obserwować symulacje krok po kroku, po wciśnięciu klawisza Enter.

W czasie trwania symulacji wyświetlają się następujące przebiegi:

```
Iteration: 1
A started broadcasting
B is waiting
C is waiting
D started broadcasting
Cable after 1:
[[][][][][][][][][][][][][][][][][]
Iteration: 2
A continues broadcasting
B is waiting
C is waiting
D continues broadcasting
Cable after 2:
[[A][][][][D][][][][]]
Iteration: 3
A continues broadcasting
B is waiting
C is waiting
D continues broadcasting
Cable after 3:
[[A][A][][][D][D][D][][][]]
Iteration: 4
A continues broadcasting
B is waiting
C is waiting
D continues broadcasting
Cable after 4:
[[A][A][A][D][D][D][D][][]]
Iteration: 5
A continues broadcasting
B is waiting
C is waiting
D continues broadcasting
Cable after 5:
[[A][A][A,D][A,D][D][D][D][D][D][]]
Iteration: 6
A continues broadcasting
B is waiting
C is waiting
D continues broadcasting
Cable after 6:
[[A][A,D][A,D][A,D][D][D][D][D][D]
Iteration: 7
A detected a collision, sending collision signal
A continues broadcasting
B is waiting
C is waiting
D detected a collision, sending collision signal
```

```
D continues broadcasting
Cable after 7:
[[D,A][A,D][A,D][A,D][A,D][D][D][D][D]
Iteration: 8
A continues broadcasting
B is waiting
C is waiting
D continues broadcasting
Cable after 8:
[[D,A][A!,D][A,D][A,D][A,D][A,D][D][D][D]
Iteration: 9
A continues broadcasting
B is waiting
C is waiting
D continues broadcasting
Cable after 9:
[[D,A][A!,D][A!,D][A,D][A,D][A,D][A,D][D][D]]
Iteration: 10
A continues broadcasting
B is waiting
C is waiting
D continues broadcasting
Cable after 10:
[[D,A][A!,D][A!,D][A,D][A,D][A,D][A,D][A,D][D]]
[...]
```