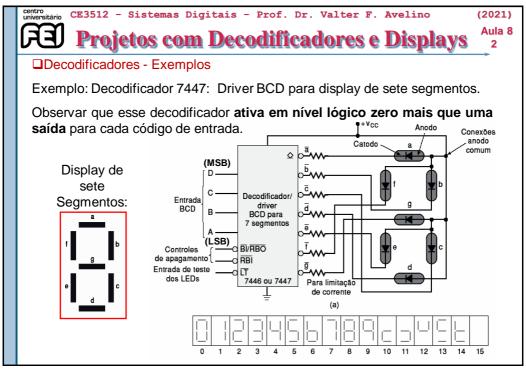


- ☐ Decodificadores em Aplicações Especiais
- □ Conceito: Alguns decodificadores em aplicações especiais ativam várias saídas simultaneamente, gerando uma combinação de saídas para cada conjunto das variáveis de entrada.

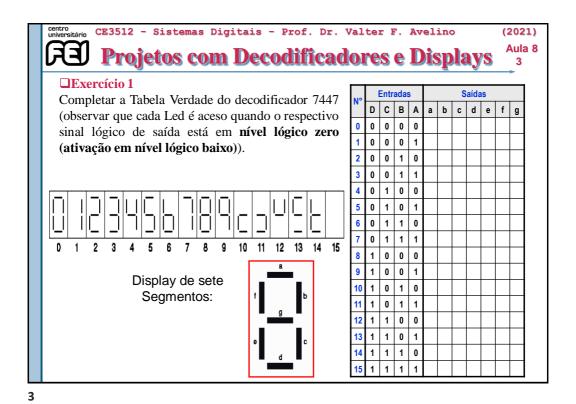
Exemplos típicos desse tipo de aplicação são os decodificadores para displays, que ativam vários segmentos de um display para cada combinação de entradas.

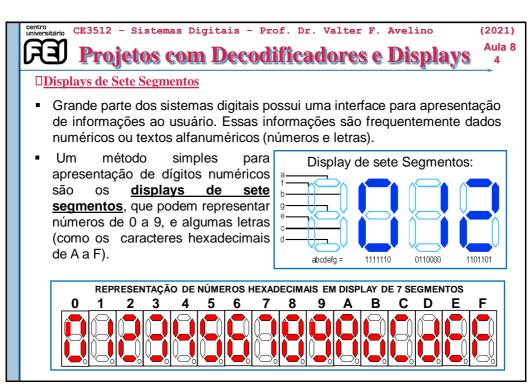
O projeto desse tipo de decodificador equivale ao projeto de vários circuitos que operaram em paralelo. A partir das mesmas entradas, para a obtenção da função desejada das saídas.

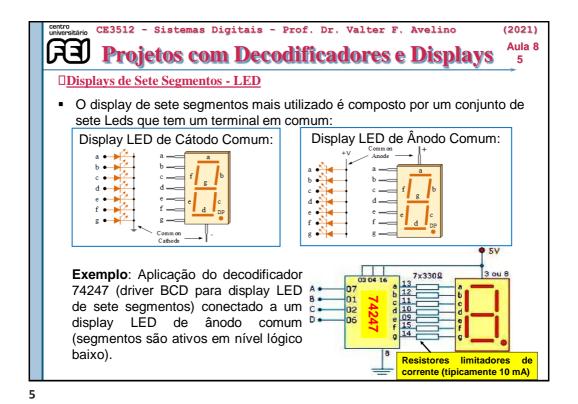
1

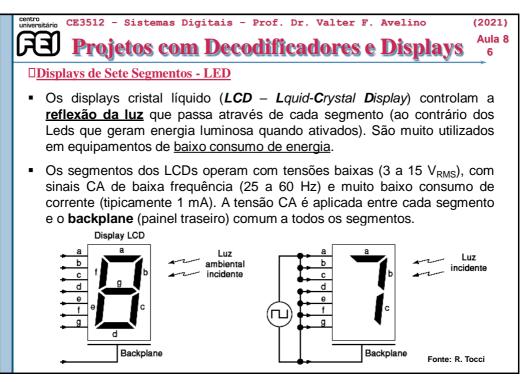


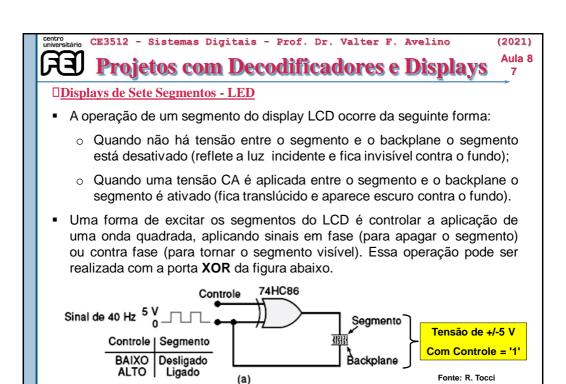
2

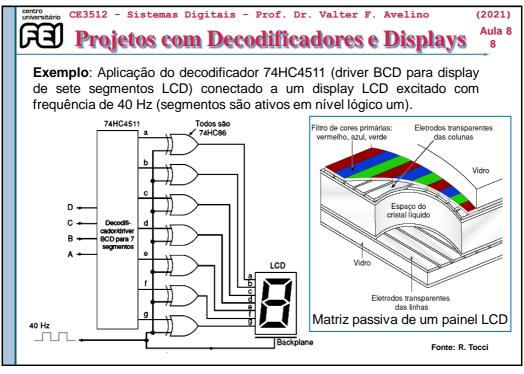












□Exercício 2

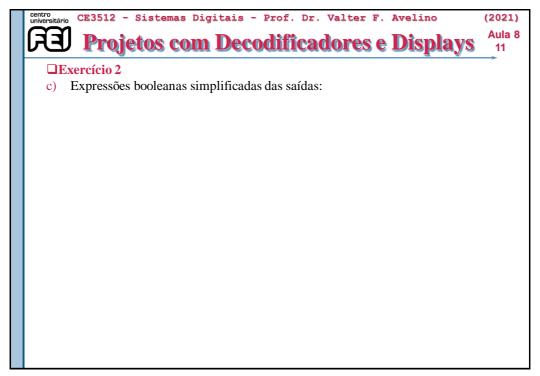
Um sistema de entrada de um hotel possui três sensores, denominados: \mathbf{M} (de masculino), \mathbf{F} (de feminino) e \mathbf{A} (de adulto). Só **uma pessoa passa por vez** na entrada do saguão e as variáveis assumem valor lógico 1 indicando as respectivas características daquela pessoa. Por exemplo: $\mathbf{M=1}$ quando for homem ou menino; $\mathbf{F=1}$ quando for mulher ou menina; $\mathbf{A=1}$ quando for uma pessoa adulta (pode ser homem ou mulher); quando não passa ninguém: $\mathbf{M=F=A=0}$. Deseja-se instalar um display para que o gerente do hotel saiba que tipo de pessoa está entrando no hotel através de uma simbologia específica. Esse display deve apresentar quatro símbolos que indicam respectivamente: homem (\mathbf{H}); mulher ($\mathbf{\Pi}$); menina ($\mathbf{\square}$); menino ($\mathbf{\square}$)e apagado se não houver ninguém. Projetar um decodificador para um display LED de sete segmentos, de ânodo comum, que deve gerar os símbolos desejados correspondentes às características das pessoas que entram no hotel.

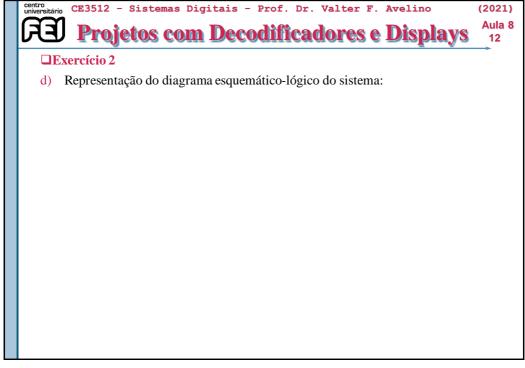
Pede-se:

- a) Desenhar o diagrama de blocos do sistema (identificar entradas e saídas);
- b) Representar a Tabela Verdade do circuito;
- Obter as expressões booleanas, simplificadas ao máximo, para cada uma das saídas do display;
- d) Representar o diagrama esquemático-lógico do sistema.

q

ı	universitário CE3512 - SISCEMAS DIGICAIS - FIOI. DI. VAICEI F. AVEITHO (202	1
ı	Projetos com Decodificadores e Displays Auli	
ı	□Exercício 2	
ı	a) Diagrama de blocos do sistema:	
ı		
ı		
ı		
ı	b) Tabela Verdade do sistema:	
ı		
ı		
ı		
ı		
ı		
ı		
ı		





(2021)

Aula 8 13

□Exercício 3

Projetar um circuito decodificador para display de sete-segmentos de anodo comum (segmentos ativos com nível lógico zero). Esse decodificador deve receber um código de três bits de entrada (CBA) e gerar os símbolos indicados na tabela funcional abaixo.

Além disso, o decodificador deve ter um sinal de habilitação (/E) que se estiver em nível lógico 1 mantém o display apagado independente do código das entradas CBA (em nível lógico 0 apresenta os símbolos da tabela funcional).

Pede-se:

- a) Desenhar o diagrama de blocos do sistema (identificar entradas e saídas);
- b) Representar a Tabela Verdade do circuito;
- Descrever a expressão minimizada de cada saída;
- d) Implementar o circuito utilizando o mínimo de portas lógicas.

Entradas				Símbolo do
Æ.	C	В	A	Display
0	0	0	0	=
0	0	0	1	
0	0	1	0	E
0	0	1	1	יחנטים
0	1	0	0	'n
0	1	0	1	
0	1	1	0	ſυ
0	1	1	1	Apagado
1	X	X	X	Apagado

13

Projetos com Decodificadores e Displays

Aula 8

14

Exercício 3

a) Diagrama de blocos do sistema:

b) Tabela Verdade do circuito:

14

