Inpu	ts	Outpu
x	y	$x \mid x \text{ AND}$
1	1	. 1
1	(	0
0	1	. 0
0	(	0
Inpu	.ts	Outpu
x	i	$x \mid x \text{ XOF}$
1	1	. 0
1	(	)   1
0	1	.   1
0	(	0
_		' !
Ir	nput	Output
	$\boldsymbol{x}$	NOT $x$
	1	0
	0	1