

EMUZ80-8088 PIC18F57Q43	Bit							
	7	6	5	4	3	2	1	0
RA	RXD (UART3)	TXD (UART3)	HOLDA	/A19 (not A19)	A19	A18	A17	A16
					U3(74LS373の出力)			
RB	AD7 - AD0(DATA BUSとして使用)							
	(DATA BUSと共用)→					MISO (SPI1)	SPI <sub>CK</sub> (SPI1)	MOSI (SPI1)
RC	CLK (PWM1S1P1_OUT)	NMI / GPIO (I2C設定用)	ALE	SDA(I2C1) / RXD(UART1)	SCL(I2C1) / TXD(UART1)	/RD	/WR	IO/M#
RD	A7 - A0 U2(74LS373)の出力							
RE						SPI <sub>SS</sub> (SPI1)	HOLD	RESET
RF	A15 - A8							