

EMUZ80-8088 PIC18F57Q43	Bit							
	7	6	5	4	3	2	1	0
RA	RXD (UART3)	TXD (UART3)	HOLDA	INTA	A19	A18	A17	A16
					U3 (74LS373の出力)			
RB	CLK (NCO2/PWM3)	NMI	READY or TEST	INTR	ALE	/RD	/WR	IO/M#
RC	AD7 - AD0 (DATA BUSとして使用)							
	(DATA BUSと共用)→					MISO (SPI1)	SPI_CK (SPI1)	MOSI (SPI1)
RD	A7 - A0 U2 (74LS373) の出力							
RE						SPI_SS (SPI1)	HOLD	RESET
RF	A15 - A8							

EMUZ80-8088 PIC18F57Q43	Bit							
	7	6	5	4	3	2	1	0
RA	RXD (UART3)	TXD (UART3)	HOLDA	INTA	A19	A18	A17	A16
					U3 (74LS373の出力)			
RB	CLK (NCO2/PWM3)	NMI	READY or TEST	INTR	ALE	/RD	/WR	IO/M#
RC	AD7 - AD0 (DATA BUSとして使用)							
	(DATA BUSと共用)→					MISO (SPI1)	SPI_CK (SPI1)	MOSI (SPI1)
RD	A7 - A0 U2 (74LS373) の出力							
RE						SPI_SS (SPI1)	HOLD	RESET
RF	A15 - A8							