

MEZ68K8_RAM Rev2.1								
PIC18F47QXX	Bit							
	7	6	5	4	3	2	1	0
RA	RXD (UART3)	TXD (UART3)	NCO1 (CLK)	R/#W	REQ	A18	A17	A16
RB	AD7 - AD0 (DATA BUSとして使用)							
	(共用)→					MISO (SPI1)	SPI_CK (SPI1)	MOSI (SPI1)
RC	SPI_SS (SPI1)	IRQ	NMI	SDA (I2C)	SCL (I2C)	#BG	#AS	#LAT_OE
RD	A15 - A8							
RE						LAT_LE	#BR	#RESET
REQはPICがバスリクエスト(#BR)を出すトリガーシグナル								
RAMアドレス上で、0x100 - 0x1ffの256バイト(ユーザー割り込みベクター「未定義」)をPICとの共用バッファとして使用する。								
PICへのトリガは、アドレス0x80000のメモリアドレスで行うことで発生させることとする。								
割り込みはオートベクタを使用し、IRQ(レベル5)、NMI(レベル7)を使用する。								