

MEZ68K8_RAM Rev1.2								
PIC18F47QXX	Bit							
	7	6	5	4	3	2	1	0
RA	RXD (UART3)	TXD (UART3)	NCO1 (CLK)	R/#W	A19*	A18	A17	A16
RB	AD7 - AD0 (DATA BUSとして使用)							
	(共用)→						SPI_CK (SPI1)	MOSI (SPI1)
RC	SPI_SS (SPI1)	MISO (SPI1)	#DTACK	#SRAM_WE	#LAT_OE	#BG	#AS	#DS
RD	A15 - A8							
RE						LE	#BR	#RESET
*A19はPICがバスリクエスト(#BR)を出すトリガとして使用する。								
RAMアドレス上で、0x100 - 0x1ffの256バイト(ユーザー割り込みベクター「未定義」)をPICとの共用バッファとして使用する。								
PICへのトリガは、アドレス0x80000のメモリアドレスで行うことで発生させることとする。								