

MEZ88/V20_RAM

PIC18F47QXX	Bit							
	7	6	5	4	3	2	1	0
RA	RXD (UART3)	TXD (UART3)	HOLDA	/RD	/WR	A18	A17	A16
RB	AD7 - AD0 (DATA BUSとして使用)							
	(共用)→					MISO (SPI1)	SPI_CK (SPI1)	MOSI (SPI1)
RC	CLK (PWM1S1P1_OUT)	NMI / (I2C Option)*	ALE	SDA (I2C)	SCL (I2C)	RXD (UART5)	TXD (UART5)	IO/M#
RD	A15 - A8							
RE						SPI_SS (SPI1)	HOLD	RESET

* I2C Optionは、8088/V20がリセット中に使用することを想定 (P4 close)。8088/V20動作時はNMIとして使用 (JP4 open)。