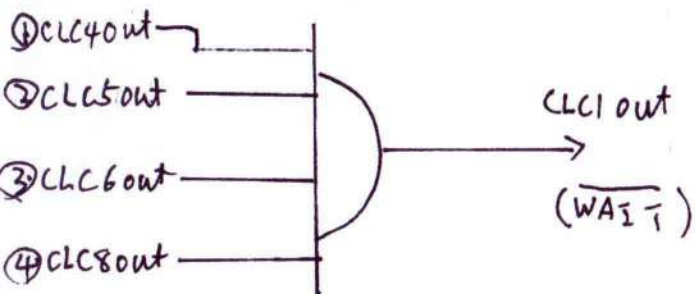
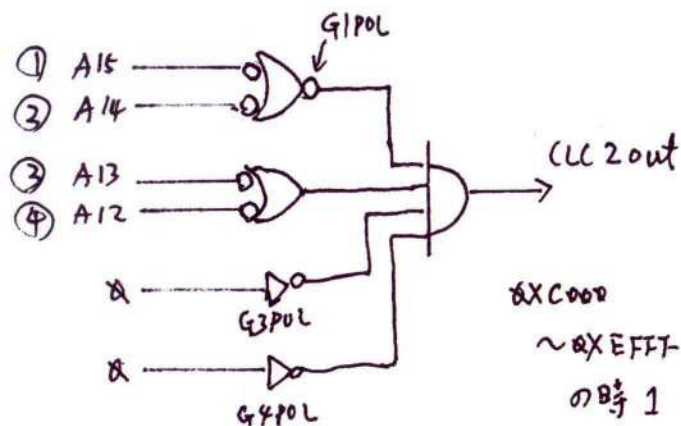


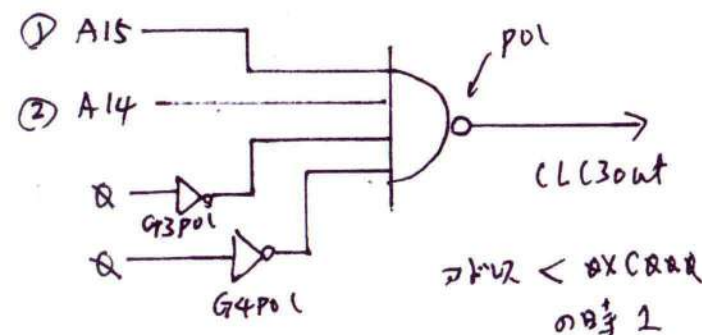
① CLC1 WAIT 信号



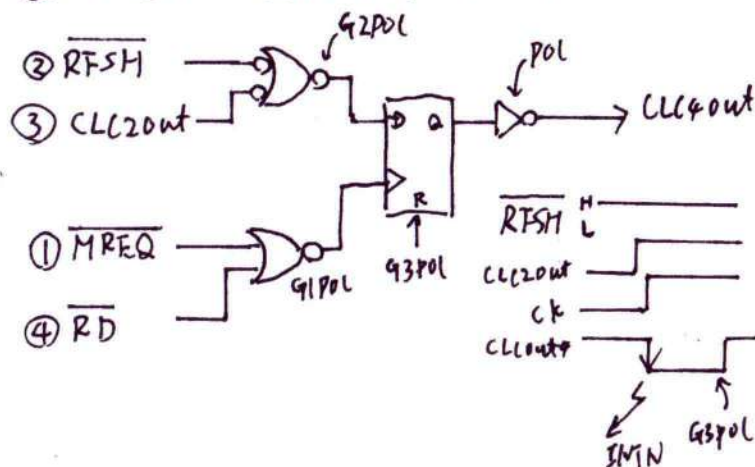
② CLC2 RAM デコード信号



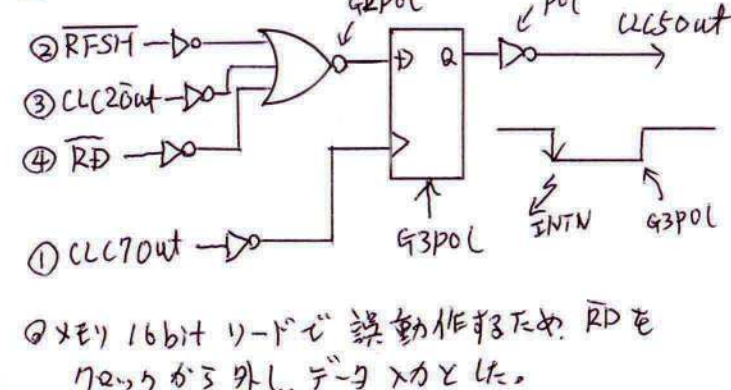
③ CLC3 ROM デコード信号



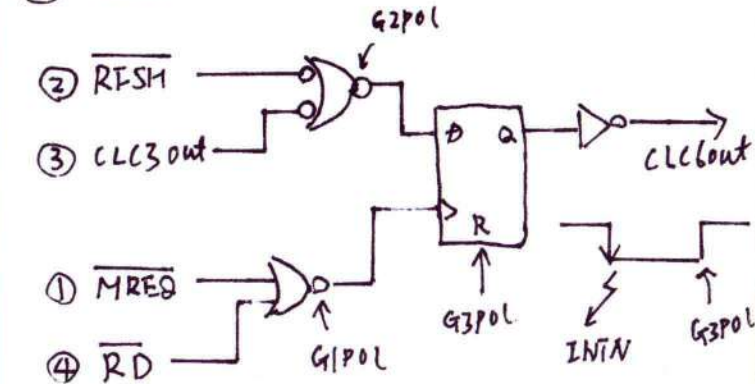
④ CLC4 RAM リクエスト



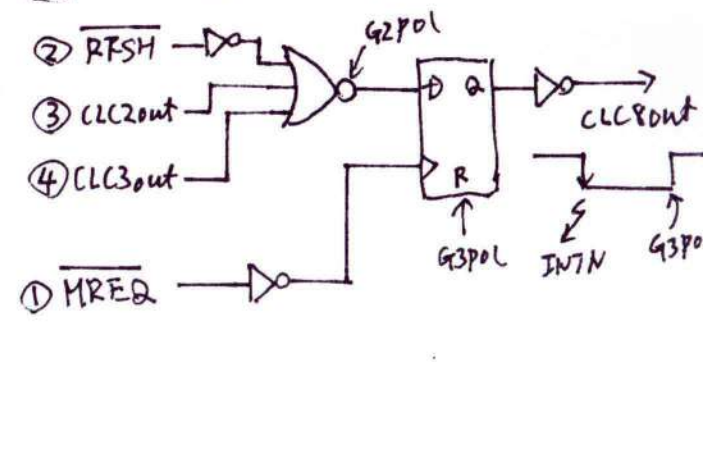
⑤ CLC5 RAM ライトリクエスト



⑥ CLC6 ROM リクエスト



⑦ CLC8 I/O r/w リクエスト



- ・ WAIT 信号を作成する場合 (入力がない I/O のリクエストの場合は 0 にセット) のプログラムで行う。(UART は遅いので問題ない)
- ・ ROM へのライト要求は PIC 側では無視する (何もしない)
- ・ ASCIIART.BAS 12414s

⑧ CLC7 Delay MREQ

