Address	Mode	Mode Data									
UART_SW	R/W	7	6	5	4	3	2	1	0		
0x0000		-	-	-	-	-	-	-	SW		
	SW:0 = UARTを重心計算結果出力として使用 1 = UARTをHost IFとして使用										
VGAOUT_MODE	1	7	6	5	4	3	2	1	0		
0x0001	R/W	-	-	-	-	-	-	_	VGAMD		
	VGAMD: 0 = 2値化画像を出力 $1 = Raw$ データを出力										
THRESHOLD	R/W	7	6	5	4	3	2	1	0		
0x0002		THRESHOLD[7:0]									
	THRESHOLD[7:0] : 2値化のしきい値										
	1111/L3110LD[1.0]・21世10の しさい 恒										
CURSOR_MODE		7	6	5	4	3	2	1	0		
0x0003	R/W	-	-	-	-	-	-	OUT_SEL	CURMD		
			-	-							
	CURMD: 0 = 重心カーソル表示Off, 1 = 重心カーソル表示On										
		OUT_SEL: 0 = S/SX/SYを出力, 1 = S/QSX/QSYを出力									
SUM_S[7: 0]		7	6	5	4	3	2	1	0		
0x0004	R/O			<u> </u>		S[7: 0]	_				
					ΣS値						
						T -	T -	Τ.			
SUM_S[15: 8]	R/O	7	6	5	4	3	2	1	0		
0x0005		SUM_S[15: 8]									
	ΣS値										
SUM_S[15: 8]	R/O	7	6	5	4	3	2	1	0		
0×0006	, 0	-	-	-	-		SUM_S	S[23:16]			
					Z 0/±						
					ΣS値						
_		7	6	5	4	3	2	1	0		
0×0007	R/O	-	-	-	-	-	-	-	-		
							<u>. </u>		<u>. </u>		
		Reserved									
2000 2005											
SUM_SX[7: 0]	R/O	7	6	5	4	3	2	1	0		
0x0008					5UM_S	SX[7: 0]					
	ΣSX値										
	2 67 (III)										

Address	Mode Data										
SUM_SX[15: 8]	P/O	7	6	5	4	3	2	1	0		
0x0009	R/O SUM_SX[15: 8]										
	ΣSX値										
SUM_SX[23:16]	R/O	7	6	5	4	3	2	1	0		
0x000A] ''' [SUM_S	X[23:16]	-	-			
	ΣSX値										
SUM_SX[27:24]	R/O -	7	6	5	4	3	2	1	0		
0x000B	10,0	-	-	-	-		SUM_S	X[27:24]			
	ΣSX値										
				_							
SUM_SY[7: 0]	R/O -	7	6	5	4	3	2	1	0		
0x000C	1., 0				SUM_S	Y[7: 0]					
	ΣSY値										
				1	1						
SUM_SY[15: 8]	R/O	7	6	5	4	3	2	1	0		
0x000D					SUM_S	Y[15: 8]					
	ΣSY値										
0.000.000.000	1		1 .	T _	· .			1 , 1			
SUM_SY[23:16]	R/O	7	6	5	4	3	2	1	0		
0x000E					SUM_S'	Y[23:16]					
					ΣSY値						
SUM_SY[27:24]		7	6	5	4	3	2	1 1	0		
0x000F	R/0		-	5 -		<u> </u>		<u> </u>	U		
UXUUUF					-		JUNI_3	[∠ 1 . ∠ +]			
					ΣSY値						
Q_SX[7: 0]		7	6	5	4	3	2	1 1	0		
0x0010	R/0		1 "	1 ,	Q_SX				0		
0,0010	0,0010 Q_0,\[1.0]										
		$Q_SX = \Sigma SX/\Sigma S$									
		V_3A = 23A/23									
Q_SX[15: 8]		7	6	5	4	3	2	1	0		
0x0011	R/O	•	<u> </u>	<u> </u>	Q_SXI						
0,0011					Ψ_Ο/\						
	$Q_SX = \Sigma SX/\Sigma S$										
											

Address	Mode Data										
Q_SX[23:16]		7	6	5	4	3	2	1	0		
0x0012	R/O Q_SX[23:16]										
	<u> </u>										
	$Q_SX = \Sigma SX/\Sigma S$										
Q_SX[27:24]	D/O	7	6	5	4	3	2	1	0		
0x0013	R/O Q_SX[27:24]										
			•	•							
	$Q_SX = \Sigma SX/\Sigma S$										
Q_SY[7: 0]	R/O -	7	6	5	4	3	2	1	0		
0x0014	Q_SY[7: 0]										
	$Q_SY = \Sigma SY/\Sigma S$										
	 		T -					<u> </u>			
Q_SY[15: 8]	R/O -	7	6	5	4	3	2	1	0		
0x0015		Q_SY[15: 8]									
	0.07 507/50										
	$Q_SY = \Sigma SY/\Sigma S$										
Q_SY[23:16]		7	6	5	4	3	2	1	0		
0x0016	R/O	•		1 ~	Q_SY[
0,0010	1				<u> </u>						
		$Q_SY = \Sigma SY/\Sigma S$									
	Q_0. 20., 20										
Q_SY[27:24]	D/0	7	6	5	4	3	2	1	0		
0x0017	R/O Q_SY[27:24]										
	$Q_SY = \Sigma SY/\Sigma S$										