1. Komputer model von neumann adalah model arsitektur yang dideskripsikan oleh John von neumann pada tahun 1945 dalam First Draft of a Report on the EDVAC. Model ini adalah arsitektur yang dijadikan basis komputer hingga kini yang terdiri dari sebuah unit pemrosesan yang berisi ALU dan register prosesor, sebuah unit kontrol yang berisi instruction register dan program counter, memori untuk menyimpan data dan instruksi, penyimpanan eksternal, dan mekanisme input output.