1. Model von Neumann adalah sebuah disain arsitektur yang terdiri dari 3 komponen utama, yaitu Memory, dan Control Unit & Arithmetic Logic Unit (CPU Section) . Untuk mendapatkan output pada model ini, kita harus terlebih dahulu memasukkan input yang akan melalui 3 komponen secara berurut (CPU - Memory - ALU) .

2. OSI model, atau \_Open System Interconnection\_ adalah sebuah model arsitektur yang melambangkan 7 layer dari jaringan interface. 7 layer tersebut diurutkan dari yang paling rendah adalah: Physical, Data Link, Network, Transport, Session, Presentation, dan yang terakhir, Application.