

MATERIA: Fundamentos de Diseño Digital

PROFESOR: Fernando Aguilar Sánchez

TEMARIO

UNIDAD 1 "Técnicas de minimización"

UNIDAD 2 "Introducción a la tecnología de dispositivos y herramientas CAD-EDA"

UNIDAD 3 "Lógica Combinacional"

UNIDAD 4 "Multivibradores"

BIBLIOGRAFÍA

1.- Sistemas Digitales/ Ronald J Tocci/ Prentice Hall

2.- Diseño Digital/ Morris Mano/ Prentice Hall

3.- Manual FAST AND LS TTL/ MOTOROLA

EVALUACIÓN

1er. Departamental

2do. Departamental

3er. Departamental

TEORÍA

35% (Ex. Teórico)

35% (Ex. Páctico)

NOTA:

PRÁCTICAS

65%

65%

50%

PROYECTO FINAL

0

0

50%

Se elaboran los dos o es Cero en el 3er.

PRÁCTICAS

Fecha de Elaboración
y Revisión Práctica

Fecha de Entrega
del Formato
DIGITAL

01_ Compuertas Lógicas

14-ago-17

04-sep-17

02_ Minimización Algebraica

21-ago-17

04-sep-17

03_ Minimización usando Mapas de K

28-ago-17

04-sep-17

04_ Parámetros de CI

04-sep-17

04-sep-17

1er. Departamental

11-sep-17

11-sep-17

1er. Ex Departamental

05_ Galaxy

18-sep-17

16-oct-17

06_ Compuertas usando VHDL

25-sep-17

16-oct-17

07_ Operaciones Aritméticas

02-oct-17

16-oct-17

08_ Multiplicador

09-oct-17

16-oct-17

09_ Código Hamming.pdf

16-oct-17

16-oct-17

2do. Departamental

23-sep-17

23-sep-17

2do. Ex Departamental

10_ Circuitos MSI

30-oct-17

21-nov-17

11_ Circuitos de Temporización

06-nov-17

21-nov-17

12_ Memoria EEPROM

12-nov-17

21-nov-17

3er. Departamental

21-nov-17

21-nov-17

PROYECTO FINAL

27-nov-17

27-nov-17

NOTA: SOLO SE REVISA EN EL LABORATORIO

ENTREGA DE CALIFICACIONES: Del 04 al 08 de Diciembre 2017

EXTRAORDINARIO: Del 11 al 15 de Diciembre 2017