

Универзитет у Нишу - Електронски факултет - II година - ЗОЕРЗА01 ЛОГИЧКО ПРОЈЕКТОВАЊЕ
ПЛАН И ПРОГРАМ ПРЕДАВАЊА И ВЕЖБИ (2024/25 - I СЕМЕСТАР)

нед.	Датум	предавања	рачунске вежбе	лаб. вежбе
1	07.10. – 11.10.	План и програм, обнављање из УУР		
2	14.10. – 18.10.	Увод у логичко пројектовање	Обнављање из УУР	
3	21.10. – 25.10.	Основе VHDL језика (I део), Опис комбинационих мрежа у VHDL-у	Опис комбинационих мрежа у VHDL-у	
4	28.10. – 01.11.	Опис MSI комбинационих мрежа у VHDL-у	Опис MSI комбинационих мрежа у VHDL-у	Вежба 1 - Увод у VHDL (лаб)
5	04.11. – 08.11.	Секвенцијалне мреже	Секвенцијалне мреже	Вежба 2 - Опис комбинационих мрежа у VHDL-у (лаб)
6	11.11. – 15.11.	Државни празник	Државни празник	
7	18.11. – 22.11.	Основе VHDL језика (II део)	Основе VHDL језика (II део)	Вежба 3 - Опис MSI комбинационих мрежа у VHDL-у (лаб)
8	25.11. – 29.11.	Опис секвенцијалних мрежа у VHDL-у	Опис секвенцијалних мрежа у VHDL-у	
9	02.12. – 06.12.	Меморије	Меморије	Вежба 4 - Секвенцијалне мреже (лаб)
10	09.12. – 13.12.	Програмабилне логичке мреже	Програмабилне логичке мреже	
11	16.12. – 20.12.	Аритметичка логичка кола	Аритметичка логичка кола	Вежба 5 - Меморије (лаб)
12	23.12. – 27.12.	Увод у пројектовање рачунарских система (I део)	Увод у пројектовање рачунарских система	
13	30.12. – 03.01.	Увод у пројектовање рачунарских система (II део)		Надокнада (лаб)