Node 6 Node 3 main, 40 .frame loadI  $main_fp => \%vr4$ %vr0 => %vr4store -4 => % vr5loadI add %vr0, %vr5 => %vr6call init, %vr6 -4 => % vr5loadI add %vr0, %vr5 => %vr6call writearray, %vr6 loadI 1 = %vr7i2i %vr7 => %vr4 10 = %vr8loadI %vr4, %vr8 => %vr9comp %vr9 => %vr10testgt cbr %vr10 -> .L0

> Node 4 .L1: nop i2i %vr0 => %vr11 -4 = % vr5loadI add %vr11, %vr5 => %vr12 loadI 1 = %vr7sub %vr4, %vr7 => %vr13 loadI 4 = %vr14mult %vr13, %vr14 => %vr15sub %vr12, %vr15 => %vr16 load %vr16 => %vr17 %vr17, %vr4 => %vr18mult i2i %vr0 => %vr11 loadI -4 => % vr5add %vr11, %vr5 => %vr12 loadI 1 = %vr7sub %vr4, %vr7 => %vr13 loadI 4 = %vr14%vr13, %vr14 => %vr15mult sub %vr12, %vr15 => %vr16 store %vr18 => %vr16i2i %vr0 => %vr11 loadI -4 => % vr5add %vr11, %vr5 => %vr12 loadI 1 = %vr7sub %vr4, %vr7 => %vr13 loadI 4 = %vr14%vr13, %vr14 => %vr15mult sub %vr12, %vr15 => %vr16 call inc, %vr16 1 = %vr7loadI add %vr4, %vr7 => %vr19 i2i %vr19 => %vr4 10 = %vr8loadI %vr4, %vr8 => %vr9comp testle %vr9 => %vr10

> > cbr %vr10 -> .L1

Node 5
.L0: nop
loadI -4 => %vr5
add %vr0, %vr5 => %vr6
call writearray, %vr6
ret

Node 7