Aberna 4 Os Dev. org Wie kommuniciert eine Tastater mit dar restlichen Hardgore? Ablauf: Taske drücken » Tastatergoroessor ermittelt Scancode => Information über kabel oder drehtlese Verbindung un Eingabeport des Mother boards (von Schnitt stelle aus) => Tastaturkontroller, welcher kescheib- und les bare Register enthalf => Setten von einer Interruptanforderung, Erst wenn im Stetusreglister vermerht fist dass vius jabelpulfer Leer 1st, bereit lie neue Eingabe. for neue Eingabe. Welche Art von Signalen kann eine Tastatur an die restliche Hardware schideen und wie wird das fastgelegt? anstcher Eine Tostater, sendet mit einer Folguenz zurixte 10 - 16,7MHz (je nach Toestorfer) und schickt Startblt immer 0 XXXXXXXX 1 Startblt immer 0 Startbit conger. Paritatsbit Stoppbil gesendet, 2 deitengen: Eine his Data, eine für Clock Tugehörige Befehle: Skuerungder LED's, Tasknesiederholms-rale und geschwindigheit end Scancodes. Wird line Tastateseingale immer sofort abgranteeltet? Nein, zum Zeispiel wicht falls CPU

Nein, Zum Deispiel nicht falls CPCl gerade Daten eines krifische Abschniffs berech vet woderch cler Toestatus Inkreyst in die Wateschleife kommt. Diese Worteschlang ist der Ringpeffer.

Cieses?

Ein Speicher mit Jestes Größe in welchen
Daten gegoesolert weden. Bei Uberschreikn
der Platekaparituit weden die alkeken Daten
geläscht, steht also neur zeitentse eur Verfüglug.
Daher Ringform.

Tastatus einzaben werden as inchron im
Interrupt verfehren Einzegeben und im Ringpufer
gesperchet. Danach von API-Funktion abgerufen. Wenn Endzelges = Anfangszelger,
dann ist Pufer leer, sonst voll.