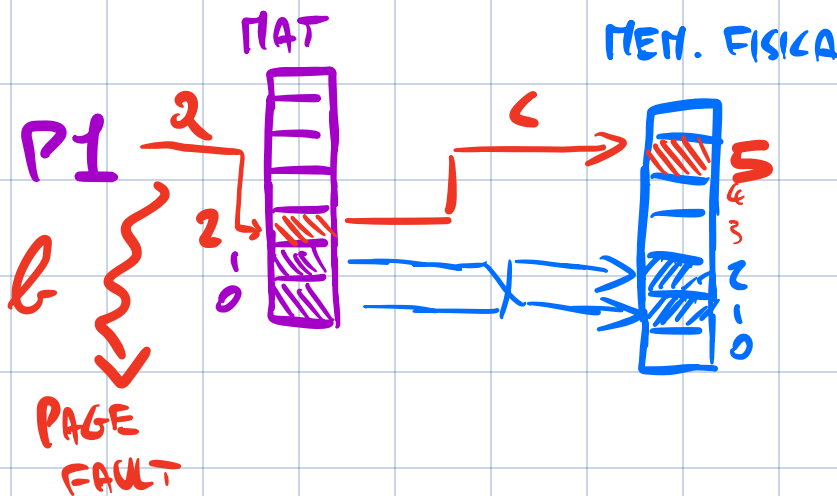


PAGE FAULT

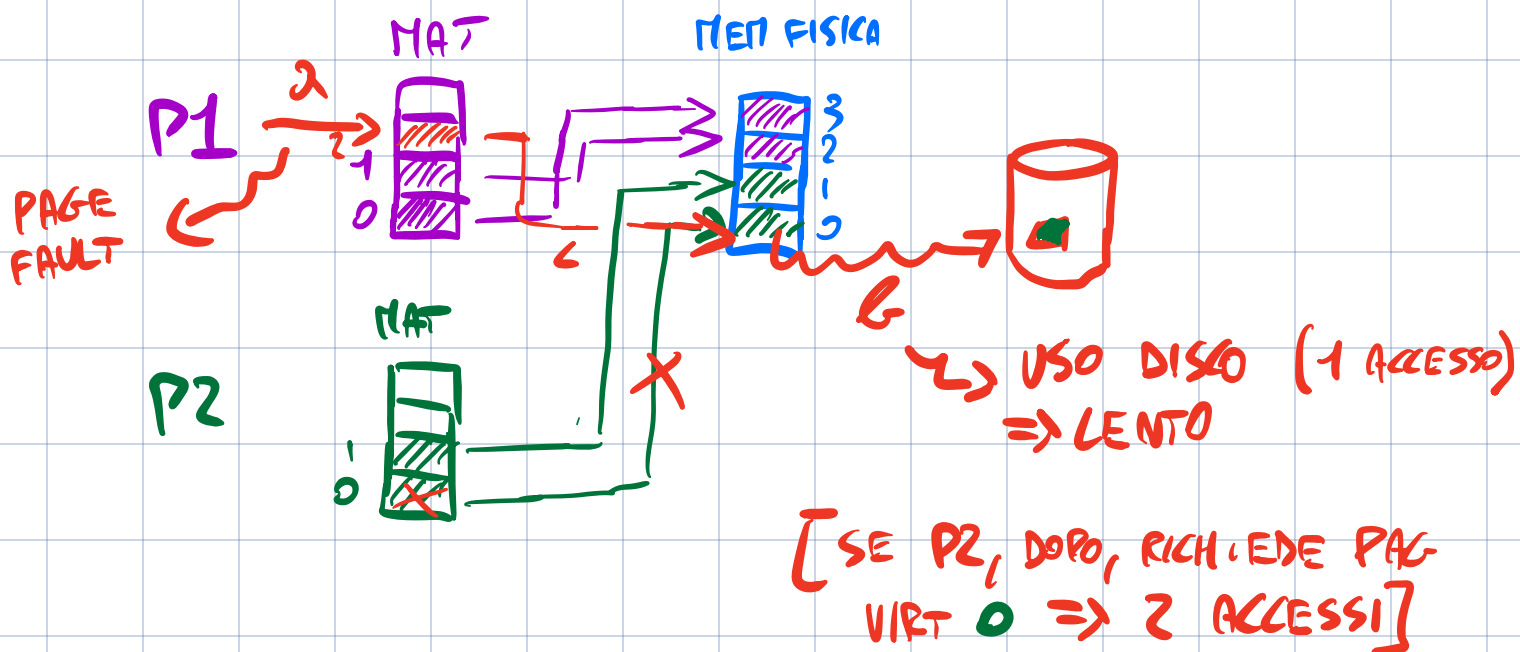
2. MINOR FAULT: **NON** RICHIEDE A DISCO

e.g. PROC INIZIA A USARE UNA NUOVA PAGINA
& C'È POSTO IN MEM FISICA

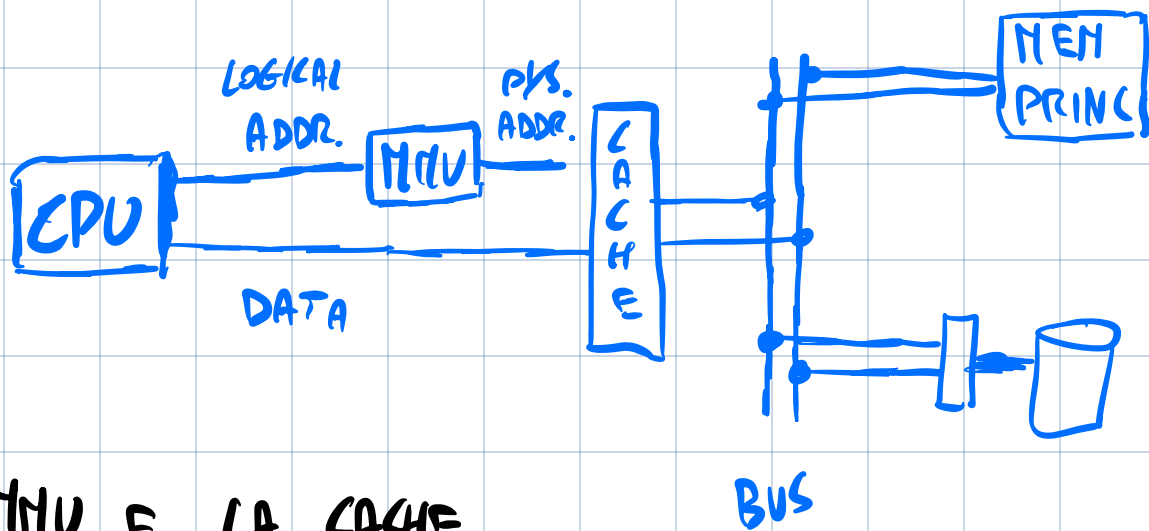


3. MAJOR FAULT: **RICHIEDE** ACCESSO A DISCO

e.g. MEM PRINC. PIENA E SUCCIEDE PAGE FAULT



ARCHITETTURA GENERALE



- MMU E LA CACHE
FISICAMENTE INTEGRATI IN CPU

SOLICLIANZE

- LOCALITÀ DEI RIFERIMENTI
- SPOSTANO DATI DA
UNA MEM GRANDE LENTA
A UNA PICCOLA E VELOCE

<u>DIFFERENZE</u>	CACHE	MEM PRINC
- TEMPI DI ACCESSO:	5:1	1000:1
- HIT RATE:	0.9	0.9999
- GESTIONE:	HW	HW & SW
- BLOCCHI:	4-32B	1-64KB
- SCRITTURA:	WB & WT	WB

DIMENSIONE PAGINE

- x86, ARM, RISC \rightarrow 4KB \leadsto 12B DI OFFSET
- x86 HANNO HUGE PAGES; SI PUÒ FAR COESISTERE
ANCHE PAG. DA 1GB

- INDIRIZZI : SU X86-64

LOGICI: 64 b, USATI SU 68 bit \rightarrow 256 TB

FISICI: 384 \rightarrow 512 GB DI MEM