

SET ASSOCIATIVE MAPPING

⇒ FLESSIBILE: L. CTRL PUÒ SCEGLIERE
TRA K LINEE LA POSIZIONE IN L. DEL BLOCCO
⇒ VELOCITÀ, ECONOMIA: SOLO K CONFRONTI
PER ACCESSO; ⇒ METODO MEGLIO DI ASS. MAP.

⇒ TUTTE LE L. SONO SET-ASS. MAP.
 $K \in [2, 16]$

ESEMPIO 1

CACHE: LINEE DA 16B
256 LINEE
8 VIE

MEMORIA: 32 bit

32 SET DA 8 LINEE

32 bit

TAG	#INSIEME	OFFSET
23	5	4

DM. DATO: $256 \times 16B = 4096B$

DM. TAG: $256 \times 23B = 5888B$
 $= 736B$

DM TOT. = $4096B + 736B = 4832B$

ESEMPIO 2

MEMORIA: 64 kB

↳ A.BUS: 16 bit

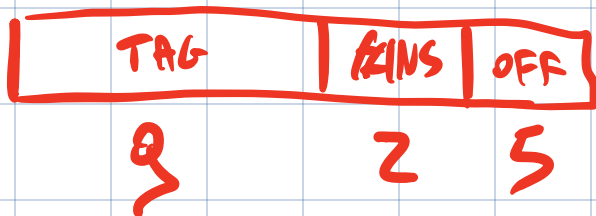
CACHE: 16 LINEE

LINEE DA 32 B

S.A.M A 4 VIE

⇒ 4 SET DA 4 LINEE

16 bit



ACCESSI:

352₁₀: 10 | 11 | 00000; T: 2; I: 3
T I OFF

590₁₀: 100 | 10 | 01110; T: 4; I: 2
T I OFF

AGGIORNAMENTO DI C.

• IN LETTURA:

[- C CTRL COPIA IL BLOCCO IN C]

- CPU LEGGE DA C.

- IN SCRITTURA

[- C. CTRL COPIA IL BLOCCO IN C.]

- CPU SCRIVE IN C.

⇒ C. E MEM. HANNO UN DATO \neq

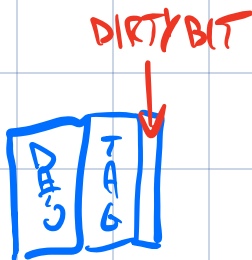
⇒ INCOERENZA

- DUE TECNICHE

1. WRITE BACK

- PRIMA DI RIMPIAZZARE IL BLOCCO IN UNA LINEA, AGGIORNA LA C. SE IL BLOCCO È STATO MODIFICATO

⇒ 3 DIRTY BIT : MESSO A 1 SE IL BLOCCO IN UNA LINEA È STATO MODIFICATO



⇒ INTUITIVA

⇒ UNA MISS PUÒ RICHIEDERE 2 ACCESSI IN M.

2. WRITE THROUGH

- QUANDO LA CPU SCRIVE, LO FA SIA SU C. CHE SULLA MEM.

⇒ C. NON USATA IN SCRITTURA

⇒ STUPIDO? NO

⇒ LETTURE PIÙ DI SCRITTURE

⇒ QUANDO C. CTRL RIMPIAZZA IL BLOCCO IN UNA LINEA NON DEVE NIENTE DI AGGIUNTIVO

ENTRAMBE TECNICHE USATE