Página Principal / Mis cursos / GRADUADO-A EN INGENIERÍA INFORMÁTICA (2010) (296)

/ FUNDAM. FÍSICOS Y TE (2021)-296\_11\_13\_2021\_E / SEMANA 13 (14 - 20 dic)

/ Cuestionario sobre los contenidos de la semana 12

Comenzado el jueves, 7 de enero de 2021, 19:04

Estado Finalizado

Finalizado en jueves, 7 de enero de 2021, 19:28

Tiempo 23 minutos 56 segundos

empleado

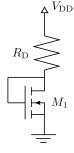
**Calificación 7,00** de 10,00 (**70**%)

Pregunta 1

Correcta

Puntúa 1,00 sobre 1,00

Supongamos que nos dicen que en el siguiente circuito el transistor que aparece está permitiendo el paso de la corriente.



¿Podríamos saber en que región estaría conduciendo?

- $^{\circ}$  No, no lo podríamos saber seguro si no nos dan los valores de  $V_{
  m DD}$  y  $R_{
  m D}$
- Sí, estaría forzosamente en la región lineal
- Sí, estaría forzosamente en la región de saturación

La respuesta correcta es:

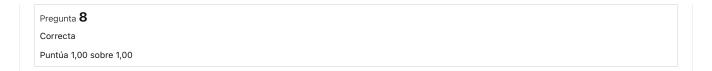
Sí, estaría forzosamente en la región de saturación

Pregunta 2 Correcta
Puntúa 1,00 sobre 1,00
Supongamos el siguiente circuito donde el diodo se va a modelar usando el primer modelo simplificado. $V \stackrel{R_1}{\longleftarrow} D_1 \stackrel{R_2}{\longleftarrow} R_2$
Entonces podemos afirmar que siempre que la corriente circule de arriba a abajo por la resistencia $R_2$ el diodo $D_1$ estará en corte.
Seleccione una:  ■ Verdadero   Falso
La respuesta correcta es 'Verdadero'
Pregunta <b>3</b> Incorrecta Puntúa 0,00 sobre 1,00
, and appropriate the second s
¿Cuál o cuáles de las siguientes condiciones son <b>suficientes</b> para que un MOSFET de canal N esté en corte?  ( <i>Cada respuesta errónea resta un 30 % del valor de la pregunta</i> )  Que la tensión en la fuente sea mayor que en la puerta  Que la tensión en la puerta sea la misma que en la fuente  Que la tensión en la puerta sea mayor que la de drenador
Que la tensión en el drenador sea mayor que en la fuente
Las respuestas correctas son: Que la tensión en la puerta sea la misma que en la fuente, Que la tensión en la fuente sea mayor que en la puerta

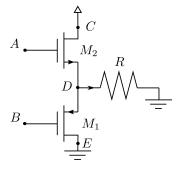
	00						
in un transisto comportamien		FET de tipo N que	e esté funciona	ndo en I	a región de satı	uración, se darán	los siguientes
El valor de la	corrier	nte I <sub>D</sub> que circula	por el transisto	or es p	orácticamente i	ndependiente	✓ de cuál sea el valor de
$V_{DS}.$							
El valor de la	corrier	nte I <sub>D</sub> que circula	por el transisto	or dep	ende apreciabl	emente	✓ de cuál sea el valor
de $V_{\rm GS}$ .							
a respuesta c in un transisto comportamien	r MOSF		e esté funciona	ndo en l	a región de satı	uración, se darán	los siguientes
						nente] de cuál se	cuál sea el valor de $V_{ m DS}$ . a el valor de $V_{ m GS}$ .
El valor de le							
gunta <b>5</b> rrecta							
gunta <b>5</b>							
gunta <b>5</b> rrecta ntúa 1,00 sobre 1,	00	ET de canal N (N	-MOSEET) circ	ula corri	ente eléctrica (	ésta es dehida al	movimiento de
gunta <b>5</b> recta Itúa 1,00 sobre 1,	00	ET de canal N (N que circulan de	-MOSFET) circ	ula corri ✔ a	ente eléctrica, e drenador	ésta es debida al ✓ . De manera	
gunta <b>5</b> recta Itúa 1,00 sobre 1, Cuando por un	00	que circulan de					movimiento de que el sentido de I <sub>D</sub> es de
gunta <b>5</b> recta túa 1,00 sobre 1, guando por un electrones drenador	MOSFI	que circulan de fuente	fuente	<b>✓</b> a	drenador	✓ . De manera	que el sentido de /D es de
gunta <b>5</b> rrecta ntúa 1,00 sobre 1, Cuando por un electrones drenador	MOSFI	que circulan de fuente	fuente	<b>✓</b> a	drenador	✓ . De manera	que el sentido de /D es de
gunta <b>5</b> rrecta ntúa 1,00 sobre 1, Cuando por un electrones drenador Cuando por un	MOSFI	que circulan de fuente  ET de canal P (Pque circulan de	fuente  . MOSFET) circu	✓ a	drenador ente eléctrica, é	✓ . De manera	que el sentido de / <sub>D</sub> es de novimiento de
gunta <b>5</b> rrecta ntúa 1,00 sobre 1, Cuando por un electrones drenador Cuando por un	MOSFI	que circulan de fuente ET de canal P (Pque circulan de	fuente  . MOSFET) circu	✓ a	drenador ente eléctrica, é	✓ . De manera	que el sentido de $I_{\rm D}$ es de novimiento de
gunta <b>5</b> rrecta ntúa 1,00 sobre 1, Cuando por un electrones drenador Cuando por un	MOSFI  MOSFI  MOSFI  A  A  A  A	que circulan de fuente ET de canal P (Pque circulan de drenador	fuente  . MOSFET) circu	✓ a	drenador ente eléctrica, é	✓ . De manera	que el sentido de / <sub>D</sub> es de novimiento de

Pregunta <b>6</b> Incorrecta Puntúa 0,00 sobre 1,00
Supongamos el siguiente circuito donde el diodo se va a modelar usando el primer modelo simplificado con $V_{\gamma}=0.7$ V. $\begin{array}{c} R_1 \\ V \\ \end{array}$ Entonces podemos afirmar que siempre que el diodo $D_1$ esté en corte, la corriente circulará de arriba a abajo por la resistencia $R_2$ .
Seleccione una:  ■ Verdadero ★  □ Falso
La respuesta correcta es 'Falso'
Pregunta <b>7</b> Incorrecta Puntúa 0,00 sobre 1,00
En la resolución de un cierto circuito con dos diodos (que llamaremos $D_1$ y $D_2$ ), empezamos formulando la hipótesis de que los dos están en corte ( $D_1$ y $D_2$ OFF). Si al comprobar dicha hipótesis obtenemos algo absurdo para el diodo $D_1$ , ¿qué implicación o implicaciones de las siguientes son ciertas acerca del estado real de los diodos en el circuito? (Cada respuesta errónea resta el 30 % del valor de la pregunta)
$lacktriangle$ Podemos afirmar que en el escenario correcto tanto el diodo $D_1$ como el $D_2$ estarán ON
■ Podemos afirmar que en el escenario correcto el diodo D₁ estará ON
<ul> <li>Ninguna de las otras respuestas es correcta</li> </ul>
Podemos afirmar que en el escenario correcto ambos diodos no podrán estar simultáneamente en ON
La respuesta correcta es: Ninguna de las otras respuestas es correcta

4 de 6



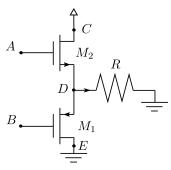
Considere el siguiente circuito en el cual se han usado transistores MOSFET.



, y el  $M_2$  es un . En cuanto a los distintos puntos En él, el transistor  $M_1$  es un P-MOSFET N-MOSFET marcados en el circuito: • El punto A es la puerta del transistor  $M_2$ . del transistor  $M_1$ . • El punto B en la puerta • El punto C es el drenador del transistor  $M_2$ . • El punto D es la fuente del transistor M2 y la fuente del transistor  $M_1$ . • El punto E es el drenador del transistor  $M_1$ .

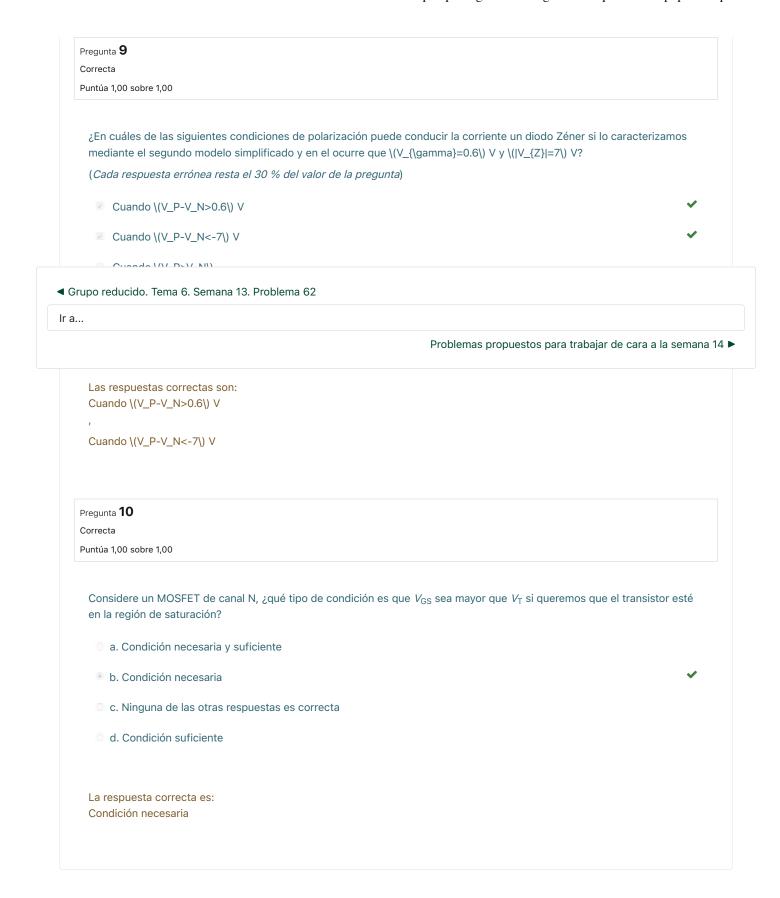
## La respuesta correcta es:

Considere el siguiente circuito en el cual se han usado transistores MOSFET.



En él, el transistor  $M_1$  es un [P-MOSFET], y el  $M_2$  es un [N-MOSFET]. En cuanto a los distintos puntos marcados en el circuito:

- El punto A es [la puerta] del transistor  $M_2$ .
- El punto B en [la puerta] del transistor M<sub>1</sub>.
- El punto C es [el drenador] del transistor  $M_2$ .
- El punto D es [la fuente] del transistor  $M_2$  y [la fuente] del transistor  $M_1$ .
- El punto E es [el drenador] del transistor  $M_1$ .



6 de 6