

testresueltos2021.pdf



PruebaAlien



Ingeniería de Servidores



3º Grado en Ingeniería Informática



Escuela Técnica Superior de Ingenierías Informática y de Telecomunicación Universidad de Granada



Tus apuntes sin publi y al mejor precio









Recogelos en tu copistería más cercana

- contesta):
- 1) Un módulo de DRAM con chips en ambas caras no tiene por qué ser de doble rango (dual ranked). V
- 2) Tanto las SRAM como las DRAM son volátiles pero solo las DRAM necesitan refresco. V
- 3) Las primeras instrucciones que ejecuta un procesador en el arranque proceden de las primeras direcciones de la DRAM. F (La DRAM es volatil)
- 4) Los protocolos de comunicación serie pueden ser half-duplex. V
- 5) Con "almacenamiento permanente" queremos indicar que el dispositivo es de solo lectura y que el dato se va a quedar escrito en el dispositivo de forma permanente. F
- 6) Con un conector SATA de la placa base puedo conectar 4 discos mini SAS. F (no existen mini SAS)
- 7) Jugando con las distintas configuraciones de un RAID se puede conseguir más fiabilidad o más disponibilidad pero no mayores prestaciones. F (El RAIDO permite aumentar el ancho de banda y por tanto las prestaciones)
- 8) sar es un monitor software por eventos. F (Es un monitor software por muestreo)
- 9) La precisión de un sensor está relacionada con la dispersión de las medidas que realiza. V
- 10) Con "carga del sistema", el S.O. Linux se refiere al número de procesos en modo running, runnable o 1/0 blocked. V
- 11) La hipótesis inicial de un test tes que los rendimientos de ambas alternativas a analizar son estadísticamente diferentes. F
- **12)** Cuando nos referimos al índice de prestaciones que se calcula según el benchmark SPEC CPU2017, el SPEC pico (peak) nunca puede ser menor que el SPEC base. **V**
- **13)** En los benchmarks TPC-C y TPC-H, el índice de prestaciones se calcula a partir de la media geométrica de las ganancias en velocidad con respecto a una máquina de referencia. **F**
- 14)Actuando sobre el elemento con mayor razón de visita nos garantizamos mejorar la productividad máxima de un servidor. F (Debemos actuar sobre el cuello de botella, que es el de mayor demanda de servidio)
- 15) La razón media de visita de un dispositivo no tiene por qué ser un número entero. V
- 16) En un servidor, si la demanda de servicio de un dispositivo es menor que la de otro, su utilización nunca podrá ser mayor que la de ese otro dispositivo. V
- 17) En un servidor modelado mediante una red de colas se cumple que Bi=(Ni-Qi)xT. V (Ni=Qi+Ui=Qi+Bi/T)





- 18) Si el número total de usuarios en un servidor modelado mediante una red de colas cerrada interactiva es superior a NT*, entonces el servidor está saturado. F (Aunque NT pueda ser grande, es un valor finito y constante por lo que en una red cerrada nunca se desbordaran las colas)
- 19) La memoria técnica que presenta cada licitador no podrá hacer referencia a una fabricación o una procedencia determinada con la finalidad de favorecer o descartar ciertas empresas o ciertos productos. Si no es posible, se acompañará la mención «o equivalente». F (Esa norma se aplica al pliego de prescripciones técnicas pero no a la propuesta que haga cada licitador)
- 20) El pliego de condiciones se divide en "pliego de cláusulas administrativas particulares" y "pliego de prescripciones técnicas". V
- 1) Las principales medidas de prestaciones de un servidor se basan en tiempos de respuesta (o latencias) y en productividades (o anchos de banda). V
- 2) Todos los sistemas escalables son extensibles pero no a la inversa. V
- 3) Xeon es una familia de microprocesadores de IBM especialmente dirigida a los servidores. F
- 4) La familia "AMD Opteron X Series" usa microprocesadores de ARM. F
- 5) La celda básica de una SRAM es mayor que la de una DRAM. V
- 6) El voltaje que usa un módulo DDR4 es menor que el de un módulo DDR3. V
- 7) Las latencias de las unidades de cinta suelen ser muy bajas ya que hay que rebobinar la cinta hasta que el cabezal se encuentre en la posición deseada. F
- 8) AHCI es una interfaz para facilitar la conexión de SSD a través de PCie. F
- 9) SAS es full-duplex. V
- 10) En el panel trasero de la placa base de un servidor es habitual encontrar varios conectores para Ethernet. V
- 11) A través del "System Panel" se puede conectar el altavoz del chasis a la placa base. V
- 12) La pila que hay en la placa base sirve, entre otras cosas, para tener el reloj en tiempo real de dicha placa actualizado. V
- 13) Existen servidores con fuentes de alimentación reemplazables en caliente (hot swappable). V
- 14) El puente sur del chipset se encarga de la comunicación con la DRAM. F
- 15) En saturación, el cuello de botella está al máximo de su productividad. V
- **16)** Si $\Sigma_{l=1}^k U_l > 1$ el servidor está saturado. **F**
- 17) R0=RI+R2+ ... +Rk. F
- **18)** La demanda media de servicio de un dispositivo en el seno de un servidor nunca puede ser menor que su tiempo medio de servicio. **F**
- 19) Si ejecutamos la línea "sar -d" en un servidor con sar instalado, iremos obteniendo información sobre las transferencias de cada disco del servidor de forma interactiva. F



- **20)** C_0 es un valor medio calculado durante el periodo de monitorización T. **F**
- a) Las unidades SSD tienen mayor latencia que los discos duros debido a que no tienen que esperar a que el cabezal se posicione sobre la pista a leer/escribir. F (en todo caso, tendrá menor latencia)
- b) Bajo ningún concepto se puede hacer referencia a una fabricación o una procedencia determinada cuando se especifican los componentes a instalar o suministrar en un pliego de prescripciones técnicas. F (En la normativa indica que no harán referencia a una fabricación o una procedencia determinada con la finalidad de favorecer o descartar ciertas empresas o ciertos productos. Si no es posible, se acompañara la mencio (o equivalente), pero no lo prohibe)
- c) Las pistas en una placa base están normalmente hechas de cobre rodeadas de láminas de un substrato no conductor. V
- d) El número medio de trabajos en un servidor es la suma de los números medios de trabajos en cada uno de sus componentes. V (N0=N1+N2+...+Nk)
- e) Las unidades SSD son capaces de alcanzar anchos de banda superiores a los que el protocolo SATA-3 puede proporcionar. V
- f) Los códigos CPV deben figurar obligatoriamente en todos los pliegos de prescripciones técnicas. F (Deben figurar obligatoriamente en todos los pliegos de clausulas administrativas particulares, pero no en el pliego de prescripciones tecnicas)
- g) En los paneles traseros de las placas de servidores los conectores de red son de bajas prestaciones. F (Es algo evidente que la red forma una parte fundamental de un servidor por lo que en los paneles traseros suele haber varios conectores de red y de altas prestaciones.)
- h) En un test ANOVA, si Fexp es menor que el grado de significatividad rechazamos la hipótesis nula y concluiremos que el factor a considerar sí que influye en la variable respuesta. F (Fexp no es lo mismo que el valor-p)
- i) Con "sar -u" iremos obteniendo la información de la utilización del procesador desde el momento actual en adelante. F (Se va obteniendo información de la utilización del procesador que haya sido recopilada desde las 0:00 del dia actual hasta el momento en el que se ejecuta la orden)
- j) El puente sur del chipset se encarga de la comunicación con la RAM. F (El puente sur del chipset solo se encarga de los periféricos con bajas exigencias de velocidad)
- k) La productividad de un servidor nunca podrá ser superior a 1/D. F
- I) Intel Xeon es la familia de microprocesadores de Intel especializada en servidores. V
- m) Los procesadores AMD Opteron Serie A están basados en microprocesadores de ARM. V
- n) $\lambda i = Q_i / w_i$ V (Es el resultado de aplicar la ley de Little a la cola de una estación de servicio)



- o) Si $\sum_{i=1}^{K} U_i > 1$ el servidor está saturado. F (El servidor se satura cuando lo haga el cuello de botella, es decir cuando alguna de las utilizaciones de los componentes del servidor sea igual a 1 y no cuando la suma de todas las utilizaciones sea mayor que 1)
- 1) Todos los protocolos de comunicación serie son full-duplex. F (Es cierto que usar la comunicación serie facilita que el protocolo que se implemente sea full-duplex, ya que solo hay que añadir una línea más para conseguir la comunicación bidireccional simultanea, pero un protocolo de comunicación serie no tiene porque ser full-duplex.)
- 2) La sección de garantías de un pliego de prescripciones se refiere esencialmente a la garantía en la realización del pago del contrato. F (La garantía de realización de los pagos debe aparecer en el pliego de clausulas administrativas particulares. Lo que si puede aparecer en el pliego de prescripciones técnicas es la garantía de los componentes ante un defecto de los mismos.)
- 3) Un mismo servidor, según su tipo de carga puede tener distintos cuellos de botella. V (carga: conjunto de tareas que ha de realizar un sistema)
- 4) $R_0 = V_1 * R_1 * V_2 * R_2$. F $(R_0 = V_1 * R_1 + V_2 * R_2)$
- 5) La versión serie de SCSI se llama M2, también conocida como NGFF. F (se llama SAS)
- 6) Si reemplazamos un dispositivo por otro el doble de rápido, su razón de visita será menor. F (será menor el tiempo medio de servicio)
- 7) Si aplicamos la ley de Little a cada cola de una estación de servicio obtenemos que $V_i = X_i * S_i$.
- 8) Una maquina con un SPEC menor de 1 significa que es más rápida que la maquina de referencia. F (El índice SPEC es una media geométrica de ganancias en velocidad con respecto a una máquina de referencia. Si una ganancia concreta es menor que 1 es que la máquina es más lenta que la maquina de referencia para ese caso.)
- 9) Uno de los inconvenientes de utilizar la media aritmética de los tiempos de ejecución de los benchmark es que su valor dependerá de la máquina de referencia que se escoja. F (Para obtener la media aritmética de los tiempos de ejecución no necesitamos para nada una maquina de referencia)
- 10) La expresión $W_i = N_i * S_i$ es una ley de análisis operacional. F (Es una hipótesis adicional que hacemos para resolver una red de colas abiertas, pero no es una ley de análisis operacional)
- 11) En el servidor modelado mediante una red abierta la tasa media de llegada no puede superar $\frac{1}{D_b}$. F (lo que no puede superar $\frac{1}{D_b}$ es la productividad media del servidor. La tasa de llegada no la podemos controlar)
- 12) Si NT >> NT* el servidor está saturado (para colas cerradas). F (Una red de colas cerrada, mientras tenga un tamaño suficientemente grande de las colas de cada dispositivo, nunca se satura, ya que el numero total de clientes en la red de colas cerradas (NT), por muy grande que sea, es un valor fijo)
- 13) En un test t, el valor-p obtenido depende del nivel de confianza seleccionado. F (El nivel de confianza seleccionado determina el grado de significatividad y por tanto el umbral con respecto al cual comparar el valor-p, pero el valor-p no depende del nivel de confianza)





Tus apuntes sin publi y al mejor precio









Recogelos en tu

copistería más cercana

- 14) En un test t, a mayor nivel de confianza es más fácil rechazar la hipótesis de que ambas alternativas son iguales. F (Al reves, A mayor nivel de confianza, menor grado de significatividad (alfa))
- 15) Al bajar el grado de significatividad, es más difícil conseguir que el valor-p < alfa. V
- **16)** El pliego de prescripciones técnicas debe contener, con carácter general, la información sobre el plazo de ejecución o duración del contrato. **F**
- 17) En Linux, la información a la que se accede a través de /proc está almacenada realmente en la RAM. V
- **18)** Si un servidor siempre responde a nuestras peticiones podemos decir que es un servidor de alta fiabilidad. **F**
- 19) N0=N1+N2+N3...+Nn. V
- 20) La expresión Qi=λi*Wi es valida, aunque el servidor esté saturado. V
- 1) Una fuente de alimentación convierte corriente continua en corriente alterna para usarla en la placa base. F
- 2) Z=Nz*RO. F (Nz=XO*Z)
- 3) La carga del sistema es el conjunto de tareas que ha de realizar. V
- 3) La carga de un sistema se puede definir como el conjunto de tareas que ha de realizar. V
- 4) La expresión Ni=Xi*Ri solo es valida si el servidor está saturado. V
- 5) El tiempo medio de respuesta de un servidor es la suma de los tiempos medios de respuesta de todos sus componentes. F
- 6) Si=Ci/Bi. F (Si=Bi/Ci)
- 7) Es la media aritmética y no el índice SPEC el que nos ayuda a saber qué computadora ejecuta el conjunto total de programas de un benchmark en menos tiempo. V
- 8) SAR al igual que TOP es un monitor software por eventos. V
- 9) Las pistas de una placa base están hechas de una resina no conductora y no inflamable. F
- 10) Frotándose las manos se elimina la electricidad estática. F
- 11) La memoria caché L3 se comparte por todos los cores de un microprocesador. V
- 12) Conforme aumenta la generación de memorias DDR aumenta el ancho de banda y disminuye el voltaje. V
- 13) La transmisión DDR4 -> CPU es full-duplex. F
- 14) Los VGA de un servidor son de altas prestaciones. F
- 15) El puente sur se encarga del PCIe x16. F
- 16) El conjunto de instrucciones POST se encuentra en la RAM. F
- 1) La interfaz Serial ATA es compatible con SAS. Dicho de otra manera, si tengo una placa con conectores Serial ATA voy a poder pinchar en ella unidades SAS. F





2) La placa base de la figura que hay al final del examen admite un único microprocesador y 4 modulos de memoria DRAM. V



Figura para la pregunta 1

- 3) La placa base de la figura que hay al final del examen tiene 4 ranuras PCIe y 6 conectores SATA.
- 4) Los paneles traseros de placas de servidores suelen tener conectores de audio y video de altas prestaciones. F (Solo VGA basico)
- **5)** Un microprocesador puede acceder simultáneamente a 2 modulos de memoria DRAM solo si están en canales diferentes. **V**
- 6) Tanto PCI como PCIe definen un protocolo de comunicación serie punto a punto. F (PCI es paralelo)
- 7) La expresión N0=X0*R0 solo es valida si el servidor no está saturado. V
- 8) La expresión Ui=Xi*Si solo es valida si el servidor no está saturado. F
- 9) El resultado de un benchmark siempre se expresa como el tiempo necesario para ejecutar una cantidad pre-establecida de tareas. F
- **10)** El contratante es el proponente que resulta adjuficatario de una licitación y quien finalmente se encargara de llevar a cabo los trabajos contratados. **F (Es el contratista)**
- 11) Es el propio microprocesador de muchas placas base actuales el que realiza la función de puente norte en el chipset. V (Es el contratista)



- 1) Si el servidor A es un 50% más rápido que el servidor B en ejecutar un determinado programa de benchmark, entonces podemos decir igualmente que el servidor B es un 50% más lento que el servidor A en ejecutar dicho programa de benchmark. F (El servidor B sería un 33% más lento que el servidor A y no un 50%)
- 2) Las memorias con ECC se usan para aumentar la disponibilidad de un servidor F (se usan para aumentar la fiabilidad del servidor. La fiabilidad no es lo mismo que la disponibilidad.)
- 3) La frecuencia de reloj de las CPU sigue todavía incrementándose de forma exponencial con los años F
- 4) Las DRAM, a diferencia de las SRAM, necesitan refresco. V
- 6) El módulo regulador de voltaje, entre otras cosas, convierte la corriente alterna en corriente continua. F (Adapta la tensión continua de la fuente de alimentación a tensiones continuas menores que necesitan los diferentes elementos del ordenador)
- 7) Las unidades de estado sólido son capaces de alcanzar anchos de banda superiores a los que el protocolo SATA-3 puede proporcionar. V (Fue una de las razones por las que surgió el protocolo NVMe usando PCIe.)
- 8) Time skew es un protocolo de comunicación paralelo. F (no es un protocolo de comunicación. Es un fenómeno que surge cuando intentamos aumentar la frecuencia de reloj en protocolos paralelos)
- 10) Es muy importante en las placas de servidores que los conectores de audio y video del panel trasero sean de altas prestaciones. F (no es necesario, al reves solo tienen video y de baja calidad)
- 11) "sar" es un monitor de actividad software por muestreo. V
- 12) Si el servidor A es el doble de rápido que el servidor B para todos los programas de un benchmark cuyo rendimiento se calcula según el criterio SPEC, entonces ese índice SPEC del servidor A será mayor que el del servidor B, independientemente de la maquina de referencia elegida. V
- 13) El conjunto de instrucciones que ejecutan el auto-test de arranque (Power On self-test) se encuentran almacenadas en las primeras direcciones de la DRAM. F (Estara en algún sitio de la ROM/Flash BIOS en la placa base)
- 15) Una red de colas abiertas se puede considerar un caso particular de red de colas cerrada si hacemos que Z = 0s. F (Seria una red cerrada de tipo batch (pero seguiría siendo cerrada no abierta), ya que no existe Z en una red de colas abiertas)
- 16) Si aplicamos la ley de Little a los usuarios en reflexión de una red de colas cerrada Interactiva, podemos relacionar el numero medio de usuarios en reflexión con la productividad media del servidor y el tiempo medio de reflexión de dichos usuarios. V (Nz = X0*Z, es decir la productividad media del servidor = numero medio de trabajos (clientes))
- 17) Si un servidor web ha recibido una media de 10 visitas por segundo, entonces la razón media de visita del servidor es 10 tr/s. F (No existe la "razón media de visita de un servidor")



- 18) Si añadimos una segunda CPU a nuestro servidor, idéntica a la ya existente, es razonable suponer que la razón media de visita de la primera CPU se va a dividir por dos. V (Es razonable suponer que el sistema operativo equilibra la carga entre las CPUs que tiene)
- 19) Wi=NixSi es una ley válida para servidores modelados mediante una red de colas abierta en equilibrio de flujo. F (esa expresión no es una ley operacional, es una expresión que deriva de una hipótesis adicional sobre la forma en la que llegan los trabajos y las distribuciones de probabilidad de algunas variables operacionales)

Solo para el 20 y 21

Se ha monitorizado durante 1000s un servidor de base de datos no saturado con el fin de obtener un modelo del mismo basado en redes de colas. En dicho modelo solo aparecen 2 componentes: CPU y disco duro. Como resultado de dicha monitorización, se han obtenido las siguientes medidas:

- El servidor ha completado un total de 10000 consultas → CO
- El tiempo medio de respuesta de la CPU es 0.25s → R_CPU
- La utilización media del disco duro es el 38% → U DD
- En total, el disco duro ha atendido durante ese intervalo de tiempo 38000 peticiones de lectura/escritura. → C_DD
- El tiempo medio de espera en la cola del disco duro es de 0.75s. → W_DD

Entonces, el enunciado nos da:

T= 1000s

NO SATURADO → ENTONCES ESTA EN QUILIBRIO DE FLUJO

C0 = 10000 trabajos

 $R_{CPII} = 0.25s$

 $U_{DD} = 0.38$

 $C_{DD} = 38000 trabajos$

 $W_{DD} = 0.75s$

A partir de esta información, indique si las siguientes afirmaciones son verdaderas o falsas:

Para calcular la razón de visita del disco duro $\frac{V_{DD}}{C0} = \frac{\frac{C_{DD}}{C0}}{\frac{10000}{C0}} = 3.8$

20) La razón de visita del disco duro es 4, ya que debe ser un numero entero y 4 es el numero entero más cercano a 3.8. F (ya que la razón media de visita no tiene por que ser un número entero (es un valor medio))

Para calcular el tiempo medio de respuesta del disco duro $R_{DD} = W_{DD} + S_{DD}$, pero no tenemos el valor S_{DD} , entonces habrá que calcularlo $S_{DD} = \frac{B_{DD}}{C_{DD}}$, como $U_{DD} = \frac{B_{DD}}{T}$, entonces,

$$B_{DD} = U_{DD} * T = 0.38 * 1000 = 380s$$
, $S_{DD} = \frac{B_{DD}}{c_{DD}} = \frac{380}{38000} = 0.01s$, entonces $R_{DD} = W_{DD} + S_{DD} = 0.75 + 0.01 = 0.76s$

21) El tiempo medio de respuesta del disco duro es 0.76s V





Tus apuntes sin publi y al mejor precio









copistería más

cercana

Solo para el 22 y 23

Después de instrumentar un programa con la herramienta gprof, se ha obtenido el perfil plano (flat profile) que aparece en la siguiente tabla (note que hay algunas columnas que faltan y que el orden de las filas ha podido ser alterado).

self seconds	calls	self ms/call	total ms/call	name	
X1	8	10	X2	escala	
0,4	Х3	10	40	ordena	
X4	20	30	Х5	inicia	

A partir de esta información, indique si las siguientes afirmaciones son verdaderas o falsas

22) x2 >= 10ms V ("total ms/call" siempre son >= que "self ms/call", ya que en su computo incluye el propio de la propia subrutina)

23) x3 = 40 V (self seconds = calls * (self s/call), entonces calls = (self seconds)/(self s/call) = $\frac{0.4}{\frac{10}{1000}} = \frac{0.4}{0.01} = 40$)

Solo para el 24 y 25

En Google están intentando mejorar la técnica de distribución de carga de sus servidores de Youtube. Para ello, han realizado 100 medidas de la productividad media de los servidores durante un numero determinado, pero fijo, de horas para las 2 configuraciones principales de distribución de carga: conf1 y conf2. Como los experimentos se han realizado en presencia de aleatoriedad, han realizado un test-t cuyos resultados son:

Paired Samples T-Test

Tallou Gallipio I 1001									_
Measure 1		Measure 2	t df p di		Mean difference		90% CI for Mean Difference		
Conf1	-	Conf2	0.113	99	0.91	0.88	Lower -19.5	Upper 21.3	

A partir de esta información, indique si las siguientes afirmaciones son verdaderas o falsas:

24) Para un 80% de nivel de confianza podemos afirmar que hay diferencias significativas y que la mejor configuración, según el criterio de la medida aritmética es conf1. F (Para un 80% de nivel de confianza, alfa = 0.2 (20%). Como el valor-p = 0.91 > alfa, no podemos rechazar la H0 de que los rendimientos pueden ser iguales, con lo cual no podemos decir que hay diferencias significativas.)

25) Para un 99% de nivel de confianza no hay diferencias significativas entre las productividades medias obtenidas por ambas configuraciones. V (Para un 99% de nivel de confianza, alfa = 0.01 (1%). Como el valor-p = 0.91 > alfa, no podemos rechazar la H0 de que los rendimientos pueden ser iguales, con lo cual no hay diferencias significativas entre las productividades medias obtenidas)





Solo para el 26 y 27

Los parámetros del modelo de un servidor de comercio electrónico (red abierta) son los siguientes:

	S_CPU y S_SSD	V_CPU y V_SSD
Dispositivo	tiempo medio de	razón media de
	servicio (ms)	visita
CPU (1)	1	9
SSD (2)	0,5	10

Teniendo en cuenta que el servidor recibe una media de 0.15 peticiones por milisegundo, indique si las siguientes afirmaciones son verdaderas o falsas:

Para calcular la demanda de servicio media de la SSD seria $D_{SSD} = \frac{B_{SSD}}{C0} = V_{SSD} * S_{SSD} = 10 * 0.5 = 5 ms$

26) La demanda de servicio media de la unidad de estado sólido es 5 tr/ms F (La demanda de servicio media es un tiempo (ms), por lo que no se puede medir en tr/ms)

 $lambda_0 = X_0 = productividad media = peticiones de media = 0.15 tr/ms$

27) La utilización media de la unidad de estado sólido es 0.75 (75%) F (Para poder usar la expresión $U_{SSD} = lambda_0 * D_{SSD}$ hace falta demostrar primero que estamos en equilibrio de flujo. Es fácil ver que el cuello de botella es la CPU y que $X0max = \frac{1}{D_{CPU}} = \frac{1}{9*1} = 0.11 \ tr/ms$, por tanto $lambda_0 > X0max$ y no se cumple el equilibrio de flujo. En este caso, U_{SSD} será la máxima que puede alcanzar la unidad en el seno de este servidor: $U_{SSDmax} = X0max * D_{SSD} = 0.11 * 5 = 0.56$)

28) Un determinado proceso monohebra se ejecuta en un servidor durante un tiempo To. Se sabe que se hace uso del disco duro durante una fracción f (con f > 0) de To y que resto del tiempo transcurre accediendo a la CPU. Si reemplazamos ahora esa CPU por otra el doble de rápida, el nuevo tiempo de ejecución de la hebra pasa a ser Tm (con Tm<To). Indique si, en este caso, la siguiente afirmación es verdadera o falsa:

"Una vez realizada la mejora, la fracción de Tm en la que se usa el disco duro es menor o igual que f". F (El tiempo que tarda el programa en usar el disco duro es el mismo en ambos casos pero como To > Tm, la fracción que supone ese mismo tiempo sobre Tm será menor que la que supinía sobre To.)

Matematicamente:

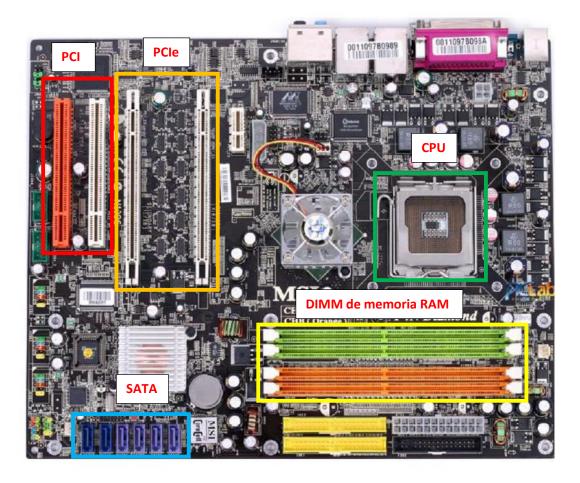
To = Tdd + Tcpu

Tm = Tdd + Tcpu/2

Si llamamos f a la fracción de To durante la que se usa el disco duro antes de la mejora: f=Tdd/To → Tdd = f*To

Si llamamos f' a la fracción de Tm durante la que se usa el disco duro tras la mejora: f'=Tdd/Tm = f*To/Tm > f ya que To > Tm





- 29) La placa base de la figura tiene 2 ranuras PCI, 3 PCIe y 6 conectores SATA. V
- 30) La placa base de la figura solo admite una CPU y 4 DIMM de memoria RAM dinámica. V
- **31)** La transmisión de información entre un módulo de memoria de tipo DDR4 y la CPU es fullduplex. **F**
- **32)** PCle permite la conexión serie punto a punto, una comunicación de tipo full-duplex y la conexión de dispositivos en caliente. **V**
- 33) Una determinada hebra de código se ejecuta en un servidor durante 100s. De esos 100s, el 30% transcurre accediendo al disco duro y el resto transcurre ejecutando instrucciones en la CPU. Si reemplazamos ahora esa CPU por otra el doble de rápida, la hebra se ejecuta en Tm segundos. Indique si es verdadera o falsa la siguiente afirmación: "Tras la mejora, el tiempo que pasa la hebra accediendo al disco duro supone un 60% de Tm". F (el tiempo que pasa la hebra accediendo al disco duro son 30s en ambos casos. Tras la mejora, es fácil calcular que Tm = 35s +30s = 65s)

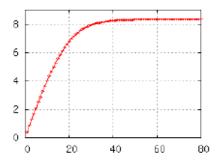
65s ----- 100%

30s ----- $X\% \rightarrow X = (30*100)/65 = 46.15\%$ del disco < 60%

34) El uso de Cloud Computing y de la virtualización facilita el diseño de servidores escalables. V



- **35)** Si la ganancia en velocidad (speedup o aceleración) entre dos servidores para un determinado programa es mayor que 0, es razonable concluir que uno de los servidores es más rápido que el otro para ese programa. **F (El speedup es un cociente entre velocidades o entre tiempos de** ejecución por lo que el hecho de conocer que sea > 0 no nos aporta absolutamente ninguna información sobre qué servidor es más rápido o si realmente pueden ser igual de rápidos. Por ejemplo, un speedup = 1 es un valor > 0 que indica que ambos servidores son igual de rápidos ejecutando ese programa.)
- 36) Con un benchmark especializado en DRAM puedo diagnosticar el correcto funcionamiento de un módulo de DRAM. F (La finalidad de un benchmark es comparar alguna característica del rendimiento (en este caso, de la DRAM). No se trata de un test de diagnóstico para verificar el correcto funcionamiento de un componente.)
- 37) En una red de colas cerrada interactiva se cumple que: NT = X0max × (R0min + Z) F (La expresión de la derecha sirve para calcular el punto teórico de saturación (NT*) y no el número total de usuarios (=trabajos) en la red completa (NT))
- **38)** El pliego de condiciones se divide en "pliego de cláusulas administrativas particulares" y "pliego de prescripciones técnicas". **V**
- **39)** La siguiente figura puede corresponder a la evolución de la productividad media de un servidor modelado mediante una red de colas cerrada frente al número total de usuarios en dicha red. **V**



40) La hipótesis de partida de un test ANOVA es que el factor que se está estudiando influye en el rendimiento. **F**

Solo ejercicios 41, 42 y 43

Durante las últimas 24 horas, se ha monitorizado un servidor de base de datos no saturado con el fin de obtener un modelo del mismo basado en redes de colas. Como resultado de dicha monitorización, se han obtenido las siguientes medidas:

- La productividad media del disco A ha sido de 10 accesos de lectura/escritura atendidos por segundo y la del disco B el doble.
- Por cada consulta al servidor, se ha accedido, de media, 5 veces al disco A.
- La utilización de la CPU ha sido del 50%.
- El servidor tarda 3s en atender, de media, cada consulta que se le hace.

Indique si las siguientes afirmaciones son verdaderas o falsas:

En el enunciado nos dan:

T = 24h = 86400s





Tus apuntes sin publi y al mejor precio









copistería más

cercana

No saturado --> equilibrio de flujo

X_DA = 10tr/s

X_DB = 20tr/s

V_DA = 5

U_CPU = 0,5

R0 = 3s

41) La razón de visita del disco B es 10. V

Una forma de resolverlo (no es la única):

42) Suponiendo que cada cliente envía una única consulta, hay una media de 6 clientes conectados al servidor durante el tiempo de monitorización. **V**

Me piden NO. Como estamos en equilibrio de flujo, puedo aplicar la Ley de Little al servidor:

N0 = X0 *R0 = 2tr/s * 3s = 6tr = 6 clientes

43) La demanda de servicio de la CPU es 250 ms. V

$$D_CPU = B_CPU/C0 = U_CPU/X0 = 0.5 / (2 tr/s) = 0.25s = 250ms$$

- 44) Las memorias de tipo U-DIMM, al carecer de buffer/registro interno, son las que permiten albergar la mayor cantidad de memoria por módulo. F (Las que permiten albergar la mayor cantidad de memoria por módulo son las LR-DIMM)
- 45) El puente sur del chipset se encarga de las líneas de PCIe x16. F (Las líneas de PCIe x16 son las que usan las tarjetas gráficas y, por lo tanto, será el puente norte del chipset el encargado de ellas.)
- **46)** En una red abierta en equilibrio de flujo se cumple que R0 = R1 + R2 +...+ RK, siendo K el número de estaciones de servicio de nuestro modelo. **F**
- 47) En saturación, el cuello de botella está al máximo de su productividad. V
- **48)** En Linux, el profiler gprof utiliza monitorización por muestreo para estimar el tiempo de CPU que consume cada función de nuestro programa escrito en C. **V**
- **49)** Cuando comparamos tiempos de ejecución, expresados en segundos, de programas ejecutados en servidores utilizando el test t, el estadístico texp también se puede expresar en segundos. **F (T_exp no tiene unidades)**
- 50) La tasa media de llegada de peticiones a un servidor no puede ser superior a 1/Db, siendo Db la demanda media de servicio del cuello de botella. F (La tasa media de llegada de peticiones a un servidor es el cociente entre el número de trabajos solicitados al servidor (que es un valor que no controlamos y que puede ser muy alto) y el tiempo de monitorización. Lo que no puede ser superior a 1/Db es la productividad media del servidor)





51) Es posible conectar unidades de almacenamiento con interfaz SATA a una placa base con conectores SAS. **V**

Para la 52 y 53

Considere un servidor web que recibe una media de 0,3 peticiones por segundo y es modelado con los siguientes parámetros (los tiempos de la tabla se expresan en segundos):

Dispositivo	Si	Vi
CPU	0,20	15
DiscoA	0,04	6
DiscoB	0,06	8

Indique si las siguientes afirmaciones son verdaderas o falsas:

- 52) Si se substituye el procesador por otro dos veces y media más rápido, es razonable suponer que su razón de visita sea menor. F (La razón media de visita no cambia en ese caso. Lo que cambia es el tiempo medio se servicio)
- 53) Si conseguimos repartir el contenido de cada uno de los dos discos para equilibrar la demanda de servicio entre ellos, las nuevas razones de visita de los discos serían: V_DiscoA = 8,4; V_DiscoB = 5,6. V

Efectivamente, con las razones medias de visita que nos da el enunciado tendríamos:

- a) D_DiscoA = D_DiscoB = 0,336 s --> las demandas entre los discos estarían equilibradas.
- b) V_DiscoA + V_DiscoB = 8,4 + 5,6 = 14 = 6 + 8 --> se conserva el número medio de visitas que recibe el subsistema de almacenamiento.
- **54)** SSD procede de las siglas "Solid State Disk". **F (Solid State DRIVE. No son discos sino unidades)**
- 55) El fenómeno llamado "timing skew" motivó la aparición de protocolos de comunicación paralelos como P-ATA (también llamado IDE) o PCI. F (Es al revés, motivó la aparición de protocolos de comunicación serie como PCIe o SATA)

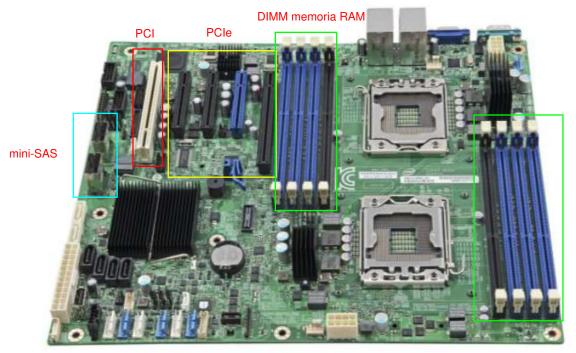
Para la 56 y 57

Se sabe que el monitor de actividad sar de un determinado servidor consume 6ms de tiempo de CPU y 150KiB de memoria principal cada vez que se activa. Sabiendo que nuestro equipo solo tiene una CPU y 2GiB de memoria principal, indique si las siguientes afirmaciones sobre la sobrecarga del monitor sobre diferentes recursos del servidor son verdaderas o falsas:

- 56) Si el monitor de actividad se activa una vez cada minuto, la sobrecarga de la CPU será el 0,1%. F (La sobrecarga de la CPU en tanto por ciento sería: (6ms/1minuto)*100% = (0,006s / 60s)*100% = 0,01%.)
- 57) Cada vez que el monitor se activa, la sobrecarga de memoria principal es aproximadamente el 7%. F (La sobrecarga de la memoria principal en tanto por ciento sería: (150KiB/2GiB)* 100% = (150*1024 / 2*1024*1024*1024) * 100% = 0,007%)
- 58) La placa base de la figura tiene una ranura PCI y 4 PCIe. V
- 59) La placa base de la figura tiene al menos dos conectores mini-SAS. V (Tiene precisamente 2)



60) La placa base de la figura admite hasta dos microprocesadores y un máximo de cuatro DIMM de memoria RAM dinámica en total. F (Admite un máximo de OCHO DIMM de memoria RAM dinámica en total)



DIMM memoria RAM

