

(25)

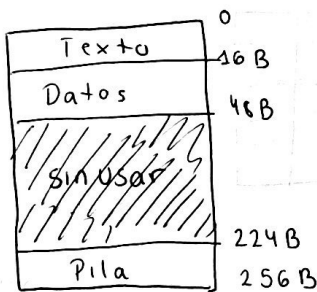
- Paginación a dos niveles.

Direcciones de 8 bits con la siguiente estructura

p1 = 2 bits	p2 = 2 bits	d = 4 bits
T.P 1 ^{er} nivel	T.P 2 ^o nivel	Desplazamiento

Por lo que podemos saber que la tabla de páginas de 1^{er} nivel tiene 4 entradas ($2^{p1}=2$) y cada entrada direcciona en la tabla de páginas de 2^o nivel ($2^{p2}=2$) 4 entradas

- Espacio virtual



Del dibujo de la estructura del espacio de direccionamiento virtual de un proceso vemos que cada página ocupa 16 B luego si el total de Bytes del espacio virtual es 256 B tenemos:

$$256 \text{ B} \cdot \frac{1 \text{ página}}{16 \text{ B}} = \underline{16 \text{ páginas}}$$

• Representación tabla de páginas

0	
1	
2	
3	

Nº marco bit presencia

0			...
1			...
2	2	1	...
3			...

→ Dirección virtual 47

Lo hemos supuesto en MP

0			...
1			...
2			...
3			...

T.P 1º nivel

• Memoria principal de 160B

$$\frac{160B}{16B/pag} = 10 \text{ entradas en MP}$$

0	
1	
2	Pag 0
3	Pag 3
...	
9	

(Dir 47)

0			...
1			...
2			...
3			...

0			...
1			...
2	3	1	...
3			...

• Traducción dirección virtual 47

1º nivel : $\frac{47}{4 \cdot 16} = 0 \rightarrow \text{marco de página de 1º nivel}$

2º nivel : $\frac{47 \text{ (r/o)} \bmod (4 \cdot 16)}{16} = 2 \rightarrow \text{marco de página 2º nivel}$

$47 \bmod 16 = 15 \rightarrow \text{desplazamiento}$
 $= 47$

⇒ Dirección real = $2 \cdot 16 + 15 =$

(2) → Lo hemos supuesto en MP
 ↑
 marco de página

• Traducción dirección virtual 230

$$1^{\text{er}} \text{ nivel : } \frac{230}{4 \cdot 16} = 3 \rightarrow \text{entrada en } 1^{\text{er}} \text{ nivel}$$

$$2^{\circ} \text{ nivel : } \frac{230 \bmod (4 \cdot 16)}{16} = 2 \rightarrow \text{entrada en } 2^{\circ} \text{ nivel}$$

$$230 \bmod 16 = 6 \rightarrow \text{desplazamiento}$$

$$\text{Dirección real} = 3 \cdot 16 + 6 = 54$$