

Arquitetura de Computadores

PROF. DR. ISAAC

Exercícios

Exercícios

Exercício 1:

Crie uma **sub-rotina** que compare dois números inteiros sem sinal que estão localizados em quaisquer dois endereços de memória.

Para realizar a comparação os dois endereços de memória deverão ser informados em R0 e R1. Sua **sub-rotina** deverá armazenar o menor valor em R5.

Termine o programa com um laço infinito.

Obs: crie a sub-rotina main e dentro da main chame a sub-rotina.

Exercícios

Exercício 2:

Escreva uma **sub-rotina** que encontre o menor elemento em um vetor de números de 8 bits que está no endereço 30H até o endereço 39h.

Depois conte quantas vezes esse número apareceu no vetor e armazene-o na primeira posição livre ao final do vetor (3Ah).

Use sua sub-rotina do exercício 1.

Coloque valores no vetor.

Termine o programa com um laço infinito no main.

Obs: crie a sub-rotina main e dentro da main chame a sub-rotina.

Bibliografia

ZELENOVSKY, R.; MENDONÇA, A. Microcontroladores Programação e Projeto com a Família 8051. MZ Editora, RJ, 2005.

Gimenez, Salvador P. Microcontroladores 8051 - Teoria e Prática, Editora Érica, 2010.