

UAB Universitat Autònoma de Barcelona

Electrònica analògica <u>Activitat 2</u>

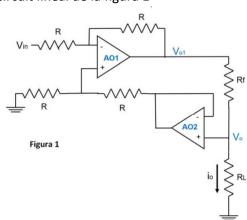
Andrés Fraile Parra 1492740

Jorge Junior Ccarhuas Aroni 1495329

Xavier Calderó Gràcia 1493818

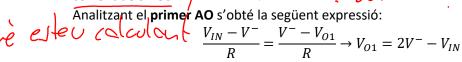
corrents al circil? | sepans l'enunciat de l'achilel, nodes? | guino note li correspon??

Considerar el circuit lineal de la figura 1



(a) Si els AOs són ideals, demostrar que el circuit es comporta com un conversor tensiócorrent.

S'observa que en els døs AOs hi ha realimentació negativa per la qual cosa es pot aplicar curtcircuit virtual de tal manera que V=V També al ser ideals no entra ni surt cap corrent dels AOs.



Amb la expressió de V_{o1} podem veure que V_{o} es pot extreure si apliquem divisor de tensió:

$$V_o = \frac{V_{O1} * R_L}{(R_L + R_f)}$$

Recordem que es va aplicar curto recuit virtual de tal manera que en el segon amplificador: $V_0 = V_{AO2}^{\dagger} = V_{AO2} = V_{O2}$

La tensió V⁺ del **primer AO** ve definida per la següent expressió:

$$V^{+} = \frac{V_{O2} * R}{(R+R)} = \frac{V_{O2}}{2} = \frac{V_{O}}{2} = \frac{V_{O1} * R_{L}}{2(R_{L} + R_{f})}$$

Analitzant la primera eqüació juntament amb aquesta darrera obtenim el següent:

$$V_{O1} = 2 * \frac{V_{O1} * R_L}{2(R_L + R_f)} - V_{IN} \rightarrow simplificant \rightarrow V_{O1} = \frac{-V_{IN} * (R_L + R_f)}{R_f}$$

Com que **V**₀ és la tensió resultant d'aplicar divisor de tensió, apliquem la segona eqüació que s'ha definit previament:

$$V_{o} = \frac{V_{O1} * R_{L}}{\left(R_{L} + R_{f}\right)} \rightarrow subsitutint \rightarrow V_{o} = \frac{\frac{-V_{IN} * \left(R_{L} + R_{f}\right)}{R_{f}} * R_{L}}{\left(R_{L} + R_{f}\right)} \rightarrow V_{o} = \frac{-V_{IN} * R_{L}}{\left(R_{f}\right)}$$

S'aplica lley d'Ohm per calcular el corrent Io:

$$I_o = \frac{-V_{IN} * R_L}{\left(R_f\right)} / R_L \to I_o = \frac{-V_{IN}}{\left(R_f\right)}$$

El corrent dependrà únicament de la tensió d'entrada i de la resistència Rf.

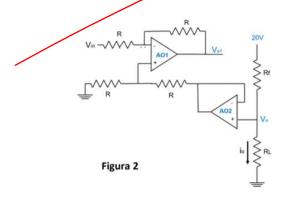
(b) Determinar el valor de la tensió vo, si l'AO2 te un guany en anell obert finit.

Si l'AO2 te un guany en anell obert finit, no podem aplicar curtcircuit virtual per la qual cosa $V^- \neq V^+$, i $V_{o2} = A(V^+ - V^-)$. Si s'analitza el segon AO podem observar que $V^+ = V_o$ i que $V_{o2} = V^-$ amb aquestes expressions extreiem la següent eqüació;

$$V_{O2} = A(V_o - V_{O2}) \rightarrow V_{O2} = AV_o/(1+A)$$

Si es fixem, el guany $\bf A$ normalment es molt gran per la qual cosa la operació $\bf A/(\bf A+1)$ es un caproximadament 1. Per lo que es pot obviar aquesta operació. De forma que es pot aprofitar el càlculs fets en el exercici anterior i $V_o = I_o *RL = (-Vin*RL)/Rf$

El circuit es modifica tal como es mostra a la figura 2. Per aquesta nova configuració:



(c) Si els AOs són ideals, calcular el valor de Vo1. Si l'AO1 te una freqüència de guany unitat fu=1MHz, determinar l'ample de banda del circuit.

Se puede identificar que el AO2 está configurado como buffer y, como es ideal, no pasará corriente ni tendrá impedancias de entrada ni salida. Por lo que su salida valdrá Vo.

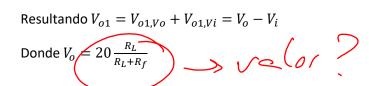
También, como hay un divisor de tensión con 2 resistencias del mismo valor se puede concluir que la tensión que llegará a la entrada positiva del AO1 es la mitad de Vo.

Ahora, para calcular Vo1, se calcula el efecto de todas las tensiones que afectan al AO1, aplicando el teorema de superposición. También teniendo en cuenta que, al ser ideal, si hay realimentación negativa se aplica el principio de cortocircuito virtual.

Con la fuente Vi, el AO1 actúa como amplificador inversor, por lo que $V_{o1,Vi}=-rac{R}{R}V_i=-V_i$

Ahora, con la fuente de 20V, el AO1 actúa como amplificador no inversor, por lo que $V_{o1,Vo}=\left(1+\frac{R}{R}\right)\frac{V_o}{2}=V_o$

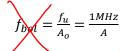




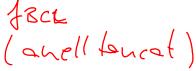


Ahora bien, si AO1 es ideal, este tiene una ganancia infinita, y un ancho de Banda infinito, por lo que no debería tener frecuencia de ganancia unidad.

Aunque, si no fuera ideal, necesitaríamos saber su ganancia a baja frecuencia para calcular el ancho de Banda:



se dele colular fra



(d) Si l'AO2 és ideal, però l'AO1 te una tensió offset de valor Vio, determinar l'efecte d'a questa tensió a Vo1.

Se puede calcular el efecto de esta tensión offset de manera individual, aplicando el teorema de superposición.

Teniendo en cuenta que con esta fuente el AO1 actuará como amplificador no inversor y no se sabe el signo de esta tensión:

$$V_{o1,Vio} = \pm \left(1 + \frac{R}{R}\right) V_{io} = \pm 2V_{io}$$

$$V_{o1} = V_{o1,Vo} + V_{o1,Vi} + V_{o1,Vio} = V_o - V_i \pm 2V_{io}$$



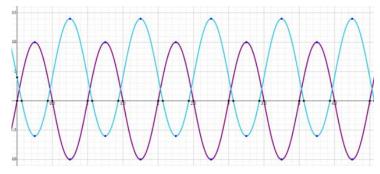
Com a primer pas es calcula la freqüència màxima per a la senyal d'entrada per a que la senyal de sortida no tingui distorsió.

senyas d'entrada i de sortida, Vo1, en funció del temps pels casos:

$$f < SR/2\pi V_{\text{max}} = 5305 \text{Hz}$$

e.1. Vin=10 sin $2\pi t$. Indicar els valors de les tensions i temps rellevants.

La freqüència d'aquesta senyal d'entrada és de 1Hz, amb la qual cosa es pot dir que la senyal de sortida no presentarà distorsió degut al slew rate.



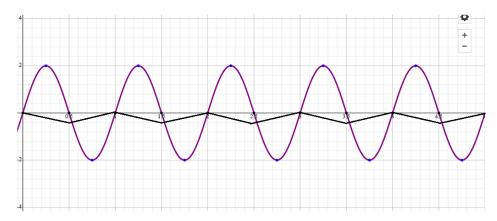
si l'hopressiv calculal, houser vist que si avrila a +15V

En color lila tenim la senyal d'entrada i en blau la de sortida, si ens fixem la sortida és la mateixa però canviada de signe amb un desplaçament en DC que correspon a $V_0 \pm 2V_{io}$ si es té en compte è resultat del exercici anterior. Si no aquest desplaçament simplement seria V_0 .

Aquest desplaçament no provocaria cap tipus de distorsió si el seu valor absolut sigues menor o igual a 5V, com s'ha ficat en la gràfica per exemple amb un valor de 4V. Si no quan s'arribés als ±15V de sortida, el valor de sortida no augmentaria més creant així una distorsió.

e.2. Vin=2 sin 2π 10^6 t . En aquest cas fer només una representació qualitativa d el senyal de sortida, describint l'efecte més important.

En aquest segon cas la freqüència de la senyal d'entrada es de 10⁶ Hz que supera la freqüència màxima, anteriorment calculada, per a la que no hi ha distorsió. En aquest cas a la sortida hi haurà una distorsió causada per el slew rate.



En color negre tenim la senyal de sortida, que com podem veure està distorsionada. Aquesta en realitat estarà desplaçada en DC amb el mateix valor de tensió offset que a la gràfica anterior, però per facilitat alhora de dibuixar la hem deixat centrada en el eix. La senyal sortida arribarà un valor absolut màxim menor de $V_{\rm offset}$ -0,25 V . Ja que la senyal de entrada varia de forma tant ràpida que la senyal de sortida no ho pot fer degut al slew rate que ho limita a 0.5V per microsegon. La diferencia en amplitud que tindrà la senyal de sortida es tan petita que semblarà una senyal continua.

idec