### **INTRODUCCIÓN**

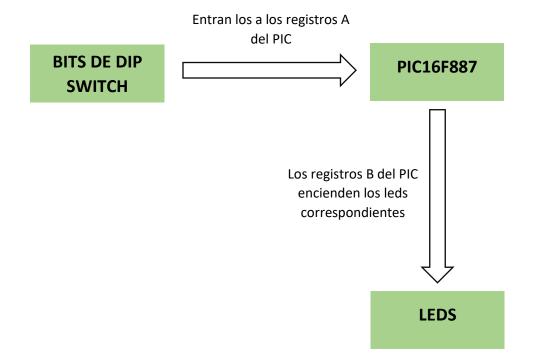
El siguiente circuito funciona como una copia y pega de datos, ya que las entradas de voltaje serán introducidas con ayuda de un dip Nombre: Barrios García Aldo

**Grupo: 1758** 

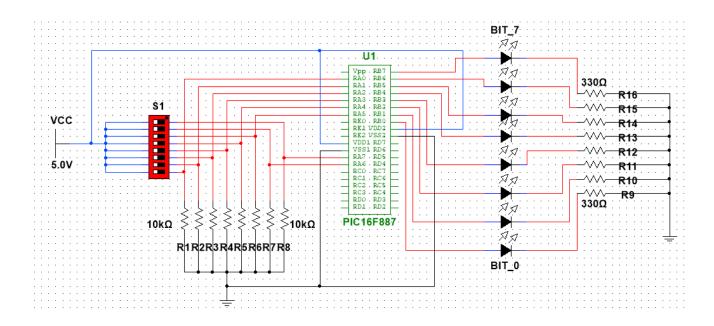
Circuito: 01

switch en los registros A de la PIC, posteriormente serán copiadas en los registros B y finalmente saldrán de estos registros para ser representados en los leds del circuito y verificar que los bits introducidos en el dip switch coincidan con los leds encendidos del circuito.

### **DIAGRAMA DE BLOQUES**



# **DIAGRAMA ELÉCTRICO**



## **CÓDIGO**

#### #include <P16F887.INC>

\_\_CONFIG\_CONFIG1, \_INTOSCIO & \_MCLRE\_OFF & \_WDT\_OFF & \_LVP\_OFF & \_CPD\_OFF & \_CP\_OFF & \_BOR\_OFF & \_PWRTE\_ON & \_FCMEN\_OFF & \_IESO\_OFF

#### ORG 00h CONFIGURACION

; Cambio al banco con las posiciones del registro "01"

BCF STATUS,RP1 ; Cambio al banco 1

BSF STATUS,RP0

MOVLW b'11111111'; Configurar puerto A como entrada

MOVWF TRISA
MOVLW b'00000000' ; Configurar puerto B como salida

MOVWF TRISB

; Cambio al banco con las posiciones del registro "11"

BSF STATUS, RP1 ; Cambio al banco 3

BSF STATUS, RP0

CLRF ANSEL ; Inicializar ANSEL para que Puerto A sea configurado como digital

; Cambio al banco con las posiciones del registro "00"

BCF STATUS, RP1 ; Cambio al Banco 0

BCF STATUS, RP0

CLRF PORTB ; Inicializa el Registro del Puerto B

MOVF PORTA,W MOVWF PORTB GOTO PRINCIPAL END ; Mueve el contenido de PORTA a W ; Mueve el contenido de W a PORTD

# **IMÁGENES DEL CIRCUITO**

