

Univerzitet u Kragujevcu
Fakultet inženjerskih nauka



Seminarski rad iz predmeta Arhitektura računarskih sistema

Tema:
Primer naizmeničnog prekidača

Student:
Aleksandra Milošević 571/2016

Predmetni profesor:
Aleksandar Peulić

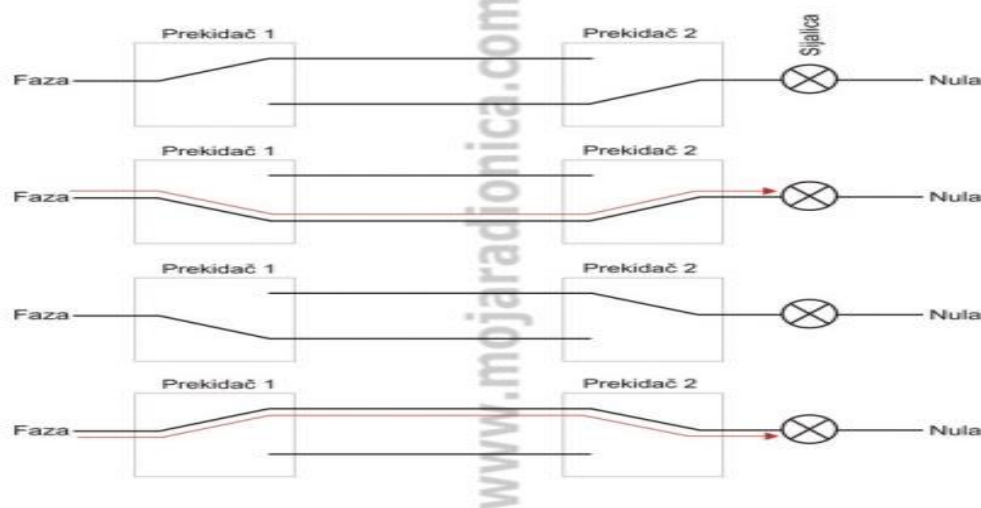
Kragujevac 2018.

Sadržaj

1. Uvod.....	3
2. Arhitektura.....	6
3. Projektni zadatak.....	7
4. Realizacija projektnog zadatka.....	8
5. Zaključak.....	11
6. Literatura.....	12

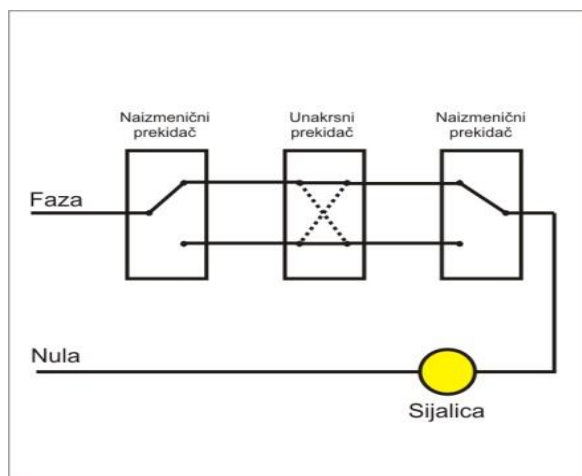
1. Uvod

1.1 Pomoću naizmjeničnog prekidača moguće je uključivati jedan izvor svetlosti, ali najčešće sa dva različita mesta, neretko sa tri. Često se ugrađuju u hodnicima gde se na ulazu može uključiti svetlo, a na drugom kraju, pri izlasku, isključiti. Dakle, za ovo je potrebno montirati uglavnom dva naizmjenična prekidača na dva kraja prostorije. Ovaj sistem se najčešće koristi u stambenim zgradama, ali ga u poslednje vreme često menjaju senzorski sistemi koji svetlo isključuju i isključuju na pokret.



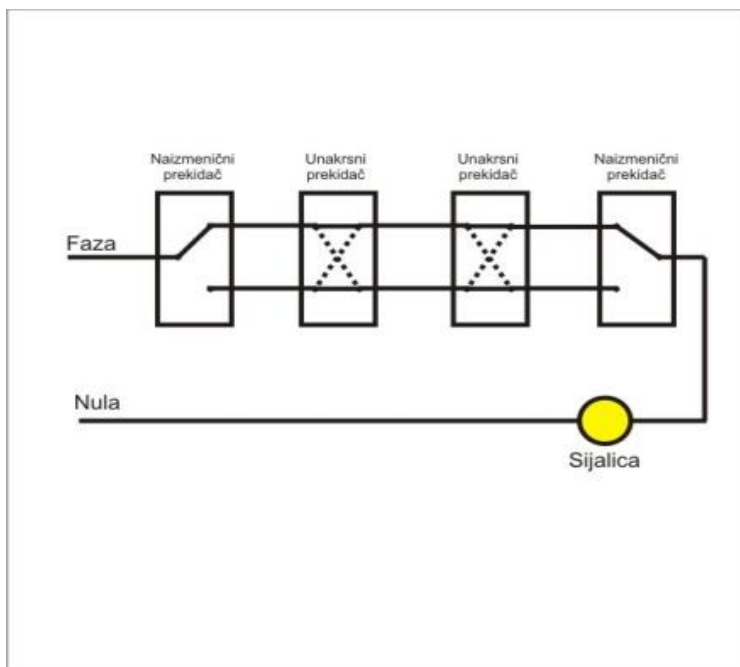
Slika 1.1

Na slici 1.1 vidimo princip rada dva prekidača. Predstavljene su četiri moguće kombinacije, dve u kojima sijalica svetli i dve u kojima je ona ugašena. Jedno sijalično mesto može da se uključuje, ne samo na dva ili tri mesta, nego četiri i više. Da bi se ovo izvelo potrebno je nabaviti takozvani unakrsni prekidač ili dvostruki naizmjenični prekidač koji je karakterističan po tome što na sebi ima četiri kontakta. Za tri mesta za uključivanje i isključivanje svetla neophodna su dva naizmjenična i jedan unakrsni prekidač koji se spajaju po šemi predstavljenoj na slici 1.2.

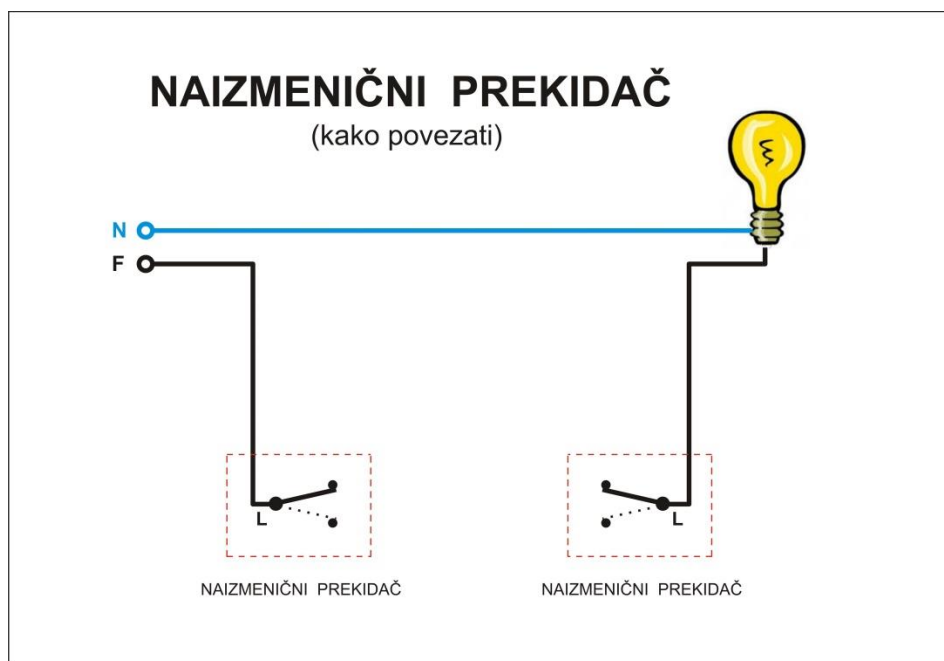


Slika 1.2

Ukoliko postoji potreba za četiri i više mesta uključivanja svetla, onda samo u šemu treba dodati određen broj unakrsnih prekidača. Sve njih treba međusobno spojiti sa dva provodnika, kao na slici 1.3 i naravno, na krajevima dodati po jedan naizmenični prekidač. Promena bilo kog prekidača će izazvati uključivanje/isključivanje sijalice.



Slika 1.3



Slika 1.4 – Povezivanje naizmeničnog prekidača

2. Arhitektura

2.1 Nexsys2 ploča je potpuno kompletna i spremna platforma za upotrebu razvojnog kola zasnovana na Xilinx Spartan 3E FPGA. Njena visoka brzina na ploči je USB2 port, 16 Mb RAM-a i ROM-a, i nekoliko ulazno/izlaznih uređaja i porta koji prave idealnu platformu za digitalne sisteme svih vrsta, uključujući i ugrađene procesorske sisteme bazirane na Xilinx-ovom MicroBlaze-u. USB2 port obezbeđuje moć ploče i programski interfejs, tako da Nexys2 ploča može da se koristi na notebook računaru za kreiranje prenosive dizajn stanice.



Slika 2.1 - Nexys2 Spartan 3E ploča

3. Projektni zadatak

3.1 U ovom projektu ćemo projektovati sklop koji simulira rad naizmeničnih prekidača. Poenta je u tome da se sa više različitih mesta mogu aktivirati sijalice koje svetle određeno vreme, nakon čega se isključuju. Glavna odlika ovog projekta je da je potrebna čovekova interakcija da bi se sklop izveo iz stabilnog stanja, nakon čega se automatizovanim procesom vraća u prvobitno stanje. Pritiskom na prekidač, sijalica ili više njih se uključi, i nakon određenog vremenskog perioda npr. od 20 sekundi se isključi. U stvarnosti su potrebni prekidači koji bi signalizirali da je potrebno uključiti sijalicu. Na ploči ovaj element simuliraju tasteri koji su povezani sa logičkom šemom uređaja. Imamo diodu koja pokazuje da li je sklop aktivan (simulira sijalicu). Ovaj sklop sadrži glavni prekidač koji kada je isključen u potpunosti blokira automatizovan prekidač (ne dovodi se napajanje).



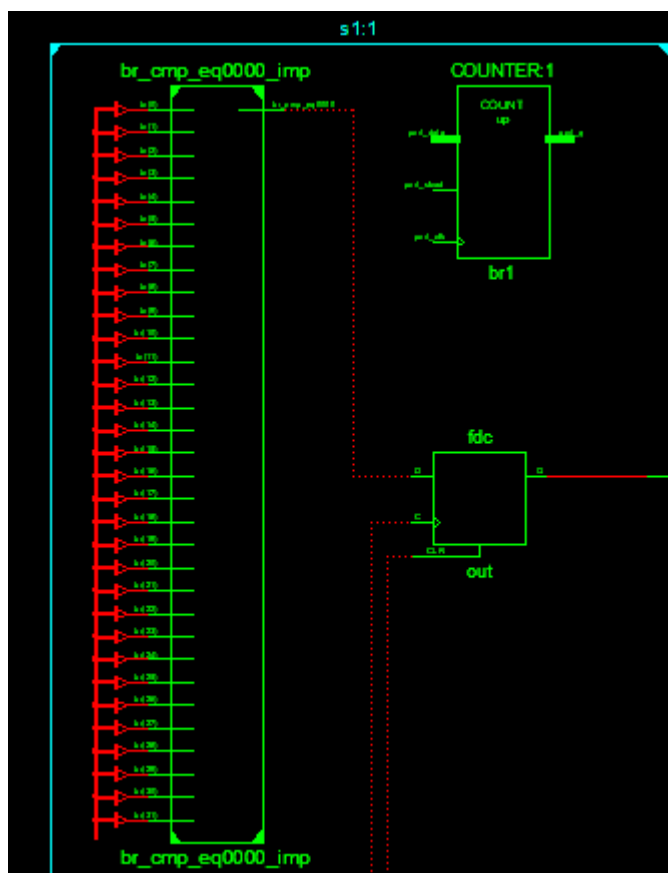
Slika 3.1 – Primer prekidača u stvarnosti



Slika 3.2 – Tasteri na ploči koji simuliraju prekidače

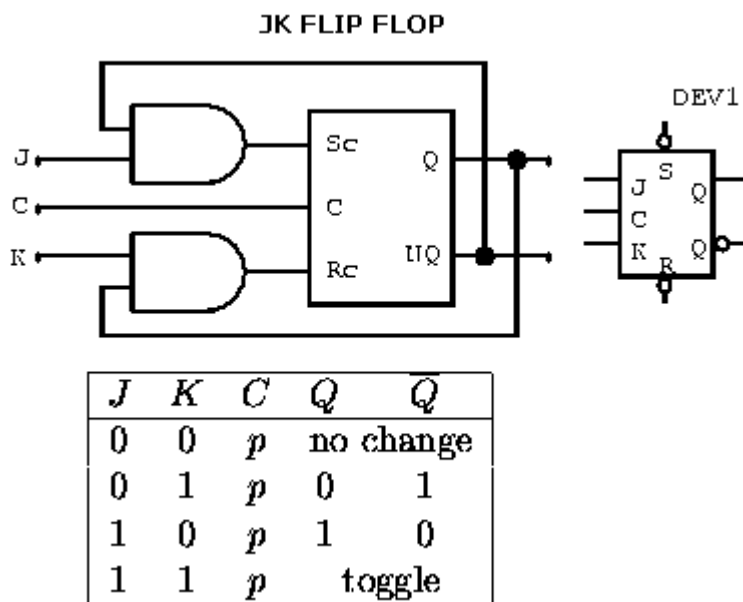
4. Realizacija projektnog zadatka

4.1 Modul “s” (slika 4.1) se sastoji od dva ulaza “in” i “clr” i jednog izlaza “out”. Pošto je interni klok na ploči 50 MHz, nama ova frekvencija ne odgovara već moramo da je smanjimo, zato koristimo modul “s”. Ovaj modul predstavlja 32-bitni brojač koji broji do 500000000(500 miliona) taktova sa internog oscilatora. Kada izbroji javlja se jedinica na njegovom izlazu “out” što znači da je prošlo 20 sekundi.



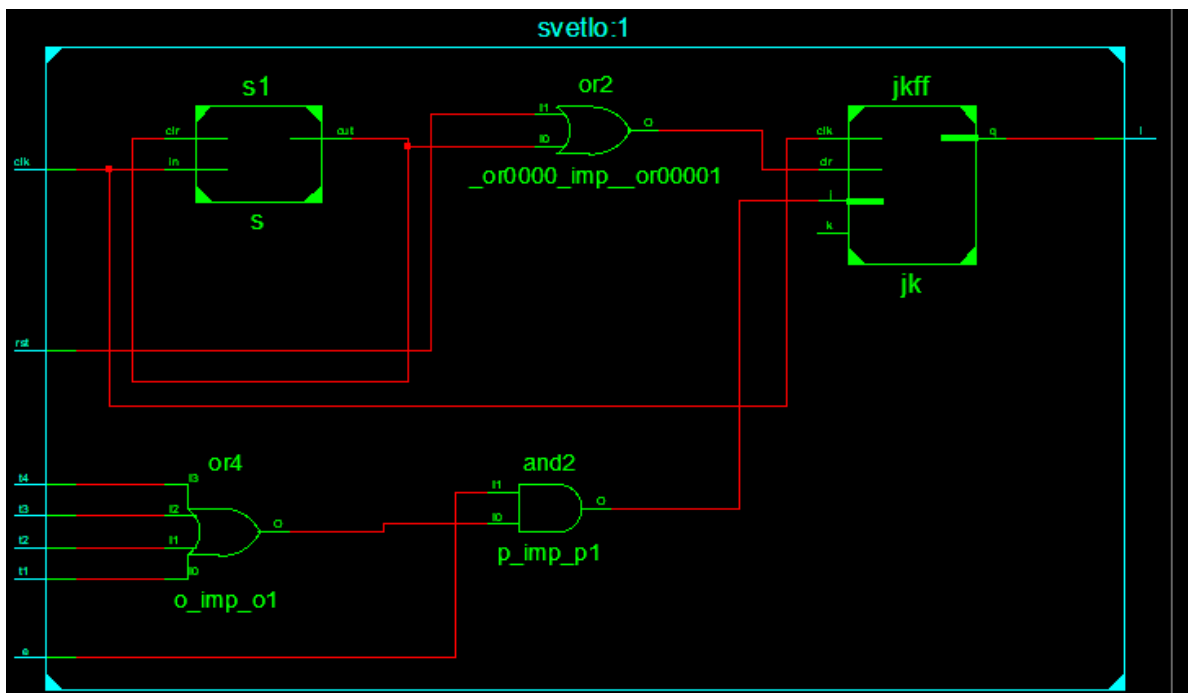
Slika 4.1

4.2 modul “jk” (slika 4.2) predstavlja jk flip flop. Služi da pamti stanje kada se pojavi jedinica ne nekim od prekidača tada se setuje jk flip flop. Na njegovom izlazu je jedinica sve dok ne dođe jedinica sa modula “s” koja označava da je prošlo 20 sekundi.

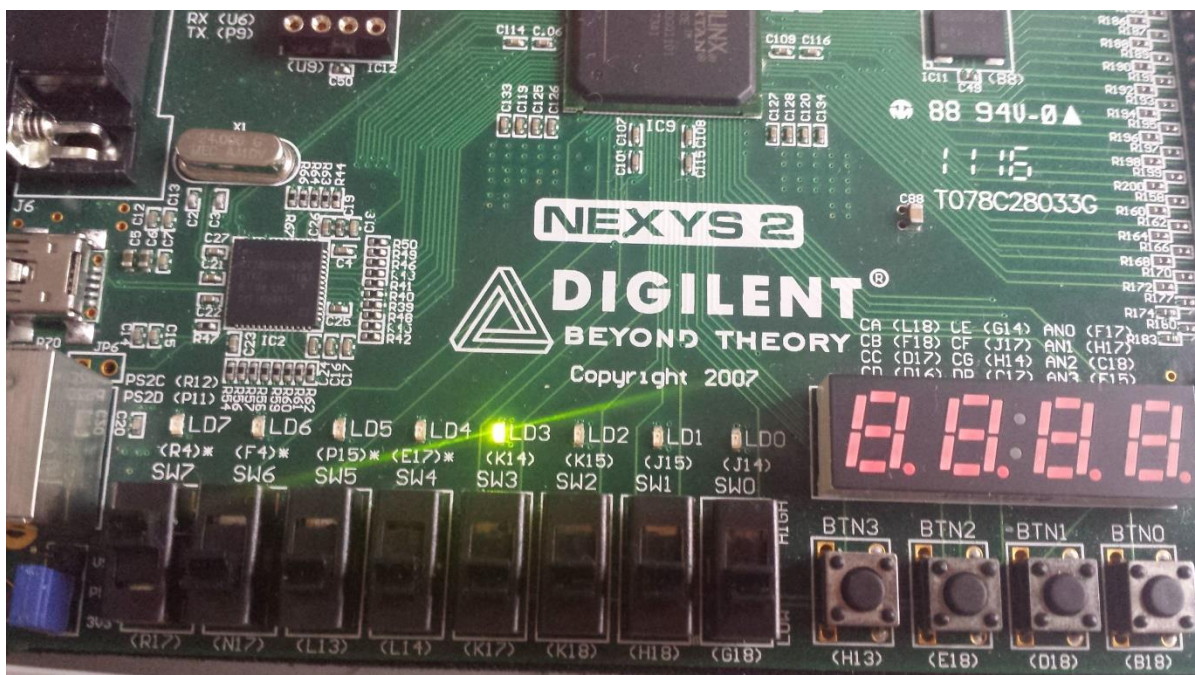


Slika 4.2 -Primer JK flip-flopa

4.3 Glavni modul pod nazivom “svetlo” (slika 4.3) služi da poveže ova dva modula.



Slika 4.3 - Blok šema



Slika 4.4 – Kada se pritisne jedan od 4 tastera, dioda svetli 20 sekundi

5. Zaključak

5.1 Ovaj mehanizam je upotrebljiv noću u stambenim zgradama i praktičan je zbog toga što ako se nalazimo na 1. spratu, uključimo svetlo i dok se popnemo na 3. sprat nama i dalje svetli. Ovaj uređaj nalazi primenu i kod automobila. Kada je auto parkiran ispred zgrade, a napolju je mrak pritisnemo nekoliko puta taster koji će uključiti svetlo i osvetliti nam put. Nakon određenog vremena svetlo će se samo isljučiti.

6. Literatura

- [1] <http://www.mojaradionica.com/Pitanja/Struja/Zeljko,%20Dragana.htm>
- [2] http://www.mojaradionica.com/naizmenicni_prekidac.htm
- [3] <https://reference.digilentinc.com/reference/programmable-logic/nexys-2/reference-manual>