## Teoria:

## 1-¿Que es el descriptor?

Contiene la dirección base y el límite del segmento en el espacio lógico, su estructura es la siguiente:

Dirección--> Dirección de la tabla de Páginas/Dirección del bloque base.

Longitud--> Tamaño del segmento.

Protocolo--> Permiso de acceso dados a dicho segmento.

#### 2- Problema de algoritmos

#### **Problemas:**

# 2 - Nemorias

Se dispone de ma memoria principal de 512 K × 8 y ma memoria asociativa por conjunto de 3 vías. Utiliza bloques de 4 palabras por bloque, pudiendo almacenar 12 K palabras de Memoria Principal.

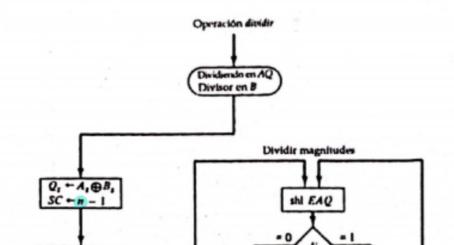
- a) Organización de la memoria coché.
- 6) Capacidad de la memoria caché.
- c) Representa la memoria caché despues de 3 lteraciones.

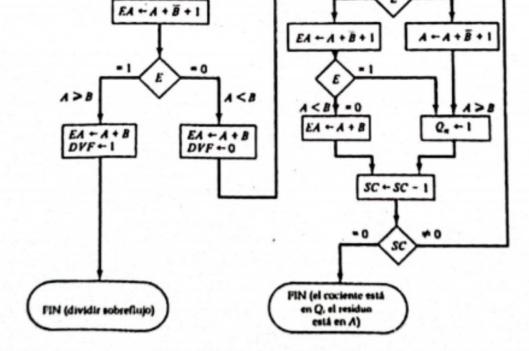
Vator B: 62 [ 34 (Luex).

- 3- Computadora Mejorada
  - División Signo Magnitud
  - Establecer valor de 'n"

### División en signo-magnitud

"DSM m": Realiza la división con restauración en signo-magnitud del contenido del registro AQ entre el contenido de la posición de memoria "m" (que deberá colocarse en el registro B).





División en signo-magnitud

