Control cableado

Instrucción SUB

| Condición | μOperaciones | Siguiente | |
|---------------------------|--|-----------------------|--|
| Ciclo de búsqueda | | | |
| t0 | $PC \rightarrow MAR$ | $SR+1 \rightarrow SR$ | |
| t1 | $M \rightarrow GPR; PC+1 \rightarrow PC$ | $SR+1 \rightarrow SR$ | |
| t2 | $GPR(OP) \rightarrow OPR$ | $SR+1 \rightarrow SR$ | |
| Ciclo de ejecución de SUB | | | |
| i1·t3 | $GPR(AD) \rightarrow MAR; Acc \leftarrow \overline{Acc}$ | $SR+1 \rightarrow SR$ | |
| i1·t4 | $M \rightarrow GPR; Acc \leftarrow Acc + 1$ | $SR+1 \rightarrow SR$ | |
| i1·t5 | $Acc \leftarrow GPR + Acc$ | $SR+1 \rightarrow SR$ | |
| i1·t6 | $Acc \leftarrow \overline{Acc}$ | $SR+1 \rightarrow SR$ | |
| i1·t7 | $Acc \leftarrow Acc + 1$ | $0 \rightarrow SR$ | |

Expresiones de control

| μOperación | Expresión de control | |
|---------------------------------|--|--|
| $PC \rightarrow MAR$ | t0 | |
| $M \rightarrow GPR$ | t1 + i1·t4 | |
| $PC+1 \rightarrow PC$ | tl | |
| $GPR(OP) \rightarrow OPR$ | t2 | |
| $GPR(AD) \rightarrow MAR$ | i1·t3 | |
| $Acc \leftarrow \overline{Acc}$ | i1·t3 + i1·t6 | |
| $Acc \leftarrow Acc + 1$ | i1·t4 + i1·t7 | |
| Acc ← GPR + Acc | i1·t5 | |
| $SR+1 \rightarrow SR$ | $t0 + t1 + t2 + i1 \cdot t3 + i1 \cdot t4 + i1 \cdot t5 + i1 \cdot t6$ | |
| Load SR | i1·t7 | |