Control cableado

Algoritmo de suma/resta en signo-magnitud (SRSM m)

Condición	μOperaciones	Siguiente
Ciclo de búsqueda		
t0	$PC \rightarrow MAR$	$SR+1 \rightarrow SR$
t1	$M \rightarrow GPR; PC+1 \rightarrow PC$	$SR+1 \rightarrow SR$
t2	$GPR(OP) \rightarrow OPR$	$SR+1 \rightarrow SR$
Ciclo de ejecución de SRSM m		
i1·t3	$GPR(AD) \rightarrow MAR$	$SR+1 \rightarrow SR$
i1·t4	$M \rightarrow GPR$	$SR+1 \rightarrow SR$
i1·t5·(OP⊕RS)	EA ← A+B	$SR+1 \rightarrow SR$
i1·t5·(OP⊕RS)	$EA \leftarrow A + \overline{B} + 1; AVF \leftarrow 0$	$7 \rightarrow SR$
i1·t6	AVF ← E	$0 \rightarrow SR$
i1·t7·E		$0 \rightarrow SR$
i1·t7·E·ZA	AS ← 0	
i1·t7·Ē	$A \leftarrow \overline{A}$	$SR+1 \rightarrow SR$
i1·t8	$A \leftarrow A+1; AS \leftarrow \overline{AS}$	$0 \rightarrow SR$

 $RS \leftarrow AS \oplus BS$ $OP (0 \rightarrow Suma; 1 \rightarrow Resta)$

Expresiones de control

μOperación	Expresión de control	
$PC \rightarrow MAR$	t0	
$M \rightarrow GPR$	t1 + i1·t4	
$PC+1 \rightarrow PC$	t1	
$GPR(OP) \rightarrow OPR$	t2	
$GPR(AD) \rightarrow MAR$	i1·t3	
EA ← A+B	i1·t5·(OP⊕RS)	
$EA \leftarrow A + \overline{B} + 1$	i1·t5·(OP⊕RS)	
$AVF \leftarrow 0$	i1·t5·(OP⊕RS)	
AVF ← E	i1·t6	
AS ← 0	i1·t7·E·ZA	
$A \leftarrow \overline{A}$	i1·t7·Ē	
A ← A+1	i1·t8	
$AS \leftarrow \overline{AS}$	i1·t8	
$SR+1 \rightarrow SR$	$t0 + t1 + t2 + i1 \cdot t3 + i1 \cdot t4 + i1 \cdot t5 \cdot (\overline{OP \oplus RS}) + i1 \cdot t7 \cdot \overline{E}$	
Load SR	$i1 \cdot t5 \cdot (OP \oplus RS) + i1 \cdot t6 + i1 \cdot t7 \cdot E + i1 \cdot t8$	

