

1- Di cual de las siguientes oraciones son falsas

- a. Menor MIPS menor rapidez de ejecución.
- b. Mayor MIPS menos rapidez de ejecución.
- c. Menor MIPS mayor rapidez de ejecución.

2-Tipos de formato de instrucción, identificación de los campos que lo componen y significado de estos campos

add \$5, \$7, \$8

addi \$5, \$7, 40

srl \$5,\$7, 4

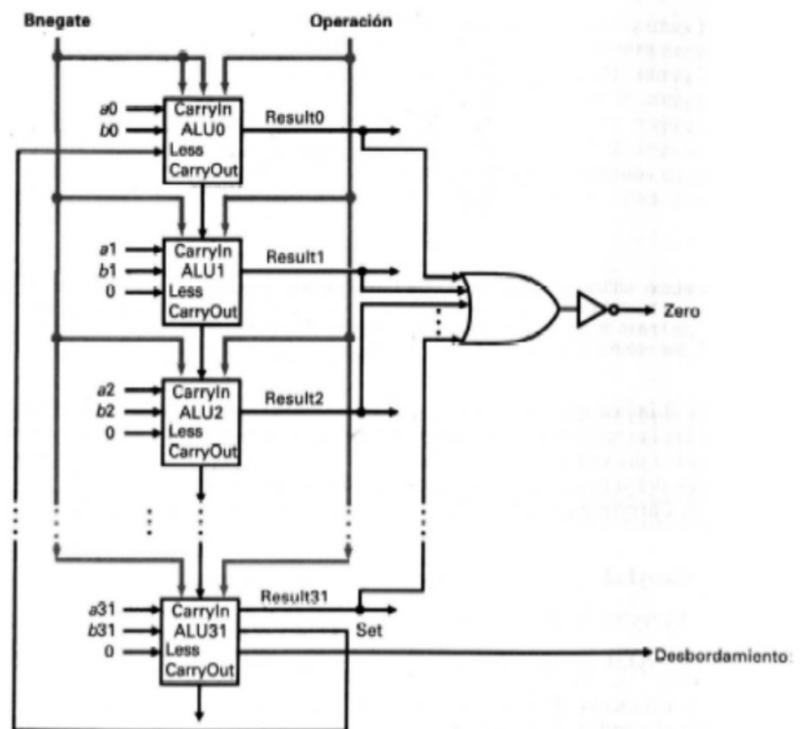
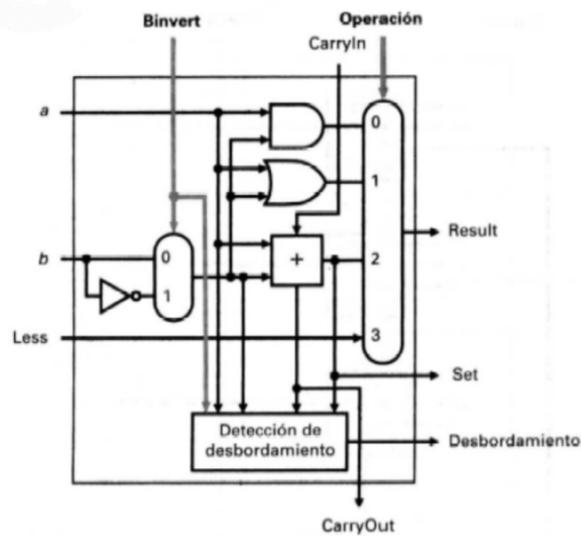
lw \$5,20(\$7)

j 30

beq \$5,\$7,40

jalr \$1,\$2

3-Teniendo en cuenta estas dos figuras, explica como funciona la operación inicializar sobre menor que (set-on-less-than)



8- Modificaciones en el camino de datos y en la estructura del procesador MIPS teniendo en cuenta los siguientes formatos de datos en instrucciones:

Formato de datos: ancho de palabra de 32 bits.

Formato de instrucciones: ancho de palabra de 16 bits con los mismos campos y tamaños de cada uno de los campos que en el procesador de 32 bits

Opc code: 6 bits

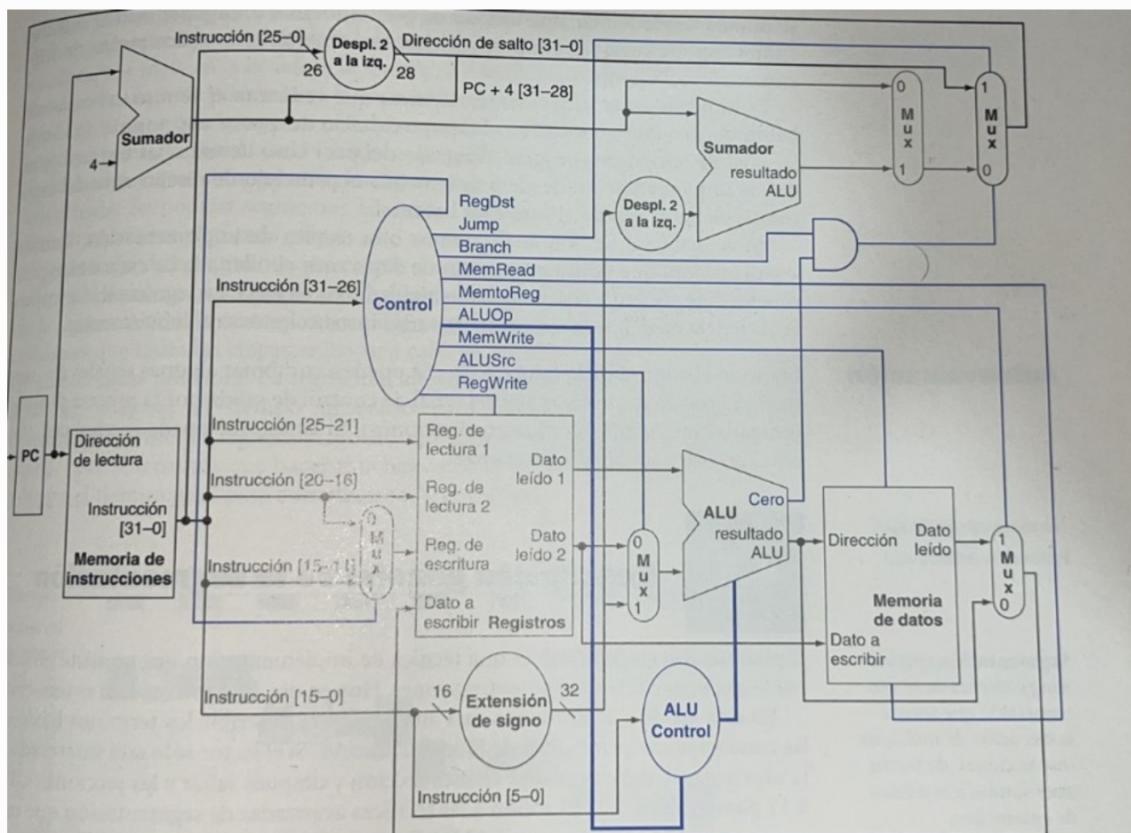
Registro Rs: 5 bits

Registro Rd: 5 bits

Registro Rt: 5 bits

Shamt: 5 bits

Func.: 6 bits



5- ¿Por que la unidad de anticipación tiene problemas para anticipar estas operaciones? Comenta como podrías solucionar este problema.

Iw \$S7,0(\$s1)
add \$s2,\$s7,\$s6

6-¿Cómo se establece el periodo de reloj T del procesador MIPS? Justifica tu respuesta. ¿Cual es la unidad que se encarga de marcar el periodo?

