

Control microprogramado

Instrucción CUA

Tabla de la CROM

Dirección	μOperaciones	Bits LCB	μDir. salto
Ciclo de búsqueda			
ADDR(FETCH)	PC → MAR	0 0 0	-----
ADDR(FETCH)+1	M → GPR; PC+1 → PC	0 0 0	-----
ADDR(FETCH)+2	GPR(OP) → OPR	1 1 1	-----
Ciclo de ejecución de CUA			
ADDR(CUA)	SC ← 12; GPR ← 0	0 0 0	-----
ADDR(CUA)+1	ROL Acc; SC ← SC – 1	0 0 0	-----
ADDR(CUA)+2	-----	0 1 0	ADDR(CUA)+4
ADDR(CUA)+3	GPR ← GPR + 1	0 0 0	-----
ADDR(CUA)+4	-----	0 1 1	ADDR(CUA)+1
ADDR(CUA)+5	Acc ← 0	0 0 0	-----
ADDR(CUA)+6	Acc ← GPR + Acc	1 0 0	ADDR(FETCH)
ADDR(CUA)+7	PC ← GPR(AD)	0 0 1	ADDR(FETCH)

Tabla de la LCB

S2	S1	S0	F	ZGPR	ZSC	I	B	R
0	0	0	X	X	X	1	0	0
0	0	1	X	X	X	0	1	0
1	1	1	X	X	X	0	0	1
0	1	0	0	X	X	0	1	0
0	1	0	1	X	X	1	0	0
0	1	1	X	X	0	0	1	0
0	1	1	X	X	1	1	0	0
1	0	0	X	0	X	0	1	0
1	0	0	X	1	X	1	0	0

