

Store

```
ir(4-15)->mar  
acc->mdr  
mdr->Main[mar]  
End
```

copia el valor de ACC en la dirección de memoria que está cargada en IR (4-15)

Load

```
ir(4-15)->mar  
Main[mar]->mdr  
mdr->acc  
End
```

Copia en el ACC lo que está en memoria en la dirección que indica IR (4-15)

ADD

ir(4-15)->mar

Main[mar]->mdr

acc+mdr->acc

End

Suma el valor que está en el operando, ir(4-15), con lo que contiene el registro ACC y el resultado lo deja en ACC.
