

## Ejercicios Adicionales Práctica 5 - Microinstrucciones

---

1. Suponiendo una arquitectura de 32bits y el siguiente diseño de una instrucción ADDMI:

**| opcode 8(bits) | direccion (12bits) | valor (12bits) |**

Implemente dicha instrucción cuyo comportamiento es sumar el valor almacenado en el segundo operando con el valor almacenado en la dirección de memoria del primer operando. El resultado debe quedar almacenado en la dirección de memoria que indica el primer operando.

2. Suponiendo una arquitectura de 32bits y el siguiente diseño de una instrucción MOVMM:

**| opcode 8(bits) | direccion (12bits) | direccion (12bits) |**

Implemente dicha instrucción cuyo comportamiento es almacenar en la dirección de memoria del primer operando el valor alojado en la dirección de memoria que indica el segundo operando.