

Nome: Alex Costa e Silva
Curso: BCC 2023.1
Fundamentos da Computação
Exercício 2

Exemplos de uso da arquitetura de von Neumann:

Alguns exemplos do uso da arquitetura de Von Neumann atualmente são as calculadoras de mesa e os microcontroladores CISC (Computador com Conjunto Complexo de Instruções). Outros possuem algumas diferenças com a versão original da arquitetura, porém são considerados exemplos também. Os desktops, notebooks, smartphones, impressoras, caixas de som e TVs são exemplos, pois possuem CPU, memória e unidades de entrada e saída. Atualmente, trabalham em frequências mais altas do que quando a arquitetura foi criada.

Exemplos de uso da arquitetura de Harvard:

A arquitetura de Harvard é mais utilizada em PCs, processadores ARM e microcontroladores, também conhecidos por "microcontroladores RISC" (Computador com Conjunto Reduzido de Instruções). É mais utilizada nos microcontroladores por proporcionar maior velocidade de processamento, possuindo duas memórias diferentes e independentes em relação ao processador.