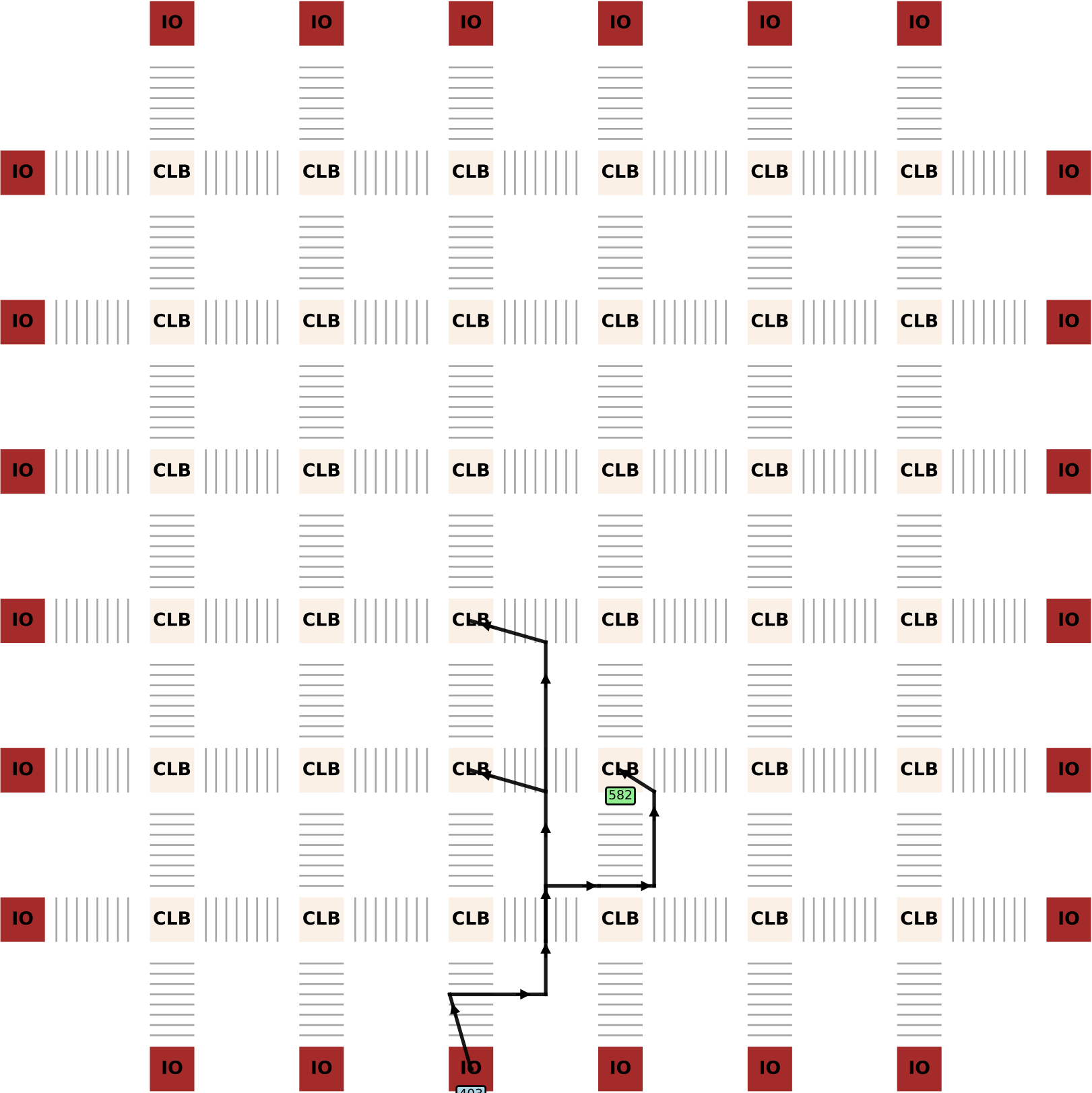






Matrični prikaz FPGA arhitekture



LEGENDA

-  SOURCE - Početni čvor rute(node_id)
-  SINK - Krajnji čvor rute(node_id)
-  Ruta signala
-  Putanja rute